

日 本 国 特 許 庁
JAPAN PATENT OFFICE

JCS06 U.S. PTO
09/982668
10/18/01

別紙添付の書類に記載されている事項は下記の出願書類に記載されて
いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed
with this Office

出 願 年 月 日
Date of Application:

2000年10月20日

出 願 番 号
Application Number:

特願2000-320548

出 願 人
Applicant(s):

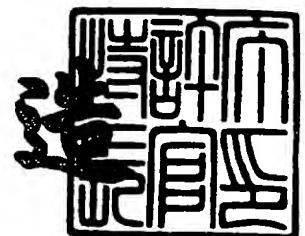
ソニー株式会社

CERTIFIED COPY OF
PRIORITY DOCUMENT

2001年 8月31日

特 許 庁 長 官
Commissioner,
Japan Patent Office

及 川 耕 造



出証番号 出証特2001-3078071

【書類名】 特許願

【整理番号】 0000646804

【提出日】 平成12年10月20日

【あて先】 特許庁長官殿

【国際特許分類】 G06F 13/00

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社
内

【氏名】 吉野 賢治

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社
内

【氏名】 石橋 義人

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社
内

【氏名】 秋下 徹

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社
内

【氏名】 白井 太三

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社
内

【氏名】 伊藤 豪

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社
内

【氏名】 林 茂和

【特許出願人】

【識別番号】 000002185
【氏名又は名称】 ソニー株式会社
【代表者】 出井 伸之

【代理人】

【識別番号】 100101801
【弁理士】
【氏名又は名称】 山田 英治
【電話番号】 03-5541-7577

【選任した代理人】

【識別番号】 100093241
【弁理士】
【氏名又は名称】 宮田 正昭
【電話番号】 03-5541-7577

【選任した代理人】

【識別番号】 100086531
【弁理士】
【氏名又は名称】 澤田 俊夫
【電話番号】 03-5541-7577

【手数料の表示】

【予納台帳番号】 062721
【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1
【物件名】 図面 1
【物件名】 要約書 1
【包括委任状番号】 9904833

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 データ処理装置、データ記憶装置、およびデータ処理方法、並びにプログラム提供媒体

【特許請求の範囲】

【請求項 1】

データ記憶手段に対するアクセスを実行するメモリインタフェースと、該メモリインタフェースの制御を実行する制御部とを有するデータ処理装置であり、

前記メモリインタフェースは、前記データ記憶手段内のデータ格納領域に格納されたアクセス許可テーブルをメモリインタフェース内にセットし、前記制御部からの前記データ記憶手段に対するアクセス命令に応じて、前記アクセス許可テーブルを参照してアクセス命令の実行可否を判定し、前記アクセス許可テーブルにおいて許可設定のなされた処理のみを実行する構成を有することを特徴とするデータ処理装置。

【請求項 2】

前記データ記憶手段のデータ格納領域は、各々が予め定められたデータ容量を持つ複数セクタからなるブロックを複数有するフラッシュメモリであり、前記アクセス許可テーブルは、ブロック単位でのデータの処理許可態様を設定したテーブルとして構成され、

前記メモリインタフェースは、前記アクセス許可テーブル中に設定されたブロック単位での処理許可態様に従って、ブロック単位での処理の可否を判定する構成を有することを特徴とする請求項 1 に記載のデータ処理装置。

【請求項 3】

前記メモリインタフェースは、前記制御部からのアクセス命令に応じた処理が前記アクセス許可テーブルにおいて許可設定のなされた処理範囲内である場合のみ、前記アクセス命令に応じた処理を実行し、該アクセス命令に応じたメモリインタフェース内での処理成功に応じて処理成功フラグを設定し、

前記制御部は、前記メモリインタフェースにおける処理成功フラグの設定の確認を条件として、制御部側の処理を実行する構成を有することを特徴とする請求項 1 に記載のデータ処理装置。

【請求項 4】

前記制御部は、前記アクセス命令がデータファイルの読み出し処理である場合において、前記データ記憶手段内のデータ格納領域に対応して設定されたファイル割り当てテーブルから読み出し対象データファイルのアドレスを選択し前記メモリインタフェースに送信する処理を実行し、

前記メモリインタフェースは、前記制御部から受信した読み出し対象データファイルのアドレスに基づいて前記アクセス許可テーブルを参照して、該アドレスの設定された領域がデータ読み出し可能領域であるか否かを判定し、データ読み出し可能領域である場合にのみデータ読み出し処理を実行する構成を有することを特徴とする請求項 1 に記載のデータ処理装置。

【請求項 5】

前記制御部は、前記アクセス命令がデータファイルの書き込み処理である場合において、前記データ記憶手段内のデータ格納領域の書き込みアドレスを選択し前記メモリインタフェースに送信する処理を実行し、

前記メモリインタフェースは、前記制御部から受信した前記書き込みアドレスに基づいて前記アクセス許可テーブルを参照して、該アドレスの設定された領域がデータ書き込み可能領域であるか否かを判定し、データ書き込み可能領域である場合にのみデータ書き込み処理を実行する構成を有することを特徴とする請求項 1 に記載のデータ処理装置。

【請求項 6】

前記アクセス許可テーブルは、該アクセス許可テーブル内のデータ改竄の有無を検査するチェック値として、該テーブル内データに基づいて生成される改竄チェック値（ICV）を付帯データとして有し、

前記メモリインタフェースは、前記改竄チェック値（ICV）に基づいて、前記アクセス許可テーブルの改竄チェックを実行する暗号処理部を有し、該暗号処理部における前記アクセス許可テーブルの改竄なしの判定が得られたことを条件として、前記アクセス許可テーブルをメモリインタフェースに設定し、設定したアクセス許可テーブルに従ったアクセス可否の判定に基づくデータ処理を実行する構成を有することを特徴とする請求項 1 に記載のデータ処理装置。

【請求項 7】

前記アクセス許可テーブルは、該アクセス許可テーブル内のデータ改竄の有無を検査するチェック値として、該テーブル内データと、前記データ記憶手段固有の識別子（ID）とを含むデータに基づいて生成される改竄チェック値（ICV）を付帯データとして有し、

前記メモリインタフェースによる前記改竄チェック値（ICV）に基づく検証処理は、前記アクセス許可テーブルのデータ改竄チェックに加え、該アクセス許可テーブルが正当なメディアに格納されているか否かの検証処理として実行され、該検証により正当性の確認されたことを条件として、前記アクセス許可テーブルをメモリインタフェースに設定し、設定したアクセス許可テーブルに従ったアクセス可否の判定に基づくデータ処理を実行する構成を有することを特徴とする請求項 1 に記載のデータ処理装置。

【請求項 8】

前記メモリインタフェースは、前記データ記憶手段との相互認証処理を実行し、相互認証が成立したことを条件として、前記データ記憶手段のメモリに格納されたアクセス許可テーブルを前記メモリインタフェース内にセットする構成を有することを特徴とする請求項 1 に記載のデータ処理装置。

【請求項 9】

前記データ記憶手段は、各々が予め定められたデータ容量を持つ複数セクタを 1 ブロックとしたブロックを複数有するデータ格納領域を持つフラッシュメモリであり、前記アクセス許可テーブルは、ブロック単位でのデータ消去の可否、またはブロック単位でのデータ再生の可否の少なくともいずれかを設定したテーブルであり、

前記メモリインタフェースは、前記アクセス許可テーブル中に設定されたブロック単位でのデータ消去の可否、またはブロック単位でのデータ再生の可否の設定情報に従って、ブロック単位での処理の可否を判定する構成を有することを特徴とする請求項 1 に記載のデータ処理装置。

【請求項 10】

各々が予め定められたデータ容量を持つ複数のセクタを 1 ブロックとした複数

ブロックのデータ格納領域を有するデータ記憶装置であり、

前記データ格納領域のブロック単位でのデータ処理に関する許可態様を設定したアクセス許可テーブルを前記データ格納領域に格納したことを特徴とするデータ記憶装置。

【請求項 1 1】

前記アクセス許可テーブルは、

前記データ格納領域における前記アクセス許可テーブルを格納したブロックに関するデータ処理許可態様を消去不可領域として設定した構成であることを特徴とする請求項 1 0 に記載のデータ記憶装置。

【請求項 1 2】

前記データ記憶装置は、該データ記憶装置とのデータ転送を実行するデータ処理装置との相互認証処理を実行する暗号処理部を有し、相互認証が成立したことを条件として、アクセス許可テーブルを前記データ処理装置に転送する処理を実行する構成を有することを特徴とする請求項 1 0 に記載のデータ記録装置。

【請求項 1 3】

データ記憶手段に対するアクセスを実行するメモリインタフェースと、該メモリインタフェースの制御を実行する制御部とを有するデータ処理装置におけるデータ処理方法であり、

前記メモリインタフェースは、

前記データ記憶手段内のデータ格納領域に格納されたアクセス許可テーブルをメモリインタフェース内にセットするステップと、

前記制御部からの前記データ記憶手段に対するアクセス命令に応じて、前記アクセス許可テーブルを参照してアクセス命令の実行可否を判定するステップと、

前記アクセス許可テーブルにおいて許可設定のなされた処理のみを実行するステップと、

を実行することを特徴とするデータ処理方法。

【請求項 1 4】

前記データ記憶手段のデータ格納領域は、各々が予め定められたデータ容量を持つ複数セクタからなるブロックを複数有するフラッシュメモリであり、前記ア

クセス許可テーブルは、ブロック単位でのデータの処理許可態様を設定したテーブルとして構成され、

前記メモリインタフェースは、前記アクセス許可テーブル中に設定されたブロック単位での処理許可態様に従って、ブロック単位での処理の可否を判定することを特徴とする請求項 1 3 に記載のデータ処理方法。

【請求項 1 5】

前記メモリインタフェースは、前記制御部からのアクセス命令に応じた処理が前記アクセス許可テーブルにおいて許可設定のなされた処理範囲内である場合にのみ、前記アクセス命令に応じた処理を実行し、該アクセス命令に応じたメモリインタフェース内での処理成功に応じて処理成功フラグを設定し、

前記制御部は、前記メモリインタフェースにおける処理成功フラグの設定の確認を条件として、制御部側の処理を実行することを特徴とする請求項 1 3 に記載のデータ処理方法。

【請求項 1 6】

前記アクセス命令がデータファイルの読み出し処理である場合において、

前記制御部は、

前記データ記憶手段内のデータ格納領域に対応して設定されたファイル割り当てテーブルから読み出し対象データファイルのアドレスを選択し前記メモリインタフェースに送信する処理を実行し、

前記メモリインタフェースは、

前記制御部から受信した読み出し対象データファイルのアドレスに基づいて前記アクセス許可テーブルを参照して、該アドレスの設定された領域がデータ読み出し可能領域であるか否かを判定し、データ読み出し可能領域である場合にのみデータ読み出し処理を実行することを特徴とする請求項 1 3 に記載のデータ処理方法。

【請求項 1 7】

前記アクセス命令がデータファイルの書き込み処理である場合において、

前記制御部は、

前記データ記憶手段内のデータ格納領域の書き込みアドレスを選択し前記メモ

リインタフェースに送信する処理を実行し、

前記メモリインタフェースは、

前記制御部から受信した前記書き込みアドレスに基づいて前記アクセス許可テーブルを参照して、該アドレスの設定された領域がデータ書き込み可能領域であるか否かを判定し、データ書き込み可能領域である場合にのみデータ書き込み処理を実行することを特徴とする請求項 1 3 に記載のデータ処理方法。

【請求項 1 8】

前記アクセス許可テーブルは、該アクセス許可テーブル内のデータ改竄の有無を検査するチェック値として、該テーブル内データに基づいて生成される改竄チェック値（ICV）を付帯データとして有し、

前記メモリインタフェースは、

前記改竄チェック値（ICV）に基づいて、前記アクセス許可テーブルの改竄チェックを実行するステップと、

前記アクセス許可テーブルの改竄なしの判定が得られたことを条件として、前記アクセス許可テーブルをメモリインタフェースに設定するステップと、

設定したアクセス許可テーブルに従ったアクセス可否の判定に基づくデータ処理を実行するステップと、

を実行することを特徴とする請求項 1 3 に記載のデータ処理方法。

【請求項 1 9】

前記アクセス許可テーブルは、該アクセス許可テーブル内のデータ改竄の有無を検査するチェック値として、該テーブル内データと、前記データ記憶手段固有の識別子（ID）とを含むデータに基づいて生成される改竄チェック値（ICV）を付帯データとして有し、

前記メモリインタフェースは、

前記アクセス許可テーブルのデータ改竄チェックに加え、該アクセス許可テーブルが正当なメディアに格納されているか否かの検証処理として前記改竄チェック値（ICV）に基づく検証処理を実行するステップと、

該検証により正当性の確認されたことを条件として、前記アクセス許可テーブルをメモリインタフェースに設定するステップと、

設定したアクセス許可テーブルに従ったアクセス可否の判定に基づくデータ処理を実行するステップと、

を実行することを特徴とする請求項 1 3 に記載のデータ処理方法。

【請求項 2 0】

前記メモリインタフェースは、前記データ記憶手段との相互認証処理を実行し、相互認証が成立したことを条件として、前記データ記憶手段のメモリに格納されたアクセス許可テーブルを前記メモリインタフェース内にセットすることを特徴とする請求項 1 3 に記載のデータ処理方法。

【請求項 2 1】

前記データ記憶手段は、各々が予め定められたデータ容量を持つ複数セクタを 1 ブロックとしたブロックを複数有するデータ格納領域を持つフラッシュメモリであり、前記アクセス許可テーブルは、ブロック単位でのデータ消去の可否、またはブロック単位でのデータ再生の可否の少なくともいずれかを設定したテーブルであり、

前記メモリインタフェースは、前記アクセス許可テーブル中に設定されたブロック単位でのデータ消去の可否、またはブロック単位でのデータ再生の可否の設定情報に従って、ブロック単位での処理の可否を判定することを特徴とする請求項 1 3 に記載のデータ処理方法。

【請求項 2 2】

データ記憶手段に対するアクセスを実行するメモリインタフェースと、該メモリインタフェースの制御を実行する制御部とを有するデータ処理装置におけるデータ処理をコンピュータ・システム上で実行せしめるコンピュータ・プログラムを提供するプログラム提供媒体であって、前記コンピュータ・プログラムは、

前記データ記憶手段内のデータ格納領域に格納されたアクセス許可テーブルをメモリインタフェース内にセットするステップと、

前記制御部からの前記データ記憶手段に対するアクセス命令に応じて、前記アクセス許可テーブルを参照してアクセス命令の実行可否を判定するステップと、

前記アクセス許可テーブルにおいて許可設定のなされた処理のみを実行するステップと、

を有することを特徴とするプログラム提供媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、データ処理装置およびデータ処理方法、並びにプログラム提供媒体に関する。特に、記憶装置に格納されるコンテンツを高度なセキュリティ管理のもとに保護することを可能とするデータ処理装置およびデータ処理方法、並びにプログラム提供媒体に関する。

【0002】

【従来の技術】

近年のインターネットの急激な普及、さらにモバイル型の小型再生器、ゲーム器等の普及に伴い、音楽データ、ゲームプログラム、画像データ等、様々なソフトデータ（以下、これらをコンテンツ（Content）と呼ぶ）の、インターネット等のネットワーク、あるいは、DVD、CD、メモリカード等の記憶媒体を介した流通が急増している。これらの流通コンテンツは、ユーザの所有するPC（Personal Computer）、再生専用器、あるいはゲーム機器においてネットワークから受信され記憶媒体に格納されたり、あるいはコンテンツを格納したメモリカード、CD、DVD等の記憶媒体を再生専用器、あるいはゲーム機器に装着することにより、コンテンツ再生処理、あるいはプログラム実行が可能となる。

【0003】

コンテンツの記憶素子として、最近多く利用される素子にフラッシュメモリがある。フラッシュメモリは、EEPROM(Electrically Erasable Programmable ROM)と呼ばれる電氣的に書き換え可能な不揮発性メモリの一形態である。従来のEEPROMは、1ビットを2個のトランジスタで構成するために、1ビット当たりの占有面積が大きく、集積度を高くするのに限界があったが、フラッシュメモリは、全ビット一括消去方式により1ビットを1トランジスタで実現することが可能となった。フラッシュメモリは、磁気ディスク、光ディスク等の記録媒体に代わりうるものとして期待されている。

【0004】

フラッシュメモリをデータ記録／再生機器に対して着脱自在に構成したメモリカードも知られている。このメモリカードを使用すれば、従来のCD（コンパクトディスク：登録商標）、MD（ミニディスク：登録商標）等のディスク状媒体に換えてメモリカードを使用するデジタルオーディオ記録／再生装置を実現することができる。

【0005】

このような、フラッシュメモリを使用したコンテンツ記憶素子をパーソナルコンピュータ（PC）、再生器等において使用する場合、FAT (File Allocation Table) システムと呼ばれるファイル管理システムがアクセス情報テーブルとして一般的に使用される。FATシステムでは、必要なファイルが定義されると、その中に必要なパラメータがファイルの先頭から順番にセットされる。その結果、ファイルサイズを可変長とすることができ、1ファイルを1または複数の管理単位（セクタ、クラスタ等）で構成することができる。この管理単位の関連事項がFATと呼ばれるテーブルに書かれる。このFATシステムは、記録媒体の物理的特性と無関係に、ファイル構造を容易に構築することができる。従って、FATシステムは、フロッピーディスク、ハードディスクのみならず、光磁気ディスクにおいても採用することができる。上述したメモリカードにおいても、FATシステムが採用されている。

【0006】

音楽データ、画像データ、あるいはプログラム等の様々なコンテンツは、再生機器として利用される再生装置、ゲーム機器、PC等の情報機器本体からのユーザ指示、あるいは接続された入力手段を介したユーザの指示により、上述のFATに基づいて例えば上述したフラッシュメモリから呼び出され、情報機器本体、あるいは接続されたディスプレイ、スピーカ等を通じて再生される。

【0007】

さらに、ゲームプログラム、音楽データ、画像データ等、多くのソフトウェア・コンテンツは、一般的にその作成者、販売者に頒布権等が保有されている。従って、これらのコンテンツの配布に際しては、一定の利用制限、すなわち、正規のユーザに対してのみ、ソフトウェアの使用を許諾し、許可のない複製等が行わ

れないようにする、すなわちセキュリティを考慮した構成をとるのが一般的となっている。

【0008】

ユーザに対する利用制限を実現する1つの手法が、配布コンテンツの暗号化処理である。すなわち、例えばインターネット等を介して暗号化された音声データ、画像データ、ゲームプログラム等の各種コンテンツを配布するとともに、正規ユーザであると確認された者に対してのみ、配布された暗号化コンテンツを復号する手段、すなわち復号鍵を付与する構成である。

【0009】

暗号化データは、所定の手続きによる復号処理によって利用可能な復号データ（平文）に戻すことができる。このような情報の暗号化処理に暗号化鍵を用い、復号処理に復号鍵を用いるデータ暗号化、復号化方法は従来からよく知られている。

【0010】

【発明が解決しようとする課題】

例えばパーソナルコンピュータ（PC）のOSのファイルシステムが主体的に記録メディアに格納されているアクセス情報テーブルとしてのFAT（File Allocation Table）を読み込んで管理する構成においては、PC側のファイルシステムがそのアクセス情報テーブルであるFATの内容を自由に書き換えてしまうという処理が可能であった。

【0011】

従って、例えば書込み禁止領域を設定したアクセス情報テーブル（FAT）により管理されたコンテンツを格納した記録メディアがあっても、そのアクセス情報テーブルをPC側のファイルシステムが読みとって書き換えてしまうことが可能であり、本来、書き換えを禁止している記録メディア内のデータ（コンテンツ）の書き換えが可能になってしまい、コンテンツの保護が十分になされないという欠点があった。

【0012】

本発明は、上述の従来技術の欠点に鑑みてなされたものであり、メモリカード

等のデータ記憶手段を装着したデバイスにおいて、予め定められたアクセス許可情報に基づいた処理についてのみデバイスから記憶手段に対するアクセスを実行し、アクセス許可情報に違反する処理要求に対しては処理を行わない構成とした。また、アクセス許可テーブルをメモリインタフェース部に保持させる構成とすることで、制御部の処理内容にかかわらず、常にメモリインタフェースに設定したテーブルに従って記憶手段に対するアクセスが実行される。このように、本発明は、例えば書き換えを禁止している記録メディア内のデータ（コンテンツ）の書き換えを効果的に防止し、コンテンツの保護を高めることを可能としたデータ処理装置、データ記憶装置、およびデータ処理方法、並びにプログラム提供媒体を提供することを目的とする。

【 0 0 1 3 】

【課題を解決するための手段】

本発明の第 1 の側面は、

データ記憶手段に対するアクセスを実行するメモリインタフェースと、該メモリインタフェースの制御を実行する制御部とを有するデータ処理装置であり、

前記メモリインタフェースは、前記データ記憶手段内のデータ格納領域に格納されたアクセス許可テーブルをメモリインタフェース内にセットし、前記制御部からの前記データ記憶手段に対するアクセス命令に応じて、前記アクセス許可テーブルを参照してアクセス命令の実行可否を判定し、前記アクセス許可テーブルにおいて許可設定のなされた処理のみを実行する構成を有することを特徴とするデータ処理装置にある。

【 0 0 1 4 】

さらに、本発明のデータ処理装置の一実施態様において、前記データ記憶手段のデータ格納領域は、各々が予め定められたデータ容量を持つ複数セクタからなるブロックを複数有するフラッシュメモリであり、前記アクセス許可テーブルは、ブロック単位でのデータの処理許可態様を設定したテーブルとして構成され、前記メモリインタフェースは、前記アクセス許可テーブル中に設定されたブロック単位での処理許可態様に従って、ブロック単位での処理の可否を判定する構成を有することを特徴とする。

【 0 0 1 5 】

さらに、本発明のデータ処理装置の一実施態様において、前記メモリインタフェースは、前記制御部からのアクセス命令に応じた処理が前記アクセス許可テーブルにおいて許可設定のなされた処理範囲内である場合にのみ、前記アクセス命令に応じた処理を実行し、該アクセス命令に応じたメモリインタフェース内での処理成功に応じて処理成功フラグを設定し、前記制御部は、前記メモリインタフェースにおける処理成功フラグの設定の確認を条件として、制御部側の処理を実行する構成を有することを特徴とする。

【 0 0 1 6 】

さらに、本発明のデータ処理装置の一実施態様において、前記制御部は、前記アクセス命令がデータファイルの読み出し処理である場合において、前記データ記憶手段内のデータ格納領域に対応して設定されたファイル割り当てテーブルから読み出し対象データファイルのアドレスを選択し前記メモリインタフェースに送信する処理を実行し、前記メモリインタフェースは、前記制御部から受信した読み出し対象データファイルのアドレスに基づいて前記アクセス許可テーブルを参照して、該アドレスの設定された領域がデータ読み出し可能領域であるか否かを判定し、データ読み出し可能領域である場合にのみデータ読み出し処理を実行する構成を有することを特徴とする。

【 0 0 1 7 】

さらに、本発明のデータ処理装置の一実施態様において、前記制御部は、前記アクセス命令がデータファイルの書き込み処理である場合において、前記データ記憶手段内のデータ格納領域の書き込みアドレスを選択し前記メモリインタフェースに送信する処理を実行し、前記メモリインタフェースは、前記制御部から受信した前記書き込みアドレスに基づいて前記アクセス許可テーブルを参照して、該アドレスの設定された領域がデータ書き込み可能領域であるか否かを判定し、データ書き込み可能領域である場合にのみデータ書き込み処理を実行する構成を有することを特徴とする。

【 0 0 1 8 】

さらに、本発明のデータ処理装置の一実施態様において、前記アクセス許可テ

ーブルは、該アクセス許可テーブル内のデータ改竄の有無を検査するチェック値として、該テーブル内データに基づいて生成される改竄チェック値（ICV）を付帯データとして有し、前記メモリインタフェースは、前記改竄チェック値（ICV）に基づいて、前記アクセス許可テーブルの改竄チェックを実行する暗号処理部を有し、該暗号処理部における前記アクセス許可テーブルの改竄なしの判定が得られたことを条件として、前記アクセス許可テーブルをメモリインタフェースに設定し、設定したアクセス許可テーブルに従ったアクセス可否の判定に基づくデータ処理を実行する構成を有することを特徴とする。

【0019】

さらに、本発明のデータ処理装置の一実施態様において、前記アクセス許可テーブルは、該アクセス許可テーブル内のデータ改竄の有無を検査するチェック値として、該テーブル内データと、前記データ記憶手段固有の識別子（ID）とを含むデータに基づいて生成される改竄チェック値（ICV）を付帯データとして有し、前記メモリインタフェースによる前記改竄チェック値（ICV）に基づく検証処理は、前記アクセス許可テーブルのデータ改竄チェックに加え、該アクセス許可テーブルが正当なメディアに格納されているか否かの検証処理として実行され、該検証により正当性の確認されたことを条件として、前記アクセス許可テーブルをメモリインタフェースに設定し、設定したアクセス許可テーブルに従ったアクセス可否の判定に基づくデータ処理を実行する構成を有することを特徴とする。

【0020】

さらに、本発明のデータ処理装置の一実施態様において、前記メモリインタフェースは、前記データ記憶手段との相互認証処理を実行し、相互認証が成立したことを条件として、前記データ記憶手段のメモリに格納されたアクセス許可テーブルを前記メモリインタフェース内にセットする構成を有することを特徴とする。

【0021】

さらに、本発明のデータ処理装置の一実施態様において、前記データ記憶手段は、各々が予め定められたデータ容量を持つ複数セクタを1ブロックとしたプロ

ックを複数有するデータ格納領域を持つフラッシュメモリであり、前記アクセス許可テーブルは、ブロック単位でのデータ消去の可否、またはブロック単位でのデータ再生の可否の少なくともいずれかを設定したテーブルであり、前記メモリインタフェースは、前記アクセス許可テーブル中に設定されたブロック単位でのデータ消去の可否、またはブロック単位でのデータ再生の可否の設定情報に従って、ブロック単位での処理の可否を判定する構成を有することを特徴とする。

【 0 0 2 2 】

さらに、本発明の第 2 の側面は、

各々が予め定められたデータ容量を持つ複数のセクタを 1 ブロックとした複数ブロックのデータ格納領域を有するデータ記憶装置であり、

前記データ格納領域のブロック単位でのデータ処理に関する許可態様を設定したアクセス許可テーブルを前記データ格納領域に格納したことを特徴とするデータ記憶装置にある。

【 0 0 2 3 】

さらに、本発明のデータ記憶装置の一実施態様において、前記アクセス許可テーブルは、前記データ格納領域における前記アクセス許可テーブルを格納したブロックに関するデータ処理許可態様を消去不可領域として設定した構成であることを特徴とする。

【 0 0 2 4 】

さらに、本発明のデータ記憶装置の一実施態様において、前記データ記憶装置は、該データ記憶装置とのデータ転送を実行するデータ処理装置との相互認証処理を実行する暗号処理部を有し、相互認証が成立したことを条件として、アクセス許可テーブルを前記データ処理装置に転送する処理を実行する構成を有することを特徴とする。

【 0 0 2 5 】

さらに、本発明の第 3 の側面は、

データ記憶手段に対するアクセスを実行するメモリインタフェースと、該メモリインタフェースの制御を実行する制御部とを有するデータ処理装置におけるデータ処理方法であり、

前記メモリインタフェースは、

前記データ記憶手段内のデータ格納領域に格納されたアクセス許可テーブルをメモリインタフェース内にセットするステップと、

前記制御部からの前記データ記憶手段に対するアクセス命令に応じて、前記アクセス許可テーブルを参照してアクセス命令の実行可否を判定するステップと、

前記アクセス許可テーブルにおいて許可設定のなされた処理のみを実行するステップと、

を実行することを特徴とするデータ処理方法にある。

【0026】

さらに、本発明のデータ処理方法の一実施態様において、前記データ記憶手段のデータ格納領域は、各々が予め定められたデータ容量を持つ複数セクタからなるブロックを複数有するフラッシュメモリであり、前記アクセス許可テーブルは、ブロック単位でのデータの処理許可態様を設定したテーブルとして構成され、前記メモリインタフェースは、前記アクセス許可テーブル中に設定されたブロック単位での処理許可態様に従って、ブロック単位での処理の可否を判定することを特徴とする。

【0027】

さらに、本発明のデータ処理方法の一実施態様において、前記メモリインタフェースは、前記制御部からのアクセス命令に応じた処理が前記アクセス許可テーブルにおいて許可設定のなされた処理範囲内である場合にのみ、前記アクセス命令に応じた処理を実行し、該アクセス命令に応じたメモリインタフェース内での処理成功に応じて処理成功フラグを設定し、前記制御部は、前記メモリインタフェースにおける処理成功フラグの設定の確認を条件として、制御部側の処理を実行することを特徴とする。

【0028】

さらに、本発明のデータ処理方法の一実施態様において、前記アクセス命令がデータファイルの読み出し処理である場合において、前記制御部は、前記データ記憶手段内のデータ格納領域に対応して設定されたファイル割り当てテーブルから読み出し対象データファイルのアドレスを選択し前記メモリインタフェースに

送信する処理を実行し、前記メモリインタフェースは、前記制御部から受信した読み出し対象データファイルのアドレスに基づいて前記アクセス許可テーブルを参照して、該アドレスの設定された領域がデータ読み出し可能領域であるか否かを判定し、データ読み出し可能領域である場合にのみデータ読み出し処理を実行することを特徴とする。

【 0 0 2 9 】

さらに、本発明のデータ処理方法の一実施態様において、前記アクセス命令がデータファイルの書き込み処理である場合において、前記制御部は、前記データ記憶手段内のデータ格納領域の書き込みアドレスを選択し前記メモリインタフェースに送信する処理を実行し、前記メモリインタフェースは、前記制御部から受信した前記書き込みアドレスに基づいて前記アクセス許可テーブルを参照して、該アドレスの設定された領域がデータ書き込み可能領域であるか否かを判定し、データ書き込み可能領域である場合にのみデータ書き込み処理を実行することを特徴とする。

【 0 0 3 0 】

さらに、本発明のデータ処理方法の一実施態様において、前記アクセス許可テーブルは、該アクセス許可テーブル内のデータ改竄の有無を検査するチェック値として、該テーブル内データに基づいて生成される改竄チェック値（ICV）を付帯データとして有し、前記メモリインタフェースは、前記改竄チェック値（ICV）に基づいて、前記アクセス許可テーブルの改竄チェックを実行するステップと、前記アクセス許可テーブルの改竄なしの判定が得られたことを条件として、前記アクセス許可テーブルをメモリインタフェースに設定するステップと、設定したアクセス許可テーブルに従ったアクセス可否の判定に基づくデータ処理を実行するステップとを実行することを特徴とする。

【 0 0 3 1 】

さらに、本発明のデータ処理方法の一実施態様において、前記アクセス許可テーブルは、該アクセス許可テーブル内のデータ改竄の有無を検査するチェック値として、該テーブル内データと、前記データ記憶手段固有の識別子（ID）とを含むデータに基づいて生成される改竄チェック値（ICV）を付帯データとして

有し、前記メモリインタフェースは、前記アクセス許可テーブルのデータ改竄チェックに加え、該アクセス許可テーブルが正当なメディアに格納されているか否かの検証処理として前記改竄チェック値（ICV）に基づく検証処理を実行するステップと、該検証により正当性の確認されたことを条件として、前記アクセス許可テーブルをメモリインタフェースに設定するステップと、設定したアクセス許可テーブルに従ったアクセス可否の判定に基づくデータ処理を実行するステップと、を実行することを特徴とする。

【0032】

さらに、本発明のデータ処理方法の一実施態様において、前記メモリインタフェースは、前記データ記憶手段との相互認証処理を実行し、相互認証が成立したことを条件として、前記データ記憶手段のメモリに格納されたアクセス許可テーブルを前記メモリインタフェース内にセットすることを特徴とする。

【0033】

さらに、本発明のデータ処理方法の一実施態様において、前記データ記憶手段は、各々が予め定められたデータ容量を持つ複数セクタを1ブロックとしたブロックを複数有するデータ格納領域を持つフラッシュメモリであり、前記アクセス許可テーブルは、ブロック単位でのデータ消去の可否、またはブロック単位でのデータ再生の可否の少なくともいずれかを設定したテーブルであり、前記メモリインタフェースは、前記アクセス許可テーブル中に設定されたブロック単位でのデータ消去の可否、またはブロック単位でのデータ再生の可否の設定情報に従って、ブロック単位での処理の可否を判定することを特徴とする。

【0034】

さらに、本発明の第4の側面は、

データ記憶手段に対するアクセスを実行するメモリインタフェースと、該メモリインタフェースの制御を実行する制御部とを有するデータ処理装置におけるデータ処理をコンピュータ・システム上で実行せしめるコンピュータ・プログラムを提供するプログラム提供媒体であって、前記コンピュータ・プログラムは、

前記データ記憶手段内のデータ格納領域に格納されたアクセス許可テーブルをメモリインタフェース内にセットするステップと、

前記制御部からの前記データ記憶手段に対するアクセス命令に応じて、前記アクセス許可テーブルを参照してアクセス命令の実行可否を判定するステップと、

前記アクセス許可テーブルにおいて許可設定のなされた処理のみを実行するステップと、

を有することを特徴とするプログラム提供媒体にある。

【0035】

なお、本発明の第4の側面に係るプログラム提供媒体は、例えば、様々なプログラム・コードを実行可能な汎用コンピュータ・システムに対して、コンピュータ・プログラムをコンピュータ可読な形式で提供する媒体である。媒体は、CDやFD、MOなどの記録媒体、あるいは、ネットワークなどの伝送媒体など、その形態は特に限定されない。

【0036】

このようなプログラム提供媒体は、コンピュータ・システム上で所定のコンピュータ・プログラムの機能を実現するための、コンピュータ・プログラムと提供媒体との構造上又は機能上の協働的關係を定義したものである。換言すれば、該提供媒体を介してコンピュータ・プログラムをコンピュータ・システムにインストールすることによって、コンピュータ・システム上では協働的作用が発揮され、本発明の他の側面と同様の作用効果を得ることができるのである。

【0037】

本発明のさらに他の目的、特徴や利点は、後述する本発明の実施例や添付する図面に基づくより詳細な説明によって明らかになるであろう。

【0038】

【発明の実施の形態】

〔システム概要〕

図1に本発明のデータ処理装置の適用可能なコンテンツ配信システム構成を示す。例えば音楽データ、画像データ、その他各種プログラム等のコンテンツが、コンテンツ保持者またはサービスプロバイダのようなシステム運営者101から、インターネット等のネットワークを介して、またはCD、DVD、フラッシュメモリを搭載したメモリカード等の各種記録媒体であるメディア103に格納さ

れ、デバイス102に受信または装着されて再生、実行される。デバイスは、例えばパーソナルコンピュータ（PC）、再生専用器、ゲーム器等のコンテンツ再生機能を有するデバイスであり、例えば画像コンテンツを表示する表示装置、ユーザの指示を入力する入力装置を有する。

【0039】

このようなコンテンツ配信システムの構成中、コンテンツを再生するデバイスと、コンテンツを格納するメディアとの詳細構成を図2に示す。

【0040】

図2は、デバイス200、メディア1、210、メディア2、230の詳細構成を示している。メディア1、210は、単純なデータ読み出し、書き込み処理のみをサポートする制御部を持つメディアであり、メディア2、230は、メディアを装着するデバイスとの相互認証処理を実行し、またメディアに格納するコンテンツの暗号処理を実行するコントローラを有するメディアである。メディア1、210、メディア2、230の双方ともデバイス200に対する装着が可能である。

【0041】

図2のデバイス200は、インターネット等のデータ通信手段を介したデータ送受信処理を実行する通信部201、各種指示を入力する入力部202、メッセージ、コンテンツ等の表示を実行する表示部203、これらの制御を実行する制御部205と、メディアとのデータ入出力処理のインタフェース機能を持つメモリインタフェース（I/F）部300とを持つデバイスコントローラ204、さらに、コンテンツのファイル群と、不正なメディアやコンテンツの失効情報としてのリボケーションリストを格納している内部メモリとしてのメモリ部207を有する。なお、内部メモリ内に格納されるリボケーションリスト等のデータファイルは、ファイル割り当てテーブルによって管理され読み出し可能な構成を持つ。

【0042】

デバイス200は、コンテンツの再生時に再生対象のコンテンツがリボケーションリストに格納された失効メディア、失効コンテンツに対応していないことを

確認した上で再生を行なう。再生対象のコンテンツがリボケーションリストにリストアップされていた場合は、再生エラーとなり、再生処理が実行されない。リボケーションリスト、およびリボケーションリストを適用した再生処理については後段で詳細に説明する。

【0043】

メディア1, 210は、データ入出力を制御する制御部211と、コンテンツを格納するメモリ部212を有し、メモリ部212は、コンテンツを対応ヘッダ情報とともに格納するのみならず、メディア個々に固有の識別情報としてのメディアID、さらに、メモリアクセスコントロール情報を記述したアクセス許可テーブルであるBPT (Block Permission Table) を格納している。

【0044】

デバイス200のファイルシステムはメディアを認識した後に、アクセス許可テーブルであるBPTをメディアから読み込み、メディアへ直接アクセスを行うメモリインターフェイス部300にBPTを転送し、管理させる。メモリインターフェイス部300は、BPTを受信した後、受信したBPTについて改竄チェック値(ICV)の検証を行う。ICVが正当なものと判断された場合のみ、BPTを有効なものとして保存する。メモリインターフェイス部300は、メディアのメモリにアクセスする命令を受信した時、このメディアのBPTに基づいたアクセスのみ実行する。BPTの構成、およびBPTを用いた処理に関しては後段で詳細に説明する。

【0045】

メディア2, 230は、コントローラ231と、メモリ部232によって構成され、メモリ部232は、コンテンツを対応ヘッダ情報とともに格納し、さらにアクセス許可テーブルであるBPT (Block Permission Table) を格納している。コントローラ231は、メモリ部232に対するデータ格納、またはデータ読み出し用インタフェースとしてのメモリインタフェース(I/F)部234、メディアの識別子としてのメディア2ID、相互認証処理に適用する認証鍵Kake、コンテンツのメモリ部232への保存時の暗号鍵である保存鍵Ksto、さらに暗号化対象の鍵を暗号化する時の初期値IV_key_s等を格納した内部メ

メモリ 2 3 5、認証処理あるいはコンテンツの暗号化、復号処理を実行し、レジスタを備えた暗号処理部 2 3 6、そして、これら各部の制御を実行する制御部 2 3 3 とを有する。

【0 0 4 6】

〔メディア内メモリ構成〕

次に、メディア 1、2 1 0、メディア 2、2 3 0 の各メモリ部のデータ格納構成を図 3 に示す。メモリ部は例えば、EEPROM(Electrically Erasable Programmable ROM)と呼ばれる電氣的に書き換え可能な不揮発性メモリの一形態であるフラッシュメモリであり、ブロック単位の一括消去方式によるデータ消去が実行される。

【0 0 4 7】

図 3 (a) に示すように、フラッシュメモリは、第 1 ~ N までの複数ブロックを有し、各ブロックは、(b) に示すように第 1 ~ M までの複数セクタによって構成され、各セクタは (c) に示すように実データを含むデータ部と、エラー訂正コード等の冗長データを含む冗長部によって構成される。後段で詳細に説明するが、冗長部には各セクタのデータ部内のセクタデータ改竄チェック値としての ICV が格納される場合がある。

【0 0 4 8】

〔主要コマンド〕

次に図 2 のデバイス 2 0 0 において、制御部 2 0 5 と、メモリインタフェース (I/F) 部 3 0 0 において発行される主なコマンドについて説明する。

【0 0 4 9】

まず、制御部 2 0 5 からメモリインターフェイス (I/F) 部 3 0 0 に対するコマンドには、以下のものがある。

・ステータス読み出しコマンド

現在のメモリインタフェース内のステータスを設定したステータスレジスタの状態の読み出し。メモリインターフェイス (I/F) 部 3 0 0 は、ステータスレジスタの内容を返す。

・セクタ読み出しコマンド

指定したセクタのデータ読み出し処理命令。

- ・セクタ書き込みコマンド

指定したセクタへのデータ書き込み処理命令。

- ・セクタ復号読み出しコマンド

セットされたヘッダの情報を元に、指定されたセクタの暗号化データを復号して読み出す処理の実行命令。

- ・セクタ暗号書き込みコマンド

セットされたヘッダの情報を元に、指定されたセクタヘデータを暗号化して書き込む処理の実行命令。

- ・ヘッダ生成コマンド

指定されたパラメータを元にヘッダを生成する処理の実行命令。

- ・ヘッダセットコマンド

ヘッダをメモリーインターフェイス内にセットする処理の実行命令。

- ・BPTセットコマンド

BPTをメモリーインターフェイス内にセットする処理の実行命令。

- ・リボケーションリスト (Revocation List) セットコマンド

不正メディア、不正コンテンツのリストであるリボケーションリスト (Revocation List) をメモリーインターフェイス内にセットする処理の実行命令。

- ・更新用リボケーションリスト (Revocation List) チェックコマンド

更新用リボケーションリスト (Revocation List) に現在のリボケーションリスト (Revocation List) を更新してよいかチェックする処理の実行命令。

- ・メディア1認識コマンド

接続されたメディア1に対してメディアの識別子 (ID) を読み出して、そのIDが有効かどうかチェックする処理の実行命令。

- ・メディア2認識コマンド

接続されたメディア2に対して相互認証をして、メディアの識別子 (ID) が有効かどうかチェックする処理の実行命令。

- ・ファイル割り当てテーブル呼び出しコマンド

メモリ内のファイル割り当てテーブルを読み出す処理の実行命令。

・ファイル割り当てテーブル更新コマンド

メモリへのファイル割り当てテーブルを更新する処理の実行命令。

【0050】

メモリアンタフェース（I/F）部300からメディア1に対するコマンドは、以下のものがある。

・ID読み出しコマンド

メディア1の持つIDを読み出す処理の実行命令。

【0051】

〔デバイス内メモリアンタフェース詳細構成〕

次にデバイス200のメモリアンタフェース（I/F）部300の詳細構成を図4に示す。各構成部の機能を説明する。

【0052】

・ステータスレジスタ301

メモリアンタフェースの内部ステータスを保存するレジスタである。ステータスレジスタ301の構成例を図5に示す。各ビットは以下の意味を持つ。

・ビット0（bit 0）：ビジーフラグ（1：ビジー（busy），0：待機（ready））

メモリアンタフェースが内部処理をしているかの判別用ビットである。

・ビット1（bit 1）：読み出し成功フラグ（1：成功（success），0：失敗（fail））

メモリからデータの読み出しが成功したかの判別用ビットである。

・ビット2（bit 2）：書き込み成功フラグ（1：成功（success），0：失敗（fail））

メモリへデータの書き込みが成功したかの判別用ビットである。

・ビット3（bit 3）：メディア1セットフラグ（1：セット（set），0：未セット（not set））

接続されたメディア1が利用可能かの判別用ビットである。

・ビット4（bit 4）：メディア2セットフラグ（1：セット（set），0：未セット（not set））

接続されたメディア 2 が利用可能かの判別用ビットである。

- ・ビット 5 (bit 5) : メディア 1 有効フラグ (1: 有効 (OK), 0: 無効 (NG))

接続されたメディア 1 の識別子 (ID) が、リボケーションリスト (Revocation List) 内のリボーク (排除) メディア対象外かの判別用ビットである。

- ・ビット 6 (bit 6) : メディア 2 有効フラグ (1: 有効 (OK), 0: 無効 (NG))

接続されたメディア 2 の識別子 (ID) が、リボケーションリスト (Revocation List) 内のリボーク (排除) メディア対象外かの判別用ビットである。

- ・ビット 7 (bit 7) : ヘッダセット成功フラグ (1: 成功 (success), 0: 失敗 (fail))

ヘッダがメモリインターフェイス内にセット出来たかの判別用ビットである。

- ・ビット 8 (bit 8) : ヘッダ生成成功フラグ (1: 成功 (success), 0: 失敗 (fail))

ヘッダの生成が成功したかの判別用ビットである。

- ・ビット 9 (bit 9) : リボケーションリスト (Revocation List) セットフラグ (1: セット (set), 0: 未セット (not set))

リボケーションリスト (Revocation List) がメモリインターフェイス内にセット出来たかの判別用ビットである。

- ・ビット 10 (bit 10) : 更新用リボケーションリスト (Revocation List) 有効フラグ (1: 有効 (OK), 0: 無効 (NG))

更新用リボケーションリスト (Revocation List) が有効であるかどうかの判別用ビットである。

【 0 0 5 3 】

ステータスレジスタ 3 0 1 は、これらのインターフェース (I/F) 部 3 0 0 のステータス情報を保持する。

【 0 0 5 4 】

図 4 に戻り、各構成の機能について説明を続ける。

- ・コマンドレジスタ 3 0 2

制御部より送信されたコマンドを保存するレジスタ

- ・アドレスレジスタ 3 0 3

データの転送開始セクタを設定するレジスタ

- ・カウントレジスタ 3 0 4

データの全転送セクタ数を設定するレジスタ

【 0 0 5 5 】

なお、外部メモリ、内部メモリに対するデータの読み書きは、アドレスレジスタに読み書きを開始するセクタアドレスを設定し、カウントレジスタに読み書きをする総セクタ数を設定し、コマンドレジスタにセクタ読み書きコマンドをセットすることで実行される。

【 0 0 5 6 】

- ・コントロールレジスタ 3 0 5

メモリインターフェイスの動作を設定するレジスタ

- ・送受信制御部 3 0 6

各種レジスタおよび送受信バッファなど、メモリインターフェイスの制御を行う。

- ・送信バッファメモリ 3 0 7

送信データを格納するバッファ

- ・受信バッファメモリ 3 0 8

受信データを格納するバッファ

- ・送信レジスタ 3 0 9

送信バッファメモリ 3 0 7 内のデータを送信するためのレジスタ

- ・受信レジスタ 3 1 0

受信したデータを保存し受信バッファメモリ 3 0 8 に転送するためのレジスタ

【 0 0 5 7 】

- ・暗号処理部 3 2 0

送信バッファメモリ 3 0 7、受信バッファメモリ 3 0 8 内のデータに対して、各種暗号処理を施す。

- ・メモリ部 3 2 1

暗号処理部 3 2 0 における暗号処理に必要な鍵情報、および内部メモリから読み込まれるリボケーションリスト、外部メモリから読み込まれるアクセス許可テーブルとしてのブロック・パーミッション・テーブル (BPT) を格納、保存する領域である。リボケーションリスト、ブロック・パーミッション・テーブル (BPT) それぞれがメモリインタフェース内に有効にセットされた場合、送受信制御部 3 0 6 が制御部からのメディア認識コマンド、あるいは外部メモリに対するデータの読み書きコマンド等を受信した場合、セットされたりボケーションリスト、ブロック・パーミッション・テーブル (BPT) を参照した処理が実行される。これらの処理については、後段でフローを用いて詳細に説明する。

【 0 0 5 8 】

さらに、メモリ部 3 2 1 には、暗号処理に必要な鍵情報としては、以下のデータが格納される。

Kdist : メディア 2 に格納されるコンテンツ以外のコンテンツのセキュリティヘッダ (Security Header) に含まれる配送鍵。コンテンツ I C V 生成鍵 Kicv_cont、コンテンツ鍵 Kc を暗号化する。

Kicv_sh : セキュリティヘッダ (Security Header) の I C V を生成する際に用いるセキュリティヘッダ I C V 生成鍵。

I Vsh : セキュリティヘッダ (Security Header) の I C V を生成する際に用いる初期値 (I V : Initial Value) 。

MKake : 相互認証用のマスター鍵。

I Vake : 相互認証用の鍵の生成処理に適用するための初期値 (I V : Initial Value) 。

I Vauth : 相互認証時のデータ生成用の初期値 (I V : Initial Value)。

MKicv_rl : リボケーションリスト (Revocation List) の I C V 鍵を生成するマスター鍵。

I Vicv_rl : リボケーションリスト (Revocation List) の I C V 鍵を生成する時の初期値 (I V : Initial Value) 。

I Vrl : リボケーションリスト (Revocation List) の I C V 生成時に用いる初期値 (I V : Initial Value) 。

I V_keys: メディア2で、コンテンツ暗号化用の鍵を暗号化する時の初期値 (I V: Initial Value)。

MKicv_bpt: アクセス許可情報であるBPT (Block Permission Table) のICV鍵を生成するマスター鍵。

I Vicv_bpt: アクセス許可情報であるBPT (Block Permission Table) のICV鍵を生成する時のICV生成時に用いる初期値 (I V: Initial Value)。

I Vbpt: アクセス許可情報であるBPT (Block Permission Table) の初期値 (I V: Initial Value)。

【0059】

・ ECC回路323

送信レジスタ309、受信レジスタ310にあるデータについて、ECCチェックを行う専用ブロックである。

【0060】

・ 外部メモリ入出力インターフェイス324

外部メモリ (メディア1, 2) に対する入出力インターフェイス。外部メモリとしては例えばフラッシュメモリを搭載したメモリカード等がある。例えばコンテンツ、およびコンテンツ記録再生に伴うヘッダ情報、さらにブロック・パーミッション・テーブル (BPT) がこの外部メモリ入出力インターフェイスを介して入出力する。

・ 内部メモリ入出力インターフェイス325

内部メモリに対する入出力インターフェイス。当インタフェースを介して、内部メモリに格納された例えばリボケーションリストの入出力が実行される。

【0061】

外部メモリ入出力インターフェイス324、および内部メモリ入出力インターフェイス325からは、処理に応じて以下の各信号が外部メモリ (メディア1, 2)、あるいは内部メモリに対して出力される。

CLE: コマンドラッチイネーブル

ALE: アドレスラッチイネーブル

CE:チップイネーブル

WE:ライトイネーブル

RE:リードイネーブル

また、外部メモリ（メディア 1、2）、あるいは内部メモリからの信号として

WP:ライトプロテクト（外部メモリ（メディア 1、2）にのみ適用）

RDY/BUSY:レディー・ビジー

これら各種信号が入力される。

【0062】

〔メモリ格納コンテンツ構成〕

次に、メディアのフラッシュメモリに格納されるコンテンツ構成について図 6 を用いて説明する。音楽データ、画像データ等、各コンテンツは、図 6（a）に示すように各種属性情報からなるセキュリティヘッダと、実データ部としてのコンテンツとによって構成される。

【0063】

メディアのフラッシュメモリは、図 6（b）に示すように、複数コンテンツのセキュリティヘッダ部とコンテンツ部との各ペアを格納する。前述したように、フラッシュメモリはブロック単位で消去が実行されるので、1 ブロックには同一コンテンツに関するセキュリティヘッダ部またはコンテンツ部を格納する形態とし、一括した消去処理が許容される場合を除いて、異なるコンテンツを 1 つのブロックに格納する処理は行なわない。

【0064】

〔セキュリティヘッダ構成〕

セキュリティヘッダは、各コンテンツに対応する属性情報である。セキュリティヘッダのデータ構成を図 7 に示す。各データ内容について説明する。

【0065】

・フォーマットバージョン (Format Version)

セキュリティヘッダ (Security Header) のフォーマットバージョンを示す。

・コンテンツ ID (Content ID)

コンテンツの識別子 (I D) を示す。

・コンテンツタイプ (Content Type)

コンテンツの種類を示す。例えばメディア 1、またはメディア 2 に格納されたコンテンツ、あるいは放送コンテンツ等である。

・データタイプ (Data Type)

コンテンツの属性、例えば音楽、画像等のデータであるか、プログラムであるか等を示す。

・暗号化アルゴリズム (Encryption Algorithm)

コンテンツのコンテンツ鍵 (K c) を使った暗号化処理アルゴリズムを示す。例えば D E S による暗号化であるかトリプル D E S (Triple-DES) によるか等を示す。

・暗号化モード (Encryption Mode)

暗号化アルゴリズム (Encryption Algorithm) で指定されたアルゴリズムに対応する暗号モードを示す。例えば E C B モードか C B C モードか等を示す。

【 0 0 6 6 】

・暗号化フォーマットタイプ (Encryption Format Type)

コンテンツの暗号化フォーマットを示す。タイプ 1 かタイプ 2 か、コンテンツ全体に対して 1 つのコンテンツ鍵 K c で暗号化するタイプをタイプ 1 とし、コンテンツのセクタ毎に異なる鍵 K s e c _ n を適用してコンテンツの暗号化を行なう態様をタイプ 2 とする。

【 0 0 6 7 】

図 8 に各タイプの暗号化フォーマット構成を示す。図 8 (a) がタイプ 1 の暗号化フォーマットで暗号化されたコンテンツのメモリ格納構成であり、(b) がタイプ 2 の暗号化フォーマットで暗号化されたコンテンツのメモリ格納構成である。

【 0 0 6 8 】

図 8 (a) に示すタイプ 1 の暗号化フォーマットは、コンテンツがすべて 1 つのコンテンツ鍵 K c を用いて暗号化されてメモリに格納された構成、すなわちセクタ非依存型暗号化処理である。図 8 (b) に示すタイプ 2 の暗号化フォーマット

トは、フラッシュメモリの各セクタ毎に異なるセクタ鍵 $K_{sec_1} \sim K_{sec_m}$ が適用されて暗号化されたコンテンツが格納された構成、すなわちセクタ依存型暗号化処理である。例えば図 8 (b) のフラッシュメモリのセクタ 1 では、セクタ 1 の暗号化鍵として K_{sec_1} が対応して設定され、セクタ 1 に格納されるコンテンツは、各ブロックにおいて、すべて K_{sec_1} を適用した暗号化処理が施されて格納される。フラッシュメモリのセクタ m では、セクタ m の暗号化鍵として K_{sec_m} が対応して設定され、セクタ m に格納されるコンテンツは、各ブロックにおいて、すべて K_{sec_m} を適用した暗号化処理が施されて格納される。

【 0 0 6 9 】

このように、本発明の構成においては、各セクタ毎に異なる暗号化鍵を適用したコンテンツの暗号処理が適用される。さらに、各セクタ毎に異なる暗号化鍵を適用した処理態様においても、1つのセクタに1つの鍵を適用したシングルDESによる処理、1つのセクタに複数の鍵を適用したトリプルDESによる処理等、各種の暗号化態様が適用可能である。これらの処理形態については、さらに後段で詳細に説明する。

【 0 0 7 0 】

図 7 に戻り、セキュリティヘッダの構成について説明を続ける。

・暗号化フラグ (Encryption Flag)

ブロック内の各セクタの暗号化・非暗号化を示すフラグ。ブロック内のセクタ数 (例えば 32 セクタ) 分のフラグを持つ。例えば 0 : 非暗号化セクタ、1 : 暗号化セクタ。なお、本例では 1 ブロックを 32 セクタとする。

【 0 0 7 1 】

・ICVフラグ (ICV Flag)

ブロック内の各セクタの ICV 付加・非付加を示すフラグ。ブロック内のセクタ数 (32 セクタ) 分のフラグを持つ。例えば 0 : ICV なし、1 : ICV あり

【 0 0 7 2 】

・暗号化コンテンツ鍵 ($K_{c_Encrypted}$ 0-31)

暗号化されたコンテンツ鍵の格納領域 (32 個)

- ・暗号化 I C V 生成鍵 (Kicv_cont_encrypted)

暗号化されたコンテンツの I C V 作成のための鍵の格納領域

【0073】

- ・有効リボケーションリストバージョン (Valid Revocation List version)

コンテンツ再生の際に有効に適用されるリボケーションリスト (Revocation List) のバージョン。

コンテンツ再生の際に、セットされているリボケーションリスト (Revocation List) のバージョンがこれより古い場合、再生を許可しない。なお、自己デバイスにおいて格納したデータの再生処理等、リボケーションリストの参照を適用する必要がないコンテンツには 0 を設定する。

【0074】

- ・セキュリティヘッダ I C V (ICV of Security Header)

セキュリティヘッダ (Security Header) の改竄チェック値 (I C V) 。

【0075】

〔リボケーションリスト〕

次に、不正なメディアやコンテンツの失効情報としてのリボケーションリストの構成について説明する。図 9 にリボケーションリストの構成を示す。以下、各データについて説明する。

【0076】

- ・リボケーションリスト識別子 (Revocation List ID)

リボケーションリスト (Revocation List) 固有の識別子としての I D である。

【0077】

- ・リボケーションリストバージョン (Revocation List Version)

リボケーションリスト (Revocation List) のバージョンを示す。リボケーションリストは、更新され、更新時に新たな不正なメディアやコンテンツの失効情報を追加する。

【0078】

本発明の構成では、リボケーションリスト (Revocation List) にバージョン情

報を設定し、コンテンツのヘッダ内に有効なりボケーションリストのバージョン情報を設定する。コンテンツ読み出しの際に、現在デバイスに保持しているリボケーションリストのバージョンとコンテンツのヘッダ内にある有効なりボケーションリストのバージョンとを比較する。この際、現在保持しているリボケーションリストのバージョンの方がより古い場合には、コンテンツの読み出しを中止する。その結果、リボケーションリストの更新を行わなければ、そのコンテンツの読み出しはできない。

【 0 0 7 9 】

また、リボケーションリストの更新時にメモリ・インターフェース部が現在のリボケーションリストのバージョン情報と更新用のリボケーションリストのバージョン情報とを比較して、新しいリボケーションリストであると判断した時のみ、リボケーションリスト更新を許可する構成とする。

【 0 0 8 0 】

バージョン情報を用いたリボケーションリストの新旧比較処理、更新処理の具体的処理例については、処理フローを用いて後段で詳細に説明する。

【 0 0 8 1 】

・メディア 1 I D 数 (Number of Media1 ID)

失効しているメディア 1 (Media1 ID) の総数

・メディア 1 I D (0) - メディア 1 I D (L - 1) (Media1ID(0) - Media1 ID(L-1))

失効しているメディア 1 の識別子のリストである。

【 0 0 8 2 】

・メディア 2 I D 数 (Number of Media2 ID)

失効しているメディア 2 (Media2 ID) の総数

・メディア 2 I D (0) - メディア 2 I D (M - 1) (Media2ID(0) - Media2 ID(M-1))

失効しているメディア 2 の識別子のリストである。

【 0 0 8 3 】

・コンテンツ I D 数 (Number of Contents ID)

失効しているコンテンツ ID (Contents ID) の総数

・コンテンツ ID (0) - コンテンツ ID (N - 1) (Contents ID(0) - Contents ID(N-1))

失効しているコンテンツ識別子のリストである。

【0084】

・リボケーションリスト I C V (ICV of Revocation List)

リボケーションリストの改竄チェック用の I C V

【0085】

上述のように、本発明におけるリボケーションリストは、複数の種類（メディア、コンテンツ）の識別子（ID）から構成される。このように、コンテンツやメディアの失効情報であるリボケーションリスト（Revocation List）に複数の種類のリボーク対象 ID、すなわちメディア ID、コンテンツ ID を設け、それぞれの照合を異なる動作として行うことによって、一つのリボケーションリストで複数のコンテンツ、メディアを排除することが可能となる。メディアの挿入時やコンテンツの読み出し時にメモリ・インターフェース部において、利用メディアまたは利用コンテンツの識別子（ID）と、リボケーションリストにリストされた ID との照合を実行することにより、不正なメディアの使用や不正なコンテンツの読み出しを禁止することができる。

【0086】

このようにコンテンツやメディアの複数の ID を一つのリボケーションリストに設定した構成により一つのリボケーションリストで複数の種類のメディアとコンテンツのリボーク（排除）が可能になる。メディア起動時のリボケーションリストに基づくメディアの検証処理、コンテンツ処理時のコンテンツ検証処理の具体的処理については、後段で説明する。

【0087】

また、本発明の構成では、リボケーションリストは、外部メモリ等に直接アクセスするメモリインターフェースにセットアップされ、セットアップ後は、メディアの装着時、コンテンツの再生時においてメモリインターフェースにおいて継続的に利用可能な構成としたので、コンテンツの利用時に繰り返し内部メモリから読

み出すなどの処理が不要となり処理が効率的に実行される。

【 0 0 8 8 】

〔ブロック・パーミッション・テーブル (BPT) 〕

次に、アクセス許可テーブルとして使用されるブロック・パーミッション・テーブル (BPT : Block Permission Table) の構成について説明する。従来、例えば PC 等においてコンテンツの再生を実行する場合、PC 内の OS のファイルシステムが主体的に、記録メディアに格納されているアクセス情報テーブル (例えば、File Allocation Table ; FAT) を読み込んで管理しており、ファイルシステムがそのアクセス情報テーブルの内容を自由に書き換えが出来た。その為に、書き込み禁止を設定したアクセス情報テーブルを格納する記録メディアがあっても、そのアクセス情報テーブルをファイルシステムが読みとって書き換えることによって、記録メディア内のデータを書き換えられる可能性がある。

【 0 0 8 9 】

本発明のデータ処理装置において採用されるブロック・パーミッション・テーブル (BPT) は、デバイスにおける書き替えを禁止したブロックに格納されるメディア自身のアクセス許可テーブルである。デバイスは BPT を格納したメディアを用いて、コンテンツデータ書き込み等のデータ処理を実行する場合、メディアに直接アクセスするデバイスのメモリインターフェイス部にブロック・パーミッション・テーブル (BPT) をセットすることで、デバイスの制御部がいかなるプログラムを実行中でも、メディアのアクセス許可テーブルであるブロック・パーミッション・テーブル (BPT) に設定された許可情報に従ったメモリアクセスが行われる構成とした。

【 0 0 9 0 】

図 10 にブロック・パーミッション・テーブル (BPT) の構成を示す。以下、各データについて説明する。

【 0 0 9 1 】

・フォーマットバージョン (Format Version)

BPT (Block Permission Table) のフォーマットバージョンを示す。BPT 自体にも、各種のフォーマットがあり、そのいずれであるかを識別するデータで

ある。

- ・ B P T 識別子 (BPT ID)

ブロック・パーミッション・テーブル (B P T : Block Permission Table) の識別子 (I D) である。

- ・ ブロック数 (Number of Blocks)

B P T (Block Permission Table) で扱うブロックの総数を示す。前述したように、フラッシュメモリはブロック毎の消去がなされる。B P Tにより管理されるブロック数を示している。

- ・ ブロック # 1 - ブロック # n 許可フラグ (Block #1 - #n Permission Flag)

各ブロックのアクセス制限フラグを示している。例えばフラグ 0 のブロックは、消去不可ブロックであり、フラグ 1 のブロックは消去可ブロックであることを示す。

- ・ B P T - I C V (ICV of BPT)

B P T (Block Permission Table) の改竄チェック用の I C V である。

【 0 0 9 2 】

デバイスのファイルシステムはデバイスを認識した後に、ブロック・パーミッション・テーブル (B P T) を例えばフラッシュメモリを搭載したメモリカード等のメディアから読み込み、メディアへ直接アクセスを行うメモリインターフェイス部に B P T を転送し、そのメディアに対するアクセス許可テーブルとして管理させる。メモリインターフェイス部は、アクセス許可テーブルを受信し B P T をセット (e x. 図 4 に示すメモリ部 3 2 1) する。メモリインターフェイスは、メディアのメモリにアクセスする命令を受信した時、このメディアのアクセス許可テーブルに基づいたアクセスのみを実行する。

【 0 0 9 3 】

ブロック・パーミッション・テーブル (B P T) には、例えばメディアのフラッシュメモリの各ブロック単位での許可された処理態様、具体的には例えば消去可ブロック、消去不可ブロック、あるいは再生可ブロック、再生不可ブロック等の設定がなされている。メモリインタフェースは、これらの B P T 設定に従って

処理の可否を決定する。これらの処理の詳細は、後段でさらに詳細に説明する。

【0094】

なお、ブロック・パーミッション・テーブル（BPT）には、改竄防止のための改竄チェック値ICVが設定され、BPTのメモリインタフェースへのセット時には、ICVチェックが実行され、改竄ありと判定された場合には、BPTのセット処理を実行しない。従って、不正なアクセス許可テーブルを作成して、使用することが防止される。BPTのICVはメディアの識別子（ID）に基づいて生成する。そのために、他のメディアにアクセス許可テーブルをコピーしたとしてもそのメディアは使用できない。ICVの生成については、後述する。

【0095】

メディアは、その製造時にブロック・パーミッション・テーブル（BPT）をメモリ（ex. フラッシュメモリ）の所定ブロックに書き込んで出荷する。この際、ブロック・パーミッション・テーブル（BPT）を格納したメモリ内のブロックについては、ブロック消去不可の設定をブロック・パーミッション・テーブル（BPT）に記述する。本発明のデバイスは、メディアに格納したデータ消去処理において、BPTを参照してBPTに設定された各ブロックの消去可否を参照した後、消去可であるブロックのみの消去を実行する構成であるので、BPT格納ブロックを消去不可として設定したメディアについては、BPTの消去、書き換え替えが防止される。メディア内のBPTを利用したファイルの書き込み、再生処理については後述する。

【0096】

メディア（フラッシュメモリ搭載データ記録媒体）の製造時におけるブロック・パーミッション・テーブル（BPT）の設定フローを、図11および図12に示す。ここでは、メディアとコマンド通信が行えるメディア作成器を通してメディア識別子（ID）の生成とBPTの書き込みが連続動作で行われるものとする。

【0097】

図11は、相互認証処理機能を持たないメディア1のタイプにおけるメディア作成器が実行するブロック・パーミッション・テーブル（BPT）の設定フロー

である。各処理について説明する。まず、まだ初期設定が行われていないメディアに対し、ID読み出しコマンドを送って(S31)、あらかじめメディアに格納されたIDを受信(S32)すると、そのIDをベースとしたICV生成鍵 K_{icv_bpt} を生成(S33)する。ICV生成鍵 K_{icv_bpt} は、マスター鍵： MK_{icv_bpt} と、初期値： IV_{icv_bpt} と、BPT識別子(ID)に基づいて生成する。具体的には、 $ICV生成鍵 K_{icv_bpt} = DES(E, MK_{icv_bpt}, ID \oplus IV_{icv_bpt})$ に基づいて生成される。式の意味は、BPTのIDと初期値 IV_{icv_bpt} の排他論理和にマスター鍵： MK_{icv_bpt} によるDESモードでの暗号化処理を実行するという意味である。

【0098】

次に、BPTの各フィールドに必要なパラメータを設定(S34)し、各パラメータが設定されたBPTに基づいてICVを生成(後述する図14の構成を適用)し(S35)、生成したICVをBPTのICVフィールドに設定(S36)する。このようにして構成されたブロック・パーミッション・テーブル(BPT)をメディア1に書き込む(S37)。なお、前述したようにBPTの書き込みブロックは、BPTにおいて消去不可領域として設定されたブロックとする。

【0099】

図12は、相互認証処理機能を持つメディア2のタイプにおけるメディア作成器が実行するブロック・パーミッション・テーブル(BPT)の設定フローである。各処理について説明する。まず、まだ初期設定が行われていないメディア2との相互認証処理およびセッション鍵の共有(これらの処理については、後述する図22の処理を参照)を実行する。

【0100】

相互認証および鍵共有処理が終了すると、メディア2に対しID読み出しコマンドを送って(S41)、IDを読み出し、IDをベースとしたICV生成鍵 K_{icv_bpt} を生成(S42)する。ICV生成鍵 K_{icv_bpt} は、マスター鍵： MK_{icv_bpt} と、初期値： IV_{icv_bpt} と、BPT識別子(ID)に基づいて生成する。具体的には、 $ICV生成鍵 K_{icv_bpt} = DES(E, MK_{icv_bpt}, ID \oplus IV_{icv_bpt})$ に基づいて生成される。式の意味は、BP

TのIDと初期値 (I V i c v _bpt) の排他論理和にマスター鍵 : M K i c v _bptによるDESモードでの暗号化処理を実行するという意味である。

【0101】

次に、BPTの各フィールドに必要なパラメータを設定 (S45) し、各パラメータが設定されたBPTに基づいてICVを生成 (後述する図14の構成を適用) し (S46)、生成したICVをBPTのICVフィールドに設定 (S47) する。このようにして構成されたブロック・パーミッション・テーブル (BPT) をメディア1に書き込む (S48)。なお、前述したようにBPTの書き込みブロックは、BPTにおいて消去不可領域として設定されたブロックとする。

【0102】

図13にブロック・パーミッション・テーブル (BPT) の具体的構成例を示す。図13の (a) はメディア1、メディア2のフラッシュメモリのブロック構成であり、図13 (b) は、ブロック・パーミッション・テーブル (BPT) である。ブロック・パーミッション・テーブル (BPT) は、フォーマット・バージョン、BPT ID、ブロック数に続いて、各ブロックの消去可 (1)、消去不可 (0) が設定され、最後にBPTの改竄チェック値 (ICV of BPT) が格納された構成を持つ。メモリのBPT格納ブロック (図13の例ではブロック #2) は、ブロック・パーミッション・テーブル (BPT) において消去不可領域として設定され、デバイスによる消去を防止し、BPTの書き替えが実行されない構成を持つ。

【0103】

なお、図13に示すブロック・パーミッション・テーブル (BPT) の構成例は、各ブロックの消去可 (1)、消去不可 (0) のみが設定された構成であるが、消去処理のみのアクセス許可を設定する構成ではなく、読み取り (再生) 許可、不許可を設定した構成としてもよい。例えば再生および消去不可 (11)、再生可、消去不可 (10)、再生不可、消去可 (01)、再生および消去可 (00) とした設定が可能である。

【0104】

なお、図2に示したようにメディア2ではメディア内に制御部231を持って

おり、ブロック・パーミッション・テーブル（BPT）が設定済みかどうかの状態を保持することもでき、BPTが設定されている状態で、デバイスからBPTの新たな書き込み命令が来たとしても、受け付けない構成として、BPTの再書き込みを防止する構成としてもよい。

【0105】

なお、上述の例におけるBPT書き込みは、メディアとコマンド通信が行えるメディア作成器を通して実行する構成について説明したが、この他、メディアへのBPTの書き込みは、単純なメモリライターで作成したBPTを直接書き込む構成としてもよい。ただし、この場合も、メモリのBPT格納ブロックは、ブロック・パーミッション・テーブル（BPT）において消去不可領域として設定する。

【0106】

〔改竄チェック値（ICV）による改竄チェック〕

次に、改竄チェック値（ICV：Integrity Check Value）によるデータ改竄チェック処理について説明する。本発明の構成において、改竄チェック値（ICV）は、データ記憶手段に格納されるコンテンツ、ブロック・パーミッション・テーブル、リボケーションリスト等に付加され、それぞれのデータ改竄チェック処理に適用される。なお、コンテンツについての改竄チェック値は、セクタデータ単位に付加可能な構成である。コンテンツ、ブロック・パーミッション・テーブル、リボケーションリスト等に付加されたICV処理の具体的形態については、後段で説明する。

【0107】

DES暗号処理構成を用いた改竄チェック値（ICV）生成例を図14に示す。図14の構成に示すように対象となる改竄チェックデータを構成するメッセージを8バイト単位に分割（以下、分割されたメッセージをD0、D1、D2、・・・、Dn-1とする）する。改竄チェックデータは、例えばコンテンツ自体であったり、上述したアクセス許可テーブルであるBPTの構成データであったり、あるいはリボケーションリストの構成データである。

【0108】

まず、初期値 (Initial Value (以下、IVとする)) と D0 を排他的論理和する (その結果を I1 とする)。次に、I1 を DES 暗号化部に入れ、改竄チェック値 (ICV) 生成鍵 K_{icv} を用いて暗号化する (出力を E1 とする)。続けて、E1 および D1 を排他的論理和し、その出力 I2 を DES 暗号化部へ入れ、改竄チェック値 (ICV) 生成鍵 K_{icv} を用いて暗号化する (出力 E2)。以下、これを繰り返し、全てのメッセージに対して暗号化処理を施す。最後に出てきた EN をコンテンツチェック値 ICV' とする。

【0109】

改竄のないことが保証された例えばコンテンツ生成時に生成した正当な ICV と、新たにコンテンツに基づいて生成した ICV' とを比較して同一性が立証、すなわち $ICV' = ICV$ であれば入力メッセージ、例えばコンテンツ、BPT、あるいはリボケーションリストに改竄のないことが保証され、 $ICV' \neq ICV$ であれば改竄があったと判定される。

【0110】

ICV を使用したデータ改竄チェック処理フローを図 15 に示す。まず、改竄チェックの対象データを抽出し (S11)、抽出したデータに基づいて例えば図 14 の DES 暗号処理構成により ICV' を計算する (S12)。計算の結果、算出された ICV' とデータ内に格納された ICV とを比較し (S13)、一致した場合は、データの改竄が無く正当なデータであると判定 (S14 から S15) され、不一致の場合は、データの改竄があると判定 (S14 から S16) される。

【0111】

リボケーションリストの改竄チェック用の改竄チェック値 (ICV) 生成鍵 K_{icv_rl} は、予めデバイスのメモリインタフェース部 300 のメモリ部 321 (図 4 参照) 内に格納されたリボケーションリスト (Revocation List) の ICV 鍵を生成するマスター鍵: MK_{icv_rl} と、リボケーションリスト (Revocation List) の ICV 鍵を生成する時の初期値: IV_{icv_rl} と、リボケーションリストの属性情報中に含まれるリボケーションリスト・バージョン (Version) に基づいて生成する。具体的には、改竄チェック値 (ICV) 生成鍵 K_{icv_r}

$1 = DES(E, MK_{icv_rl}, Version \wedge IV_{icv_rl})$ に基づいて生成される。前記式の意味は、バージョン (Version) と初期値 (IV_{icv_rl}) の排他論理和にマスター鍵: MK_{icv_rl} による DES モードでの暗号化処理を実行するという意味である。リボケーションリストの改竄チェック値は、このようにして生成された ICV 生成鍵 K_{icv_rl} を適用して初期値 IV_{rl} (メモリ部 321 に格納) を用いて図 15 に示す ICV 生成構成によって実行される。

【0112】

また、ブロック・パーミッション・テーブル (BPT) の改竄チェック用の改竄チェック値 (ICV) 生成鍵 K_{icv_bpt} は、予めデバイスのメモリインタフェース部 300 のメモリ部 321 (図 4 参照) 内に格納された BPT の ICV 鍵を生成するマスター鍵: MK_{icv_bpt} と、BPT の ICV 鍵を生成する時の初期値: IV_{icv_bpt} と、BPT の属性情報中に含まれる BPT 識別子 (ID) に基づいて生成する。具体的には、改竄チェック値 (ICV) 生成鍵 $K_{icv_bpt} = DES(E, MK_{icv_bpt}, ID \wedge IV_{icv_bpt})$ に基づいて生成される。前記式の意味は、BPT の ID と初期値 (IV_{icv_bpt}) の排他論理和にマスター鍵: MK_{icv_bpt} による DES モードでの暗号化処理を実行するという意味である。ブロック・パーミッション・テーブル (BPT) の改竄チェック値は、このようにして生成された ICV 生成鍵 K_{icv_bpt} を適用して初期値 IV_{bpt} (メモリ部 321 に格納) を用いて図 15 に示す ICV 生成構成によって実行される。なお、BPT の付帯情報として格納される ICV は、BPT 内のデータと BPT を格納したメディアの識別子 (ID) を含むデータに基づいて生成される。従って、BPT の ICV チェックは、BPT のデータ改竄の有無のみならず、メディア固有の正当な BPT、すなわち他のメディアにコピーされた BPT でないことを検証する機能も兼ね備える。

【0113】

また、コンテンツのセクタ単位の改竄チェック用の改竄チェック値 (ICV) 生成鍵 K_{icv_cont} は、コンテンツのヘッダ (セキュリティ・ヘッダ) 中に暗号化されて格納されており、必要に応じてメモリインタフェースの暗号処理部 320 (図 4 参照) において、また、メディア 2 との相互認証後に実行される

メディア2のコントローラ231で実行されるDES-CBCモードによる復号処理によって取得される。これらの処理についてはフローを用いた説明中で詳細に説明する。

【0114】

このようなデータ改竄チェックの結果、例えばリボケーションリストの改竄が明らかになれば、リボケーションリストの参照処理に基づくコンテンツの再生等の処理を禁止し、また、アクセス許可テーブルであるBPTに改竄があると判定されれば、BPTに基づくメディアのデータに対するアクセスを禁止する処理を実行する。これらの処理については、後段で詳細に説明する。

【0115】

【データ読み出し、書き込み処理】

以下、本発明のデータ処理装置において、デバイスがメディアからのデータ読み出しを行なう場合の処理、およびデバイスがメディアに対してデータを格納する場合に実行される処理について説明する。

【0116】

（デバイス起動時処理）

まず、デバイスを起動させた場合における処理を図16を用いて説明する。図16は、左側に図2におけるデバイス200の制御部205の処理、右側にメモリインタフェース部300の処理を示したものである。処理スタート時点でのメモリインタフェース部300のステータスレジスタの状態は、ビジーフラグ：0（待機）、リボケーションリストセットフラグ：0（未セット）である。

【0117】

まず、デバイスが起動すると、制御部は、内部メモリのファイル割り当てテーブル呼び出しコマンドをメモリインタフェース部に送信（S101）する。メモリインタフェース部は、デバイスの内部メモリに対してファイル割り当てテーブルの読み出しコマンドを送信（S102）して、ファイル割り当てテーブルを内部メモリから受信し、制御部に送信（S103）する。

【0118】

なお、ファイル割り当てテーブルは、デバイスのアクセス可能な内部メモリ、

外部メモリに格納されたデータ、例えば様々なコンテンツ、あるいはリボケーションリスト等、各種データファイルをディレクトリ管理するテーブルであり、例えば図 1 7 に示すように、ディレクトリ、ファイル名、格納セクタが対応付けられた構成を持つ。デバイスは、ファイル割り当てテーブルに基づいて、様々なファイルのアクセスを行なう。

【0119】

制御部は、内部メモリに格納されたデータに対応するファイル割り当てテーブルを受信 (S 1 0 4) すると、テーブルに基づいてリボケーションリストの読み出し処理を実行 (S 1 0 5) し、リボケーションリストのセットコマンドと、リボケーションリストをメモリインタフェースに送信 (S 1 0 6) する。リボケーションリストのセット処理は、リボケーションリストが有効である場合にのみ実行され、リストがセットされると、メディアからのコンテンツ読み出し処理等、コンテンツ処理の際、リボケーションリストにリストアップされたコンテンツまたはメディア識別子との比較処理を実行する。これらの処理については後述する。

【0120】

リボケーションリストのセットコマンドと、リボケーションリストを制御部から受信 (S 1 0 7) すると、メモリインタフェースは、ステータスレジスタのビジーフラグを 1 (ビジー) にセット (S 1 0 8) し、リボケーションリストの改竄チェック用の改竄チェック値 (ICV) 生成鍵 K_{icv_rl} を生成 (S 1 0 9) する。

【0121】

リボケーションリストの改竄チェック用の改竄チェック値 (ICV) 生成鍵 K_{icv_rl} は、予めデバイス内に格納されたリボケーションリスト (Revocation List) の ICV 鍵を生成するマスター鍵: MK_{icv_rl} と、リボケーションリスト (Revocation List) の ICV 鍵を生成する時の初期値: IV_{icv_rl} と、リボケーションリストの属性情報中に含まれるリボケーションリスト・バージョン (Version) に基づいて生成する。具体的には、改竄チェック値 (ICV) 生成鍵 $K_{icv_rl} = DES(E, MK_{icv_rl}, Version \oplus IV_{icv_rl})$ に基づいて生

成される。式の意味は、バージョン (Version) と初期値 (I V i c v _ r l) の排他論理和にマスター鍵: M K i c v _ r l による D E S モードでの暗号化処理を実行するという意味である。

【0 1 2 2】

次にメモリアインタフェースは生成した改竄チェック値 (I C V) 生成鍵 K i c v _ r l を用いてリボケーションリストの I C V' を生成し、予めリボケーションリスト内に格納された正しい I C V との照合処理 (I C V' = I C V ?) を実行 (S 1 1 0) する。なお、I C V' の生成処理は、前述の図 1 4 で説明した D E S モードに基づいて、初期値 I V r l を用い、生成した改竄チェック値 (I C V) 生成鍵 K i c v _ r l を適用した処理によって行われる。

【0 1 2 3】

I C V' = I C V である場合 (S 1 1 1 で Y e s) は、リボケーションリストが改竄のない正当なものであると判定され、コンテンツの読み出し処理等の際に参照可能な状態にセットし、リボケーションリストセットフラグを 1 (セット) にセット (S 1 1 2) する。リボケーションリストはメモリアインタフェース内のメモリ (例えばメモリ部 3 2 1 (図 4 参照)) に格納され、例えば、送受信制御部 3 0 6 が制御部 2 0 5 (図 2 参照) からメディア認識コマンドを受信するとセットされたリボケーションリストのメディア識別子と、デバイスに装着したメディアのメディア識別子との照合が実行され、また、送受信制御部 3 0 6 が制御部 2 0 5 からコンテンツの読み出し処理に伴うヘッダセットコマンドを受信するとセットされたリボケーションリストのコンテンツ識別子と、読み出し対象コンテンツのコンテンツ識別子との照合が実行される。

【0 1 2 4】

このように、リボケーションリストは、外部メモリ等に直接アクセスするメモリアインタフェースにセットアップされ、セットアップ後は、メディアの装着時、コンテンツの再生時においてメモリアインタフェースにおいて継続的に利用可能な構成とされ、コンテンツの利用時に繰り返し内部メモリから読み出すなどの処理が不要となり処理が効率的に実行される。

【0 1 2 5】

図16のフローの説明を続ける。ICV' ≠ ICVである場合(S111でNo)は、リボケーションリストに改竄ありと判定され、リストの参照処理に基づくコンテンツ処理を禁止し処理を終了する。以上の処理の終了により、ビジーフラグは0にセットされる。

【0126】

一方、制御部側は、ステータス読み出しコマンドをメモリアインタフェースに送信(S114)し、ビジーフラグが0となったことを条件(S115)としてリボケーションリストセットフラグを保存(S116)する。保存されるリボケーションセットフラグは、リストの改竄が無いと判定された場合は、リストが有効にセットされたことを示す1、その他の場合は0となる。

【0127】

(メディア認識時処理)

次に、デバイスにメディアが装着された場合のメディアの有効性確認等、メディア認識時に実行する処理について説明する。前述したようにメディアには、デバイスとの相互認証処理を実行しないタイプのメディア1と、デバイスとの相互認証処理を実行するタイプのメディア2とがある。デバイスは、それぞれのタイプがデバイスに装着されると、メディアを利用したコンテンツ処理を実行してよいか否か、具体的にはリボケーションリストに不正メディアとしての登録がないかを確認する処理を実行し、装着メディアがリボケーションリストにリストアップされておらず、有効に利用可能なメディアであることが確認されたことを条件として、メディアに格納されたアクセス許可テーブルであるBPT(Block Permission Table)をメモリアインタフェースにセットし、BPTを参照したメモリアクセスを可能とする処理を実行する。

【0128】

まず、メディア1が装着された場合のメディア確認処理について図18、図19を用いて説明する。

【0129】

図18、図19においても左側に図2におけるデバイス200の制御部205の処理、右側にメモリアインタフェース部300の処理を示している。当フロー開

始時点で、メモリアンタフェース部 3 0 0 のステータスレジスタの状態は、ビジーフラグ：0（待機）、メディア 1 有効フラグ：0（無効）、メディア 1 セットフラグ：0（未セット）の状態である。

【0 1 3 0】

まず、制御部は、デバイスに装着されたメディアがメディア 1 であることを認識する（S 2 0 1）。メディア識別は予め設定されたメディア形状に基づく機械的情報あるいはデバイス、メディア間の通信情報に基づいて行われる。制御部がメディア 1 であることを認識すると制御部は、メディア 1 認識コマンドをメモリアンタフェースに送信する（S 2 0 2）。

【0 1 3 1】

メモリアンタフェースは、制御部からのメディア 1 認識コマンドを受信（S 2 0 3）すると、ステータスレジスタのビジーフラグを 1（ビジー）に設定し（S 2 0 4）、メディア 1 に対してメディア 1 の識別子（ID）の読み出しコマンドを送信（S 2 0 5）し、受信（S 2 0 6）する。さらに、受信したメディア 1 の ID と、既にセットされているリボケーションリスト中のリボーク（排除）メディア 1 のリストとの比較照合を実行（S 2 0 7）する。リボケーションリストは、先の図 1 6 の起動時フローにおいて説明したように、起動時にメモリアンタフェースにセットアップされ、セットアップ後は、メディアの装着時、コンテンツの再生時においてメモリアンタフェースにおいて継続的に利用可能となる。

【0 1 3 2】

受信 ID と一致する ID がリスト中に存在しなかった場合は、装着メディア 1 はリボーク対象メディアではなく、有効に利用可能なメディアであると判定（S 2 0 8 において No）し、ステータスレジスタのメディア 1 有効フラグを 1（有効）にセット（S 2 0 9）し、ビジーフラグを 0（待機）にセット（S 2 1 0）する。受信 ID と一致する ID がリボケーションリスト中にあった場合（S 2 0 8 において Yes）は、装着メディア 1 はリボーク対象メディアであり、有効に利用できないと判定し、ステップ S 2 0 9 の有効フラグの有効化処理を実行せずステップ S 2 1 0 でビジーフラグを 0（待機）にセットして処理を終了する。

【0 1 3 3】

一方、制御部は、ステップS211において、ステータス読み出しコマンドをメモリインタフェースに送信し、ビジーフラグが0（待機）になったことを確認（S212）の後、メディアフラグ状態を確認して有効（フラグ：1）である場合（S213でYes）にのみ処理を続行し、無効（フラグ：0）である場合（S213でNo）は、処理を終了する。

【0134】

次に、図19に進み、制御部は、メディア1に関するファイル割り当てテーブル呼び出しコマンドをメモリインタフェースに送信（S221）し、メモリインタフェースは、ファイル割り当てテーブルの格納されたセクタ読み出しコマンドをメディア1に送信（S222）し、ファイル割り当てテーブルをメディア1から受信し、制御部に送信（S223）する。

【0135】

制御部は、メディア1に格納されたデータに対応するファイル割り当てテーブルを受信（S224）すると、テーブルに基づいてブロック・パーミッション・テーブル（BPT）の読み出し処理を実行（S225）し、BPTのセットコマンドと、BPTをメモリインタフェースに送信（S226）する。BPTのセット処理は、BPTが有効である場合にのみ実行され、BPTがセットされると、メディアからのコンテンツ書き込み処理等、コンテンツ処理の際、BPTを参照してブロック毎の消去が可能か否かを判定する。実際のBPTを参照したデータ書き込み処理については、後段で説明する。

【0136】

ブロック・パーミッション・テーブル（BPT）のセットコマンドと、BPTを制御部から受信（S227）すると、メモリインタフェースは、ステータスレジスタのビジーフラグを1（ビジー）にセット（S228）し、BPTの改竄チェック用の改竄チェック値（ICV）生成鍵Kicv_bptを生成（S229）する。

【0137】

BPTの改竄チェック用の改竄チェック値（ICV）生成鍵Kicv_bptは、予めデバイス内に格納されたBPTのICV鍵を生成するマスター鍵：MK

icv_bptと、BPTのICV鍵を生成する時の初期値：IVicv_bptと、メディアIDに基づいて生成する。具体的には、改竄チェック値（ICV）生成鍵 $K_{icv_bpt} = DES(E, MK_{icv_bpt}, \text{メディア1ID} \oplus IV_{icv_bpt})$ に基づいて生成される。式の意味は、メディア1IDと初期値（IVicv_bpt）の排他論理和にマスター鍵：MKicv_bptによるDESモードでの暗号化処理を実行するという意味である。

【0138】

次にメモリインタフェースは生成した改竄チェック値（ICV）生成鍵 K_{icv_bpt} を用いてBPTのICV'を生成し、予めBPT内に格納された正しいICV値との照合処理（ $ICV' = ICV?$ ）を実行（S230）する。なお、ICV'の生成処理は、前述の図14で説明したDESモードに基づいて、初期値IVbptを用い、生成した改竄チェック値（ICV）生成鍵 K_{icv_bpt} を適用した処理によって行われる。なお、BPTの付帯情報として格納されたICVは、メディアIDを含むデータに基づいて生成されており、ICVのチェックは、BPTのデータ改竄の有無のみならず、メディア固有の正当なBPT、すなわち他のメディアにコピーされたBPTでないことの検証も兼ね備える機能を持つ。

【0139】

$ICV' = ICV$ である場合（S231でYes）は、BPTが正当なメディアに格納された改竄のない正当なものであると判定され、コンテンツ処理等の際に参照可能な状態にセットし、メディア1セットフラグを1（セット）にセット（S232）する。 $ICV' \neq ICV$ である場合（S231でNo）は、BPTに改竄ありと判定され、BPTの参照処理に基づくコンテンツ処理を禁止し処理を終了する。以上の処理の終了により、ビジーフラグは0にセット（S233）される。

【0140】

一方、制御部側は、ステータス読み出しコマンドをメモリインタフェースに送信（S234）し、ビジーフラグが0となったことを条件（S235でYes）としてメディア1セットフラグを保存（S236）する。保存されるメディア1セットフラグは、BPTの改竄が無いと判定された場合は、メディア1が有効に

セットされたことを示す 1、その他の場合は 0 となる。

【0 1 4 1】

次にメディア 2 がデバイスに装着された際のメディア 2 確認処理について、図 2 0、図 2 1 を用いて説明する。メディア 2 は、図 2 を用いて説明したように、デバイスとの相互認証を実行するメディアである。

【0 1 4 2】

図 2 0 のステップ S 3 0 1 から S 3 0 4 のステップは、メディア 1 の確認処理におけるステップ S 2 0 1 ~ S 2 0 4 と同様であるので説明を省略する。

【0 1 4 3】

ステップ S 3 0 5 において、メモリインタフェースは、メディア 2 との相互認証処理を実行する。

【0 1 4 4】

図 2 2 に、共通鍵暗号方式を用いた相互認証方法 (ISO/IEC 9798-2) の処理シーケンスを示す。図 2 2 においては、共通鍵暗号方式として DES を用いているが、共通鍵暗号方式であれば他の方式も可能である。図 2 2 において、まず、B が 6 4 ビットの乱数 R_b を生成し、 R_b および自己の ID である $ID(b)$ を A に送信する。これを受信した A は、新たに 6 4 ビットの乱数 R_a を生成し、 R_a 、 R_b 、 $ID(b)$ の順に、DES の CBC モードで鍵 K_{ab} を用いてデータを暗号化し、B に返送する。なお、鍵 K_{ab} は、A および B に共通の秘密鍵、認証鍵である。DES の CBC モードを用いた鍵 K_{ab} による暗号化処理は、例えば DES を用いた処理においては、初期値と R_a とを排他的論理和し、DES 暗号化部において、鍵 K_{ab} を用いて暗号化し、暗号文 E_1 を生成し、続けて暗号文 E_1 と R_b とを排他的論理和し、DES 暗号化部において、鍵 K_{ab} を用いて暗号化し、暗号文 E_2 を生成し、さらに、暗号文 E_2 と $ID(b)$ とを排他的論理和し、DES 暗号化部において、鍵 K_{ab} を用いて暗号化して生成した暗号文 E_3 とによって送信データ (Token-AB) を生成する。

【0 1 4 5】

これを受信した B は、受信データを、やはり共通の秘密鍵としてそれぞれの記録素子内に格納する鍵 K_{ab} (認証鍵) で復号化する。受信データの復号化方法

は、まず、暗号文 E_1 を認証鍵 K_{ab} で復号化し、初期値と排他的論理和し乱数 R_a を得る。次に、暗号文 E_2 を認証鍵 K_{ab} で復号化し、その結果と E_1 を排他的論理和し、 R_b を得る。最後に、暗号文 E_3 を認証キー K_{ab} で復号化し、その結果と E_2 を排他的論理和し、 $ID(b)$ を得る。こうして得られた R_a 、 R_b 、 $ID(b)$ のうち、 R_b および $ID(b)$ が、 B が送信したものと一致するか検証する。この検証に通った場合、 B は A を正当なものとして認証する。

【0146】

次に B は、認証後に使用するセッションキー (K_{ses}) を乱数によって生成する。そして、 R_b 、 R_a 、 K_{ses} の順に、DESのCBCモードで認証キー K_{ab} を用いて暗号化し、 A に返送する。

【0147】

これを受信した A は、受信データを認証キー K_{ake} で復号化する。受信データの復号化方法は、 B の復号化処理と同様である。こうして得られた R_b 、 R_a 、 K_{ses} の内、 R_b および R_a が、 A が送信したものと一致するか検証する。この検証に通った場合、 A は B を正当なものとして認証する。互いに相手を認証した後には、セッションキー K_{ses} は、認証後の秘密通信のための共通鍵として利用される。

【0148】

なお、受信データの検証の際に、不正、不一致が見つかった場合には、相互認証が失敗したものとして、その後の相互間のデータ通信処理が禁止される。

【0149】

図23、図24に本発明のデバイスとメディア間における相互認証、鍵（セッション鍵）共有処理フローを示す。図23、図24において、左側がデバイスのメモリアンタフェース、右側がメディア2のコントローラにおける処理である。

【0150】

まず、メディア2コントローラが乱数 R_a を生成 (S401) し、 R_a および自己の ID であるメディア2 ID をデバイスメモリアンタフェースに送信 (S402) する。これを受信 (S403) したデバイスメモリアンタフェースは、受信したメディア2 ID と、初期値 (IV_{ake}) の排他論理和に自己の所有する

認証鍵生成用マスター鍵：MKakeを適用しDES暗号化処理を行なって認証鍵Kakeを生成（S404）する。さらに、デバイスメモリインタフェースは、新たに乱数Rbを生成（S405）し、初期値IV_authとRbとを排他的論理和し、鍵Kakeを用いて暗号化し、暗号文E1を生成し、続けて暗号文E1とRaとを排他的論理和し、鍵Kakeを用いて暗号化して暗号文E2を生成し、さらに、暗号文E2とメディア2IDとを排他的論理和し、鍵Kakeを用いて暗号化して暗号文E3を生成し（S406）、生成したデータE1||E2||E3をメディア2コントローラに送信（S407）する。[||]は、データの結合を意味する。

【0151】

これを受信（S408）したメディア2コントローラは、受信データを、認証鍵Kakeで復号化（S409）する。受信データの復号化方法は、まず、暗号文E1を認証鍵Kakeで復号化し、初期値と排他的論理和し乱数Rb'を得る。次に、暗号文E2を認証鍵Kakeで復号し、その結果とE1を排他的論理和し、Ra'を得る。最後に、暗号文E3を認証鍵Kakeで復号し、その結果とE2を排他的論理和し、メディア2ID'を得る。こうして得られたRa'、Rb'、メディア2ID'のうち、Ra'およびメディア2ID'が、メディア2が送信したものと一致するか検証（S410、S411）する。この検証に通った場合、メディア2はデバイスを正当なものとして認証する。Ra'およびメディア2ID'が、送信データと不一致であったときは、相互認証が失敗（S413）したものとし、その後のデータ通信を中止する。

【0152】

次にメディア2コントローラは、認証後に使用するセッションキー（Kses）としての乱数を生成（S412）する。次に、図24のステップS421において、Ra、Rb、Ksesの順に、DESのCBCモードで認証鍵Kakeを用いて暗号化し、デバイスメモリインタフェースに送信（S422）する。

【0153】

これを受信（S423）したデバイスメモリインタフェースは、受信データを認証鍵Kakeで復号（S424）する。こうして得られたRa"、Rb"、K

s e s の内、R a ” および R b ” が、デバイスが送信したものと一致するか検証（S 4 2 5, S 4 2 6）する。この検証に通った場合、デバイスはメディア2を正当なものとして認証（S 4 2 7）する。互いに相手を認証した後は、セッションキー K s e s を共有（S 4 2 9）し、認証後の秘密通信のための共通鍵として利用される。R a ” および R b ” が、送信データと不一致であったときは、相互認証が失敗（S 4 2 8）したものとし、その後のデータ通信を中止する。

【0154】

図20に戻り、メディア2の認識処理について説明を続ける。ステップS305において上述の相互認証、鍵共有処理が実行され、ステップS306で相互認証が成功したことが確認されると、相互認証処理時に受信したメディア2のIDと、既にセットされているリボケーションリスト中のリボーク（排除）メディア2のリストとの比較照合を実行（S307）する。

【0155】

受信IDと一致するIDがリスト中に存在しなかった場合は、装着メディア2はリボーク対象メディアではなく、有効に利用可能なメディアであると判定（S308においてN o）し、ステータスレジスタのメディア2有効フラグを1（有効）にセット（S309）し、ビジーフラグを0（待機）にセット（S310）する。受信IDと一致するIDがリボケーションリスト中にあった場合（S308においてY e s）は、装着メディア2はリボーク対象メディアであり、有効に利用できないと判定し、ステップS309の有効フラグの有効化処理を実行せずステップS310でビジーフラグを0（待機）にセットして処理を終了する。

【0156】

一方、制御部は、ステップS311において、ステータス読み出しコマンドをメモリインタフェースに送信し、ビジーフラグが0（待機）になったことを確認（S312）の後、メディアフラグ状態を確認して有効（フラグ：1）である場合（S313でY e s）にのみ処理を続行し、無効（フラグ：0）である場合（S313でN o）は、処理を終了する。

【0157】

次に、図21に進み、制御部は、メディア2に関するファイル割り当てテーブル

ル呼び出しコマンドをメモリインタフェースに送信 (S321) し、メモリインタフェースは、ファイル割り当てテーブルの格納されたセクタ読み出しコマンドをメディア2に送信 (S322) し、ファイル割り当てテーブルをメディア2から受信し、制御部に送信 (S323) する。

【0158】

制御部は、メディア2に格納されたデータに対応するファイル割り当てテーブルを受信 (S324) すると、テーブルに基づいてブロック・パーミッション・テーブル (BPT) の読み出し処理を実行 (S325) し、BPTのセットコマンドと、BPTをメモリインタフェースに送信 (S326) する。BPTのセット処理は、BPTが有効である場合にのみ実行され、BPTがセットされると、メディアからのコンテンツ書き込み処理等、コンテンツ処理の際、BPTを参照してブロック毎の消去が可能か否かを判定する。実際のBPTを参照したデータ書き込み処理については、後段で説明する。

【0159】

ブロック・パーミッション・テーブル (BPT) のセットコマンドと、BPTを制御部から受信 (S327) すると、メモリインタフェースは、ステータスレジスタのビジーフラグを1 (ビジー) にセット (S328) し、BPTの改竄チェック用の改竄チェック値 (ICV) 生成鍵 K_{icv_bpt} を生成 (S329) する。

【0160】

BPTの改竄チェック用の改竄チェック値 (ICV) 生成鍵 K_{icv_bpt} は、予めデバイス内に格納されたBPTのICV鍵を生成するマスター鍵: MK_{icv_bpt} と、BPTのICV鍵を生成する時の初期値: IV_{icv_bpt} と、メディア2 IDに基づいて生成する。具体的には、改竄チェック値 (ICV) 生成鍵 $K_{icv_bpt} = DES(E, MK_{icv_bpt}, \text{メディア2 ID} \wedge IV_{icv_bpt})$ に基づいて生成される。式の意味は、メディア2 IDと初期値 (IV_{icv_bpt}) の排他論理和にマスター鍵: MK_{icv_bpt} によるDESモードでの暗号化処理を実行するという意味である。

【0161】

次にメモリアンタフェースは生成した改竄チェック値 (ICV) 生成鍵 $K_{icv_v_bpt}$ と IV_{bpt} を用いて BPT の ICV' を生成し、予め BPT 内に格納された正しい ICV 値との照合処理 ($ICV' = ICV?$) を実行 (S330) する。なお、 ICV' の生成処理は、前述の図14で説明した DES モードに基づいて、初期値 IV_{bpt} を用い、生成した改竄チェック値 (ICV) 生成鍵 K_{icv_bpt} を適用した処理によって行われる。なお、BPT の付帯情報として格納された ICV は、メディア 2 ID を含むデータに基づいて生成されており、ICV のチェックは、BPT のデータ改竄の有無のみならず、メディア固有の正当な BPT、すなわち他のメディアにコピーされた BPT でないことの検証も兼ね備える機能を持つ。

【0162】

$ICV' = ICV$ である場合 (S331 で Yes) は、BPT が正当なメディアに格納された改竄のない正当なものであると判定され、コンテンツ処理等の際に参照可能な状態にセットし、メディア 2 セットフラグを 1 (セット) にセット (S332) する。 $ICV' \neq ICV$ である場合 (S331 で No) は、BPT に改竄ありと判定され、BPT の参照処理に基づくコンテンツ処理を禁止し処理を終了する。以上の処理の終了により、ビジーフラグは 0 にセット (S333) される。

【0163】

一方、制御部側は、ステータス読み出しコマンドをメモリアンタフェースに送信 (S334) し、ビジーフラグが 0 となったことを条件 (S335 で Yes) としてメディア 2 セットフラグを保存 (S336) する。保存されるメディア 2 セットフラグは、BPT の改竄が無いと判定された場合は、メディア 2 が有効にセットされたことを示す 1、その他の場合は 0 となる。

【0164】

(データファイル読み出し処理)

次に、データファイルの読み出し処理について図25のフローを用いて説明する。データファイルには、音楽データ、画像データ等のコンテンツデータファイル、さらに前述したリボケーションリストも含まれる。図25に示すフローは、

内部メモリ、外部メモリ（メディア1、メディア2）のいずれかに格納されたデータファイルの読み出しに共通な処理フローである。図25において、左側がデバイスの制御部、右側がデバイスのメモリインタフェースの処理である。

【0165】

まず、制御部は、ファイル割り当てテーブル（図17参照）から読み出し対象データのセクタアドレス（ $S(1) \sim S(k)$ ）を取得（S501）し、メモリインタフェースに取得したセクタ $S(i)$ 読み出しコマンドを順次送信（S502, S503）する。メモリインタフェースは、セクタ $S(i)$ 読み出しコマンドを受信（S504）すると、ビジーフラグを1（ビジー）に設定（S505）し、受信セクタ $S(i)$ が内部メモリか、外部メモリであるかを判定（S506）し、外部メモリである場合は、メディア1かメディア2のセットフラグが1（メディアが有効にセットされていることを示す）であるかを判定（S507）し、セットフラグが1である場合には、さらにブロックパーミッション・テーブル（BPT）を参照して、BPTが読み出し対象であるセクタ $S(i)$ を読み出し許可対象ブロックとして設定しているかを判定（S508）する。BPTに読み出し許可ブロックの設定がある場合には、外部メモリから該当セクタのデータを読み出す（S509）。

【0166】

なお、読み出し対象データがBPTによる管理のなされていない内部メモリ内のデータである場合は、ステップS507, S508はスキップする。ステップS507, S508の判定がNである場合、すなわちセクタ $S(i)$ を格納したメディアのセットフラグが1でない場合、または、BPTにセクタ $S(i)$ の読み出し許可が設定されていない場合には、ステップS513に進み、読み出しエラーとして読み出し成功フラグが0にセットされる。

【0167】

ステップS506～S508の判定ブロックにおいて、対象セクタ $S(i)$ の読み出しが実行可と判定されると、メモリから該当セクタが読み出され、セクタに対応して設定されている冗長部の誤り訂正符号に基づく誤り訂正処理が実行（S510）され、誤り訂正が成功した（S511）ことを確認し、読み出し成功

フラグを1（成功）にセットし、読み出し結果をバッファに格納（S512）し、ビジーフラグを0（待機）に設定（S513）する。誤り訂正に失敗した場合は、読み出し成功フラグを0（失敗）に設定（S513）して処理を終了する。

【0168】

また、制御部は、ステップS515～S520において、メモリインタフェースのステータスを読み出して、ビジーフラグが0の状態において、読み出し成功フラグが1であることを条件として読み出しデータをバッファから取り出して保存し、アドレスを順次インクリメントして、データを順次バッファから取り出して保存する処理を繰り返し実行し、すべての読み出し対象セクタを保存した後、全読み出しセクタデータからファイルを構成して処理を終了する。

【0169】

（ファイル書き込み処理）

次に、データファイルの書き込み処理について図26のフローを用いて説明する。図26に示すフローは、内部メモリ、外部メモリ（メディア1、メディア2）のいずれかにファイルを書き込む際の共通処理フローである。図26において、左側がデバイスの制御部、右側がデバイスのメモリインタフェースの処理である。

【0170】

まず、制御部は、書き込み対象ファイルをセクタに分割する。分割されたデータをD(1)～D(k)とする。制御部は、次に各データD(i)の書き込みセクタS(i)を設定して、メモリインタフェースにセクタS(i)書き込みコマンドと、データD(i)を順次送信（S602～S604）する。メモリインタフェースは、セクタS(i)書き込みコマンドを受信（S605）すると、ビジーフラグを1（ビジー）に設定（S606）し、受信セクタS(i)が内部メモリか、外部メモリであるかを判定（S607）し、外部メモリである場合は、メディア1かメディア2のセットフラグが1（メディアが有効にセットされていることを示す）であるかを判定（S608）し、セットフラグが1である場合には、さらにブロックパーミッション・テーブル（BPT）を参照して、BPTが書き込み対象であるセクタS(i)を書き込み許可対象ブロックとして設定してい

るかを判定 (S609) する。BPTに書き込み許可ブロックの設定がある場合には、セクタに対応して設定する誤り訂正符号を生成 (S610) し、セクタ S (i) にデータ D (i) と誤り訂正符号を持つ冗長部を書き込み、書き込み成功フラグを 1 (成功) にセットし、ビジーフラグを 0 (待機) に設定 (S614) する。

【0171】

なお、書き込み対象データがBPTによる管理のなされていない内部メモリ内への書き込み処理である場合は、ステップS608、S609はスキップする。ステップS608、S609の判定がN oである場合、すなわちメディアのセットフラグが1でない場合、または、BPTにセクタ S (i) の書き込み許可が設定されていない場合には、ステップS613に進み、書き込みエラーとして書き込み成功フラグを 0 にセットする。

【0172】

また、制御部は、ステップS616～S620において、メモリインタフェースのステータスを読み出して、ビジーフラグが0の状態において、書き込み成功フラグが1であることを条件としてアドレスを順次インクリメントして、書き込みデータを順次メモリインタフェースに送信する。すべての処理が終了すると、ファイル割り当てテーブルの更新処理を実行 (S621) し、更新したファイル割り当てテーブルを更新コマンドとともにメモリインタフェースに送信 (S622) し、メモリインタフェースはコマンドに従ってファイル割り当てテーブルの書き込み処理を実行 (S623) する。

【0173】

〔セクタ位置に応じた暗号化鍵を適用した暗号化処理〕

次に、セクタ位置に応じた暗号化鍵を適用した暗号化処理について説明する。著作権などを保護するためにコンテンツ部に対する暗号化を行う場合があるが、コンテンツ部全体に対して一つの暗号化鍵を使って暗号化すると、同一の鍵の元での大量の暗号文が発生し、攻撃が容易となってしまう危険性がある。通常はコンテンツ部をできるだけ分割し、それぞれを異なる鍵で暗号化する方が望ましいと言える。本システムでのコンテンツ暗号化の最小単位として、セクタが挙げら

れるが、ヘッダ領域に鍵を保存するという目的の場合には、セクタの数だけ 8 バイト (DES の場合) または 16 バイト (トリプル DES (Triple-DES の場合)) の鍵情報が必要となるためヘッダのサイズが膨大になってしまい限られたメモリ領域のデータ領域を減少させてしまうことになり、実用上好ましくない。また、各セクタのデータ部分にそのセクタを暗号化するための鍵を格納する方法をとればヘッダサイズに影響を及ぼすことはないが、鍵の領域にはデータを置けなくなるためデータサイズが目減りしてしまうことと、万一、制御部側でファイルシステムを持つようなシステムの場合にはファイルシステム自体に大幅な変更を必要とする。

【0174】

そこで、本発明のシステムでは、先に説明した各コンテンツの属性情報であるセキュリティヘッダ (図 7 参照) の中に例えば、メディアの 1 ブロックあたりのセクタ数 M に対応する M 個の鍵情報を格納し、これらを各セクタに対する暗号化鍵として適用する (図 8 参照)。図 7 に示したセキュリティヘッダ中の $Kc_Encrypted0 \sim Kc_Encrypted31$ が 32 個の暗号化鍵 Kc を示す。なお、[Encrypted] は、それぞれの鍵 Kc が暗号化されて格納されていることを示す。これらの複数の鍵の中からセクタのブロック内位置によって鍵を選択してセクタ対応の暗号化鍵として用いる構成とした。

【0175】

図 27 に、コンテンツのヘッダ情報としてコンテンツに対応して生成されるセキュリティヘッダにおける鍵格納構成と、各格納鍵と、各鍵の適用対象となるメモリ内の各セクタとの対応を説明する図を示す。図 27 (a) が先に図 7 を用いて説明したセキュリティヘッダ内の鍵格納構成を簡略化して示した図である。図 27 (a) のセキュリティヘッダには、 $Kc(0) \sim Kc(M-1)$ までの M 個の鍵 (コンテンツキー) が格納されている。ヘッダには鍵以外にもバージョン、コンテンツタイプ等の各種情報が格納され、さらにヘッダ情報の改竄チェック用の ICV が格納されている。

【0176】

この M 個のコンテンツキーは、例えば図 27 (b) に示すように各々が各セク

タに対応付けられて各セクタに格納するデータの暗号化に使用される。先に図3を用いて説明したように、ブロック単位での消去を行なうフラッシュメモリは、図27(b)に示すようにデータ格納領域がブロック単位に分割され、各ブロックはさらに複数セクタに分割されている。例えば鍵 $K_c(0)$ を、メモリの各ブロックのセクタ0に格納するデータの暗号化鍵として適用し、鍵 $K_c(s)$ を、メモリの各ブロックのセクタ s に格納するデータの暗号化鍵とする。さらに、鍵 $K_c(M-1)$ を、メモリの各ブロックのセクタ $M-1$ に格納するデータの暗号化鍵として適用する。

【0177】

このように、セクタに対応して異なる暗号鍵を適用してデータを格納することにより格納データ(ex. コンテンツ)のセキュリティが高められる。すなわち、コンテンツ全体を1つの鍵で暗号化した場合は、鍵漏洩によるコンテンツ全体の復号が可能となるのに対し、本構成によれば、1つの鍵の漏洩によってデータ全体を復号することは不可能であるからである。

【0178】

暗号化アルゴリズムは、例えば1つの暗号鍵によるDES暗号化処理を実行するシングルDESが適用される。また、シングルDESではなく、暗号化に2つ以上の鍵を使用するトリプルDES(Triple DES)を適用した暗号化構成としてもよい。

【0179】

トリプルDES(Triple DES)の詳細構成例を図28に示す。図28(a)、(b)に示すようにトリプルDES(Triple DES)としての構成には、代表的には以下のような2つの異なる態様がある。図28(a)は、2つの暗号鍵を用いた例を示すものであり、鍵1による暗号化処理、鍵2による復号化処理、さらに鍵1による暗号化処理の順に処理を行う。鍵は、 K_1 、 K_2 、 K_1 の順に2種類用いる。図28(b)は3つの暗号鍵を用いた例を示すものであり、鍵1による暗号化処理、鍵2による暗号化処理、さらに鍵3による暗号化処理の順に処理を行い3回とも暗号化処理を行う。鍵は、 K_1 、 K_2 、 K_3 の順に3種類の鍵を用いる。このように複数の処理を連続させる構成とすることで、シングル

DESに比較してセキュリティ強度を向上させることが可能である。

【0180】

図29に、メモリに格納するデータの各セクタ毎に異なる2つの暗号鍵のペアを適用してトリプルDESによる暗号化処理を行なった構成例を示す。図29に示すように、各ブロックのセクタ0は、鍵 $K_c(0)$ と $K_c(1)$ の2つの鍵を用いてトリプルDES暗号化を行ない、セクタ s は、鍵 $K_c(s)$ と $K_c(s+1)$ の2つの鍵を用いてトリプルDES暗号化を行ない、セクタ $M-1$ は、鍵 $K_c(M-1)$ と $K_c(0)$ の2つの鍵を用いてトリプルDES暗号化を行なう。この場合でも、ヘッダに格納する鍵数は、 M 個であり、図27(a)で示した鍵格納数を増加させる必要はなく、セキュリティを高めることが可能となる。

【0181】

さらに、図30に異なる態様でのデータ暗号化構成例を示す。図30は、メモリの各ブロックの2つの連続するセクタ領域を1つの暗号化ブロックとして、2つの鍵を用いてトリプルDES暗号化を行なった態様である。図30に示すように、各ブロックのセクタ0とセクタ1は、鍵 $K_c(0)$ と $K_c(1)$ の2つの鍵を用いてトリプルDES暗号化を行ない、セクタ $2s$ とセクタ $2s+1$ は、鍵 $K_c(2s)$ と $K_c(2s+1)$ の2つの鍵を用いてトリプルDES暗号化を行ない、セクタ $M-2$ とセクタ $M-1$ は、鍵 $K_c(M-2)$ と $K_c(M-1)$ の2つの鍵を用いてトリプルDES暗号化を行なう。このように複数のセクタに同一の暗号化処理を適用することで暗号化プロセスまたは復号プロセスの処理軽減を可能とすることができる。

【0182】

図27、図29、図30に示す例の他にも、ヘッダに複数鍵を格納し、その複数鍵から選択した鍵を用いてセクタ毎の暗号化を実行する構成としては様々な構成が可能である。例えば、図27、29、30では、セクタ数と同数の鍵をヘッダに格納する構成としているが、例えばセクタ数が M のとき、格納鍵数を N ($N < M$) として、セクタ0とセクタ s は同じ鍵で暗号化する等の構成としてもよい。また格納鍵数を L ($L > M$) として、各セクタごとに全く異なる複数の鍵セットによるトリプルDESを適用する構成としてもよい。

【0183】

〔セクタ単位の改竄チェック値（ICV）の付加構成〕

次に、セクタ単位の改竄チェック値（ICV）の付加構成について説明する。複数セクタにまたがって構成されるデータについて、その正当性を確認する場合、一般には、コンテンツデータ全体の最後などに前述した改竄チェック値（ICV）を付加させる構成とするのが一般的であった。このようなデータ全体のICVの付加構成においては、データを構成している各セクタ単位で、正当性を確認することができない。

【0184】

またICVを格納する場合、実データであるコンテンツの格納領域と同領域にICVを入れ込むと、その分データ部として使用できる領域が減ってしまう。もし、各セクタにセクタ内のデータに対してセクタ毎のICVを入れ込むと、デバイスのファイルシステムはデータ部単位でデータを読み出す処理を実行するために、実際に使用されるデータをICVから切り離して取り出すための処理、すなわち一度、読み出したデータ部内のセクタ内のICVを取り除く処理と、取り出したセクタ内のデータを複数セクタで連結する処理を実行することが必要となり、その処理を実行するためのファイルシステムを新たに構築することが必要となる。さらに、これらのICVチェックを制御部で行うとなると、制御部にその処理の分の負荷がかかってしまう。

【0185】

本発明のデータ処理装置においては、セクタ毎にデータ改竄チェックを可能とするため、セクタ毎にICVを設定し、そのICV設定位置を実データ領域ではなく、デバイスのファイルシステムによって読み取られない領域として予め設定されている冗長部領域とした。冗長部にICVを置く構成とすることで、データ内にICVを置く必要がなくなり、データ部の領域が多く利用できる。また、冗長部にICVを置くことで、データ部とICVの切り分け・データ連結処理が不必要となるために、データ読み出しの連続性が保たれる。

【0186】

データを読み出す時には、メモリインタフェース部300（図2参照）でセク

タ毎のICVチェック処理を実行し、改竄ありと判定され無効なデータである場合は制御部205（図2参照）への転送を実行しない。また、データ書き込み時には、メモリインタフェース部300において各セクタのICVを計算して、冗長部に書きこむ処理を実行する。

【0187】

なお、各セクタでICVを付加するかしないかを、セキュリティヘッダ（Security Header）に記述して指定する。この構成については、図7のセキュリティヘッダ構成の説明中に示したように、セキュリティヘッダ中のICVフラグ（ICV Flag）が、ブロック内のセクタ数（32セクタ）分のフラグを持ち、ブロック内の各セクタのICV付加・非付加を示す。例えば0：ICVなし、1：ICVあり、として設定される。

【0188】

各セクタのデータ利用部と冗長部構成を図31に示す。図31（a）のように、メモリ（フラッシュメモリ）に格納されるデータは複数のセクタ領域を持つブロック単位領域に分割して格納される。（b）に示すように、各セクタはデバイスのファイルシステムによって実データ（ex. コンテンツ）として読み取られる例えば512あるいは1024バイトのデータ利用部と、ファイルシステムによっては読み取られないECC（Error Correction Code）等の情報を格納した冗長部とによって構成される。

【0189】

この冗長部の容量は例えば16バイト、あるいは20バイトの予め決められた領域であり、デバイスのファイルシステムは、この冗長部を非データ領域として認識し、データ（コンテンツ）読み取り処理においては読み取らない。一般に、冗長部に格納されるECCは、冗長部全体を使用せず、冗長部には非使用領域（リザーブ領域）が存在する。このリザーブ領域に各セクタの改竄チェック値（ICV）を格納する。

【0190】

冗長部にICVを格納した場合のデバイスのファイルシステムによるデータ部の連結処理は、図31（c）に示すように、純粹にデータとして使用するものだ

けが格納されたデータ部の連結を行なうのみの従来のデータ連結処理と同様の処理が可能となる。従って、デバイスのファイルシステムは、冗長部を除くデータ部領域を単に連結すればよく、新たな処理は何ら必要としない。

【0191】

本構成により、複数のセクタで構成されるデータのセクタ単位でデータの正当性の検証することが出来る。また、改竄チェック用のICVを冗長部に入れることで、データ用に使えるデータ領域をそのまま活用することが出来る。また、制御部には、ICVチェックの結果、正しい（改竄なし）と判定された正しいセクタのみが送信される。また、ICVチェックがメモリアインタフェース部にて行われるので、制御部の負担がかからない等の効果がある。

【0192】

〔メディア内の個別鍵によるコンテンツ鍵の保存処理〕

次に、メディア内の個別鍵によるコンテンツ鍵の保存処理構成について説明する。先に、図7を用いて説明したように、コンテンツに対応して構成されるセキュリティヘッダには、セクタ対応の暗号鍵としての複数のコンテンツキー（ $Kc_Encrypted_{xx}$ ）、およびコンテンツチェック値生成鍵（ $Kicv_Encrypted$ ）が暗号化されて格納されている。

【0193】

これらの鍵の暗号化の1つの態様は、予めデバイスのメモリアインタフェースのメモリ部321（図4参照）に格納されている配送鍵 $Kdist$ によって暗号化して格納する構成がある。例えば、 $Kc_Encrypted_0 = Enc(Kdist, Kc(0))$ である。ここで、 $Enc(a, b)$ は、 b を a で暗号化したデータであることを示す。このように、それぞれの鍵をデバイスの配送鍵 $Kdist$ を用いて暗号化してセキュリティヘッダに格納する構成が1つの構成である。

【0194】

さらに、メディア2、すなわち暗号処理部を持ち、デバイスとの相互認証を実行してコンテンツ処理を実行するメディアにおいて、メディア2の固有鍵を用いてメディア2に格納するコンテンツに関するコンテンツキー、ICV生成鍵を暗号化する態様がある。以下、メディア2の固有鍵、ここではメディア2保存鍵 K

s t oを用いて暗号化したコンテンツキー、コンテンツ I C V生成鍵をセキュリティヘッダに格納する処理について説明する。

【0195】

メディア2保存鍵K s t oは、図2に示したようにメディア2、230のメディア2コントローラ231の内部メモリ235に格納されている。従って、メディア2保存鍵K s t oを使用したコンテンツキー、I C V生成鍵の暗号化処理、復号処理はメディア2側で実行される。メディア2を装着したデバイスが、メディア2のコンテンツ利用に際し、コンテンツキー、I C V生成鍵を取得、あるいはセキュリティヘッダへの格納処理を実行する場合は、メディア2側で鍵の暗号化、復号処理を実行することが必要となる。本発明のデータ処理装置においては、これらをC B C (Cipher Block Chaining) モードで処理することを可能とした。

【0196】

図32にC B Cモードにおける鍵の暗号化処理構成を示す。この暗号化処理は、メディア2の暗号処理部236（図2参照）において実行される。内部メモリ235に格納された初期値I V__keysと、コンテンツチェック値生成鍵K i c v__contとの排他論理和を実行し、その結果をメディア2の内部メモリ235に格納された保存鍵K s t oを適用したD E S暗号化を行ない、その結果をK i c v__cont Encryptedとしてヘッダに格納する。さらに、K i c v__cont Encryptedと、セクタ(0)に対応するセクタ対応コンテンツキーK c (0)との排他論理和を実行し、その結果をメディア2の内部メモリ235に格納された保存鍵K s t oを適用したD E S暗号化を行ない、その結果をK c (0) Encryptedとしてヘッダに格納する1つの暗号化コンテンツキーとする。さらに、K c (0) Encryptedと、セクタ(1)に対応するセクタ対応コンテンツキーK c (1)との排他論理和を実行し、その結果に対して保存鍵K s t oを適用したD E S暗号化を行ない、その結果をK c (1) Encryptedとする。以下、これらの処理を繰り返し実行して、ヘッダ格納用の鍵データとする。

【0197】

次に、図33にC B Cモードにおける鍵の復号処理構成を示す。この復号処理

は、メディア 2 の暗号処理部 2 3 6 (図 2 参照) において実行される。まず、 $K_c(0)$ Encrypted に対して、メディア 2 の内部メモリ 2 3 5 に格納された保存鍵 K_{sto} を適用した DES 復号処理を行ない、その結果を内部メモリ 2 3 5 に格納された初期値 IV_keys と排他論理和することにより、セクタ (0) に対応するセクタ対応コンテンツキー $K_c(0)$ が出力される。さらに、 $K_c(1)$ Encrypted に対して、保存鍵 K_{sto} を適用した DES 復号処理を行ない、その結果をコンテンツキー $K_c(0)$ Encrypted と排他論理和することにより、セクタ (1) に対応するセクタ対応コンテンツキー $K_c(1)$ が出力される。以下、これらの処理を繰り返し実行して、コンテンツキーを取得する。なお、図には、コンテンツキーのみを出力データとした例を示しているが、コンテンツ改竄チェック値生成鍵 ($K_{icv_Encrypted}$) についても同様の処理が適用可能であり、暗号化されたコンテンツ改竄チェック値生成鍵 ($K_{icv_Encrypted}$) からコンテンツ改竄チェック値生成鍵 (K_{icv}) の生成が可能である。

【0198】

上述のセクタ対応コンテンツキー $K_c(xx)$ またはコンテンツ改竄チェック値生成鍵 (K_{icv}) の暗号化、復号処理は、多くの場合、メディア 2 を装着したデバイスからのコマンドに基づいて実行される。この場合、デバイスとメディア 2 間では前述した相互認証が実行され、相互認証処理が成立したことを条件としてコンテンツ再生、格納等の様々な処理が実行され、その一連のコンテンツ処理の 1 つとして上述のコンテンツキーの復号、暗号化処理が実行されることになる。復号された鍵 (ex. コンテンツキー $K_c(xx)$) をデバイスとメディア 2 間において転送する場合は、相互認証時に生成したセッションキー K_{ses} で暗号化される。このセッションキー K_{ses} による暗号化、復号処理も CBC モードを適用することで、よりセキュリティを高めることが可能となる。

【0199】

図 3 4 にメディア 2 において、セキュリティヘッダに格納された鍵を DES-CBC モードで復号し、復号した鍵データをさらにセッションキー K_{ses} を適用して DES-CBC モードで暗号化する処理構成を示す。図 3 4 の上段は、図 3 3 と同様の構成であり、セキュリティヘッダから取り出した暗号化されたコン

テンツキーを順次DES復号部に入力してメディア2の保存鍵K s t oを適用して復号処理を実行し、出力結果を初期値、または入力データ列の前データと排他論理和して、出力結果としてのコンテンツキーを取得する。

【0200】

これらの出力された結果をさらに、デバイスとの相互認証時に生成したセッションキーK s e sを適用したDES-CBCモードでの暗号化処理を実行する。その結果得られたS E 0 ~ S E M - 1 : K c (0) Encrypted ~ K c (M - 1) Encryptedをデバイスに送信する。デバイス側では、受信したデータ列K c (0) Encrypted ~ K c (M - 1) Encryptedについて、メディア2との相互認証時に生成したセッションキーK s e sを適用して、図33と同様のDES-CBCモードでの復号処理を実行することによりコンテンツキーK (c) を取得することができる。なお、図には、コンテンツキーのみを処理データとした例を示しているが、コンテンツ改竄チェック値生成鍵 (K i c v _ Encrypted) についても同様に処理データとして構成することが可能である。

【0201】

〔暗号化データの読み出し処理〕

図35以下のフローを用いて、暗号化されたデータのメディアからの読み出し処理の詳細を説明する。なお、データの暗号化態様は、上述したようにセクタ毎に異なる鍵で暗号化した態様と、コンテンツ全体を1つの暗号化鍵で暗号化した態様とがあり、これらは、ヘッダの情報に基づいて判定される。図35のフローにおいて左側はデバイスの制御部、右側はデバイスのメモリインタフェースの処理である。

【0202】

まず制御部は、読み出し対象となるコンテンツのヘッダファイルを読み出す (S 7 0 1) 。この処理は、前述の図25のファイル読み出し処理フローに従った処理として実行される。次にヘッダセットコマンドと、読み出したヘッダファイルをメモリインタフェースに送信 (S 7 0 2) する。

【0203】

メモリインタフェースはヘッダセットコマンドを受信 (S 7 0 3) すると、ピ

ジーフラグを1（ビジー）にセット（S704）し、ヘッダの改竄チェック値（ICV）を検証（S705）する。ヘッダのICVチェックは、先に図14を用いて説明したICV生成処理において、セキュリティヘッダ検証値生成鍵Kicv__shと、初期値IVshを適用してヘッダの構成データを入力してICV'を生成し、生成したICV'と予めヘッダに格納されたICVとを照合する処理によって実行する。

【0204】

検証によりヘッダ改竄なしと判定（S706）されると、ヘッダ内の有効リボケーションリスト・バージョンが0でないかがチェック（S707）される。例えば、自デバイスで生成し格納したコンテンツをメモリに格納するとき等は、リボケーションリスト・バージョンを0として、再生処理等の際にリボケーションリストを非参照とした処理を実行可能とする。

【0205】

リボケーションリスト・バージョンが0の場合は、リボケーションリストを参照する必要がないのでステップS710に進む。バージョンが非0であるときは、現在セットされているリボケーションリストが、ヘッダのバージョンより古くないかをチェック（S708）し、古い場合は、S713に進み、ヘッダセット成功フラグを0（NG）に設定して処理を終了する。セットされているリボケーションリストがヘッダのバージョンより古くなければ、ステップS709に進み、リボケーションリストを参照して、読み出し対象のコンテンツIDがないかを判定する。あった場合は読み出しを禁止する処理として、ステップS713でヘッダセット成功フラグを0（NG）として処理を終了する。

【0206】

リボケーションリストに読み出し対象コンテンツIDが記録されていなければ、ステップS710に進み、ヘッダ情報に基づいて暗号化されたコンテンツキーKcと、コンテンツチェック値生成鍵Kicv__contを復号する。なお、リボケーションリストは、先の図16の起動時フローにおいて説明したように、起動時にメモリインタフェースにセットアップされ、セットアップ後は、メディアの装着時、コンテンツの再生時においてメモリインタフェースにおいて継続的に利用可

能としたりボケーションリストである。

【0207】

先に、図7他を用いて説明したようにセキュリティヘッダの中には、前述のセクタ毎に適用する暗号鍵としての複数のコンテンツキー $K_c(0) \sim K_c(M-1)$ が暗号化されて格納されている。また、コンテンツの改竄チェック値(ICV)を生成するためのコンテンツチェック値生成鍵 K_{icv_cont} も暗号化されて格納されている。

【0208】

コンテンツの復号に先立ち、これらのコンテンツチェック値生成鍵 K_{icv_cont} を復号してコンテンツの改竄チェックを実行する処理が必要であり、また、コンテンツキー $K_c(0) \sim K_c(M-1)$ を復号する処理が必要となる。

【0209】

図37に暗号化されたコンテンツキー K_c 、コンテンツチェック値生成鍵 K_{icv_cont} の復号処理フローを示す。図37の各ステップについて説明する。図37の処理は、デバイスのメモリインタフェースにおける処理である。図4の暗号処理部320において実行される。

【0210】

まず、暗号化コンテンツチェック値生成鍵 K_{icv_cont} を復号対象として選定(S801)し、次に、ヘッダの暗号化フォーマットタイプ・フィールドの設定が0か否かを判定(S802)する。暗号化フォーマットが0である場合は、コンテンツ全体をセクタに係わらず1つの暗号化態様としたデータ構成であり、暗号化フォーマットタイプ・フィールドの設定が1である場合は、前述の図27他で説明したセクタ単位の暗号化鍵を用いた方法である。セクタ単位の暗号化鍵を用いた方法である場合は、ステップS803に進み、セクタ毎に設定された暗号化コンテンツキー($K_{c_Encrypted0 \sim 31}$)を復号対象にする。

【0211】

ステップS802で暗号化フォーマットが0であると判定された場合は、ステップS804でさらに、ヘッダの暗号化アルゴリズムフィールドをチェックして1(トリプルDES)が0(シングルDES)であるかを判定する。シングルD

ESである場合は、ステップS805で1つの暗号化コンテンツキー（Kc_Encrypted0）のみを復号対象として加え、トリプルDESである場合は、ステップS806で複数の暗号化コンテンツキー（Kc_Encrypted0, 1）を復号対象として加える。

【0212】

次に、ステップS807において、ヘッダのコンテンツタイプフィールドの設定をチェックし、設定が2または3（メディア2の格納コンテンツ）でない場合は、ステップS808で、メモリ部321（図4参照）に格納された配送鍵Kdistで復号対象データ、すなわち、暗号化コンテンツチェック値生成鍵Kicv_contと、1以上のコンテンツキーを復号する。

【0213】

設定が2または3（メディア2の格納コンテンツ）である場合は、ステップS809で復号対象データ、すなわち、暗号化コンテンツチェック値生成鍵Kicv_contと、1以上のコンテンツキーをメディア2の保存鍵Ksto（CBCモード）で復号する。この復号処理の詳細は、図32、図33、図34を用いて説明した通りである。

【0214】

ステップS809におけるメディア2の保存鍵による暗号化コンテンツチェック値生成鍵Kicv_contと、1以上のコンテンツキーKcの復号処理について図38のフローを用いて説明する。図38のフローは、左側にデバイスのメモリインタフェース、右側にメディア2のコントローラ（図2参照）の処理を示している。

【0215】

まず、メモリインタフェースは、復号対象データK(0)～K(n-1)（暗号化コンテンツチェック値生成鍵Kicv_contと、1以上のコンテンツキー）を設定（S1001）し、CBC復号初期化コマンドをメディア2コントローラに送信（S1003）し、メディア2コントローラはIVKeysをレジスタにセット（S1005）する。その後、メモリインタフェースは、各鍵を順次送信（S1004）し、メディア2コントローラが復号対象データK(i)を受信（

S 1 0 0 5) する。

【 0 2 1 6 】

次にメディア2コントローラは、受信した復号対象データ $K(i)$ に対して、メディア2の保存鍵 K_{sto} を用いた CBC モードによる復号処理を実行 (S 1 0 0 7) し、復号された鍵データ (ex. 複数のセクタ対応コンテンツキー) を取得 (S 1 0 0 8) する。次に、メディア2コントローラは、復号鍵データ列を、デバイスとの相互認証時に生成したセッションキーによって CBC モードでの暗号化処理を実行し、データ列 $K'(i)$ を生成して、結果をデバイスに送信 (S 1 0 0 9) する。ステップ S 1 0 0 7 ~ S 1 0 0 9 の処理は、先に説明した図 3 4 の DES - CBC モードによる処理に基づいて実行される。

【 0 2 1 7 】

デバイスのメモリインタフェースは、順次 $K'(i)$ を受信し、すべてのデータを受信したことを確認の後、CBC 終了コマンドをメディア2コントローラに送信する。メディア2コントローラは CBC 終了コマンドの受信によりレジスタをクリア (S 1 0 1 4) する。

【 0 2 1 8 】

デバイスのメモリインタフェースは、メモリ部 3 2 1 (図 4 参照) に格納した初期値 IV_{keys} を用い、メディア2との相互認証時に生成したセッションキー K_{ses} を適用して CBC モードでメディア2から受信した $K'(i)$ を復号 (S 1 0 1 0 ~ S 1 0 1 3, S 1 0 1 5) する。この復号処理は、先に説明した図 3 3 の構成と同様の処理である。

【 0 2 1 9 】

上記処理により、デバイスは、ヘッダに格納された暗号化されたコンテンツキー K_c 、コンテンツチェック値生成鍵 K_{icv_cont} を復号し、それぞれの鍵を取得することができる。

【 0 2 2 0 】

次に図 3 5 に戻り、暗号化ファイルの読み出し処理の続きを説明する。上記の鍵復号処理ステップであるステップ S 7 1 0 を終了すると、ステップ S 7 1 1 に進む。ステップ S 7 1 1 では、デバイスのメモリインタフェースはヘッダを「読

み出しヘッダ」として内部に設定し、ヘッダセット成功フラグを1（成功）にセットし、ビジーフラグを0（待機）（S714）設定する。コンテンツ読み出しに際しては、設定されたヘッダの情報に基づく処理が実行される。

【0221】

一方、制御部側は、ステップS715でステータス読み出しコマンドをメモリインタフェースに送信し、ビジーフラグが0（待機）（S716）であり、ヘッダセット成功フラグが1（成功）（S717）となったことを条件として次の処理（図36）に進む。

【0222】

図36のステップS721において、制御部は、ファイル割り当てテーブルから読み出し対象のコンテンツファイルのセクタアドレス（S（1）～S（k））を取得し、メモリインタフェースに対して順次、セクタS（i）読み出しコマンドを送信する。

【0223】

メモリインタフェースは、セクタS（i）読み出しコマンドを受信（S724）すると、ビジーフラグを1（ビジー）に設定（S725）し、ヘッダ成功フラグが1（成功）であることを条件（S726）として次ステップに移行する。ヘッダ成功フラグが1（成功）でない場合は、ステップS738に進み、読み出し成功フラグを0（NG）として処理を終了する。

【0224】

ヘッダ成功フラグが1（成功）である場合は、受信セクタS（i）が内部メモリか、外部メモリであるかを判定（S727）し、外部メモリである場合は、メディア1かメディア2のセットフラグが1（メディアが有効にセットされていることを示す）であるかを判定（S728）し、セットフラグが1である場合には、さらにブロックパーミッション・テーブル（BPT）を参照して、BPTが読み出し対象であるセクタS（i）を読み出し許可対象ブロックとして設定しているかを判定（S729）する。BPTに読み出し許可ブロックの設定がある場合には、外部メモリから該当セクタのデータを読み出す（S730）。

【0225】

なお、読み出し対象データがBPTによる管理のなされていない内部メモリ内のデータである場合は、ステップS728、S729はスキップする。ステップS728、S729の判定がNoである場合、すなわちセクタS(i)を格納したメディアのセットフラグが1でない場合、または、BPTにセクタS(i)の読み出し許可が設定されていない場合には、ステップS738に進み、読み出しエラーとして読み出し成功フラグが0にセットされる。

【0226】

ステップS726～S729の判定ブロックにおいて、対象セクタS(i)の読み出しが実行可と判定されると、メモリから該当セクタが読み出され、セクタに対応して設定されている冗長部の誤り訂正符号に基づく誤り訂正処理が実行(S731)され、誤り訂正が成功した(S732)ことを確認する。次に、ヘッダのICVフラグ(図7参照)を参照し、読み出し対象セクタが改竄チェック値(ICV)による処理対象であるかを判定する。先に図31を用いて説明したように各セクタは、その冗長部に改竄チェック用のICVを格納しており、セクタ単位での改竄チェックが可能である。

【0227】

ICVによる改竄チェックの対象である場合は、ステップS734において、ステップS710の復号処理によって得たコンテンツチェック値生成鍵Kicv_contと、初期値IVcontを適用し改竄チェック対象データ(セクタデータ)を入力して図14を用いて説明したICV生成処理を実行し、ICV'を求め、セクタの冗長部に格納されているICVとの照合を行ない一致していれば改竄なしと判定する。

【0228】

ICVチェックにより改竄なしと判定されると、ステップS737に進み、ヘッダ情報に基づいてデータの復号処理を実行して読み出し成功フラグを1(成功)に設定し、復号データをバッファに格納する。

【0229】

また、制御部は、ステップS740～S746において、メモリインタフェースのステータスを読み出して、ビジーフラグが0の状態において、読み出し成功

フラグが1であることを条件として読み出しデータをバッファから取り出して保存し、アドレスを順次インクリメントして、データを順次バッファから取り出して保存する処理を繰り返し実行し、すべての読み出し対象セクタを保存した後、全読み出しセクタデータからファイルを構成して処理を終了する。

【0230】

図36のステップS736のデータ部復号処理の詳細を図39を用いて説明する。この復号処理はデバイスのメモリインタフェースの暗号処理部320（図4参照）において実行される。

【0231】

まず、復号対象のデータ格納セクタ位置を s ($0 \leq s \leq 31$ (セクタ数32の場合))とする(S1101)。次にそのセクタが暗号化対象であるかをチェック(S1102)する。このチェックは、セキュリティヘッダ（図7参照）の暗号化フラグ（Encryption Flag）に基づいて判定される。暗号化対象でない場合は、復号処理は実行されず、処理は終了する。暗号化対象である場合は、暗号化フォーマットタイプをチェック(S1103)する。これはセキュリティヘッダ内の暗号化フォーマットタイプ（Encryption Format Type）の設定をチェックするものであり、図8で説明したコンテンツ全体を1つの暗号化態様としているか、各セクタに異なる鍵を用いた暗号化処理を行なっているかを判定する。

【0232】

暗号化フォーマットタイプ（Encryption Format Type）の設定値が0の場合は、コンテンツ全体を1つの暗号化態様としている場合である。この場合は、ステップS1104において、暗号化アルゴリズム（Encryption Algorithm）の判定を行なう。暗号化アルゴリズムは、シングルDESかトリプルDES（図28参照）かを設定しているものであり、シングルDESであると判定された場合は、1つのコンテンツキー $K_c(0)$ を適用して暗号化コンテンツの復号処理を実行(S1106)する。トリプルDESであると判定された場合は、2つのコンテンツキー $K_c(0)$ 、 $K_c(1)$ を適用して暗号化コンテンツの復号処理を実行(S1107)する。

【0233】

一方、ステップ S 1 1 0 3 で、暗号フォーマットタイプ (Encryption Format Type) の設定値が 1 の場合は、各セクタに異なる鍵を用いた暗号化処理を行なっている場合である。この場合は、ステップ S 1 1 0 5 において、暗号化アルゴリズム (Encryption Algorithm) の判定を行なう。暗号化アルゴリズムは、シングル DES か トリプル DES (図 2 8 参照) かを設定しているものであり、シングル DES であると判定された場合は、各セクタ (s) に対応して設定されたコンテンツキー $K_c(s)$ を各セクタに適用して暗号化コンテンツの復号処理を実行 (S 1 1 0 8) する。トリプル DES であると判定された場合は、2 つのコンテンツキー $K_c(s)$ 、 $K_c(s + 1 \bmod 32)$ を適用して各セクタ毎の暗号化コンテンツの復号処理を実行 (S 1 1 0 9) する。

【0 2 3 4】

セクタデータの復号処理の異なる処理態様を図 4 0 に示す。図 4 0 において、ステップ S 1 2 0 1 ~ S 1 2 0 8 は、図 3 9 の各ステップ S 1 1 0 1 ~ S 1 1 0 8 と同様である。ステップ S 1 2 0 9 ~ S 1 2 1 1 が図 3 9 とは異なる。

【0 2 3 5】

ステップ S 1 2 0 5 において、暗号化アルゴリズムがトリプル DES であると判定された場合、ステップ S 1 2 0 9 においてセクタ No. (s) を判定し、s が奇数である場合は、 $s = s - 1$ の更新を実行 (S 1 2 1 0) し、各セクタに適用する鍵を $K_c(s)$ 、 $K_c(s + 1)$ としてトリプル DES による復号処理 (S 1 2 1 1) を実行する。

【0 2 3 6】

以上、暗号化されて格納されたデータの復号処理を伴う再生処理は、図 3 5 ~ 図 4 0 を用いて説明したようなプロセスにより実行される。

【0 2 3 7】

〔データの暗号化書き込み処理〕

次に、図 4 1 以下のフローを用いて、メディアに対するデータの暗号化書き込み処理プロセスの詳細を説明する。なお、データの暗号化態様は、上述したようにセクタ毎に異なる鍵で暗号化した態様と、コンテンツ全体を 1 つの暗号化鍵で暗号化した態様とがある。これらは、ヘッダ情報に設定される。図 4 1 のフロー

において左側はデバイスの制御部、右側はデバイスのメモリインタフェースの処理である。

【0238】

まず制御部は、読み出し対象となる格納コンテンツに対応するヘッダ生成コマンドとヘッダ情報としてのパラメータをメモリインタフェースに送信する。(S1301)。

【0239】

メモリインタフェースはヘッダ生成コマンドを受信(S1302)すると、ビジーフラグを1(ビジー)にセット(S1303)し、受信パラメータが許容値内であるかを判定(S1304)する。メモリインタフェースは、予めヘッダに設定可能なパラメータ範囲を有しており、受信パラメータと比較し、受信パラメータが設定可能範囲を超えている場合は、ステップS1310においてヘッダ生成成功フラグを0(NG)に設定して処理を終了する。受信パラメータが許容値内である場合は、ヘッダの有効リボケーションリストバージョンを0に設定(S1305)し、リボケーションリストの非参照でのデータ処理を可能とする。有効リボケーションリストバージョンを0として設定するのは、自デバイスでの格納処理を行なったコンテンツについては正当なコンテンツであることが保証されているとの前提により、リボケーションリストの非参照でのデータ処理(再生)を可能とする設定を行なうものである。

【0240】

なお、書き込みコンテンツが例えば通信手段を介して外部から受信したコンテンツであり、受信コンテンツに識別子が付加され参照すべきリボケーションリストバージョンをヘッダに格納しておりデバイス内部のリボケーションリストとの照合が可能であれば、上記処理の代わりに、先に図35を用いて説明したファイル復号読み出し処理において実行されるステップS707～S709と同様のリボケーションリストを用いた識別子照合処理を行なってもよい。

【0241】

次に、ステップS1306において、ヘッダ情報に基づいてコンテンツキーKc、コンテンツ改竄チェック値(ICV)生成鍵Kicv__contを生成、暗号化

する。ステップS1306のコンテンツキーK_c、コンテンツ改竄チェック値生成鍵K_{icv}__contを生成、暗号化処理の詳細を図43に示す。図43の処理は、デバイスのメモリインタフェースの暗号処理部320（図4参照）において実行される。図43のフローについて説明する。

【0242】

まず、暗号化コンテンツチェック値生成鍵K_{icv}__contを、例えば乱数に基づいて生成し、暗号化対象とし（S1401）、次に、ヘッダの暗号化フォーマットタイプ・フィールドの設定が0か否かを判定（S1402）する。暗号化フォーマットが0である場合は、コンテンツ全体をセクタに係わらず1つの暗号化態様とする構成であり、暗号化フォーマットタイプ・フィールドの設定が1である場合は、前述の図27他で説明したセクタ単位の暗号化鍵を用いる方法である。セクタ単位の暗号化鍵を用いる場合は、ステップS1403に進み、セクタ毎に設定されたコンテンツキー（K_c（0）～K_c（31）（セクタ数32の場合））を生成して暗号化対象とする。

【0243】

ステップS1404で暗号化フォーマットが0であると判定された場合は、ステップS1404でさらに、ヘッダの暗号化アルゴリズムフィールドをチェックして1（トリプルDES）か0（シングルDES）であるかを判定する。シングルDESである場合は、ステップS1405で1つのコンテンツキー（K_c（0））を生成して暗号化対象として加え、トリプルDESである場合は、ステップS1406で複数のコンテンツキー（K_c（0）、K_c（1））を生成して暗号化対象として加える。

【0244】

次に、ステップS1407において、ヘッダのコンテンツタイプフィールドの設定をチェックし、設定が2または3（メディア2の格納コンテンツ）でない場合は、ステップS1408で、メモリ部321（図4参照）に格納された配送鍵K_{dist}でデータ、すなわち、コンテンツチェック値生成鍵K_{icv}__contと、1以上のコンテンツキーを暗号化する。

【0245】

設定が2または3（メディア2の格納コンテンツ）である場合は、ステップS1409でデータ、すなわち、コンテンツチェック値生成鍵Kicv_contと、1以上のコンテンツキーをメディア2の保存鍵Ksto（CBCモード）で暗号化する。この暗号化処理の詳細は、図32、図33、図34を用いて説明した通りである。

【0246】

ステップS1409におけるメディア2の保存鍵によるコンテンツチェック値生成鍵Kicv_contと、1以上のコンテンツキーKcの暗号化処理について図44のフローを用いて説明する。図44のフローは、左側にデバイスのメモリインタフェース、右側にメディア2のコントローラ（図2参照）の処理を示している。

【0247】

まず、デバイス側のメモリインタフェースは、暗号化対象データK(0)～K(n-1)（コンテンツチェック値生成鍵Kicv_contと、1以上のコンテンツキー）を設定（S1501）し、メディア2との相互認証時に生成したセッションキーを適用し、メモリ部321に格納した初期値IV_keysを用いてDES-CBCモードによる暗号化対象データK(0)～K(n-1)の暗号化を実行し、データK'(0)～K'(n-1)を生成（S1502）する。この暗号化処理は、先に説明した図32と同様の処理構成において実行される。次に、メモリインタフェースは、CBC暗号化初期化コマンドをメディア2コントローラに送信する。メディア2は、メディア2の内部に格納している初期値IV_keysをレジスタにセット（S1506）する。その後、メモリインタフェースは、各鍵を順次送信（S1505）する。

【0248】

メディア2コントローラは、データK'(i)を受信（S1507）し、受信したデータK'(i)に対して、デバイスとの相互認証時に生成したセッションキーによってCBCモードでの復号処理を実行（S1508）し、復号された鍵データ（ex. 複数のセクタ対応コンテンツキー）を取得（S1509）する。次に、メディア2コントローラは、復号鍵データ列を、メディア2の保存鍵Ks

t oを用いたCBCモードによる暗号化処理を実行し、データ列 $K''(i)$ を生成して、結果をデバイスに送信(S1510)する。ステップS1507~S1510の処理は、先に説明した図34のDES-CBCモードによる処理に基づいて実行される。

【0249】

デバイスのメモリインタフェースは、順次 $K''(i)$ を受信し、すべてのデータを受信したことを確認の後、CBC終了コマンドをメディア2コントローラに送信(S1511~S1514)する。メディア2コントローラはCBC終了コマンドの受信によりレジスタをクリア(S1515)する。

【0250】

デバイスのメモリインタフェースは、メディア2から受信した $K''(0) \sim K''(n-1)$ をヘッダ格納用の暗号化鍵データとする。上記処理により、デバイスは、ヘッダに格納する暗号化されたコンテンツキー K_c 、コンテンツチェック値生成鍵 K_{icv_cont} を取得することができる。

【0251】

図41に戻り、ファイルの暗号化書き込み処理の説明を続ける。ステップS1306において、上述のヘッダ格納鍵の生成、暗号化が終了すると、メモリインタフェースは生成したヘッダデータに基づく改竄チェック値ICVを生成(S1307)する。セキュリティヘッダのチェック値である ICV_sh は、メモリ部321(図4参照)に格納された初期値 IV_sh と、セキュリティヘッダ改竄チェック値生成鍵 K_{icv_sh} を用いて、先に図14を用いて説明したICV生成構成に基づいて生成される。次に、ステップS1308で、生成されたヘッダを書き込みヘッダとして内部に保存し、ステップS1309でヘッダ生成成功フラグを1(成功)としてビジーフラグを0(待機)として処理を終了する。

【0252】

一方、制御部側は、ステップS1312でステータス読み出しコマンドをメモリインタフェースに送信し、ビジーフラグが0(待機)(S1313)であり、ヘッダ生成成功フラグが1(成功)(S1314)となったことを条件として、バッファからヘッダを読み出し、通常のファイルとしてメディアに保存(S13

15) 後、次の処理 (図 4 2) に進む。

【0 2 5 3】

図 4 2 のステップ S 1 3 2 1 において、制御部は、書き込み対象のコンテンツファイルをセクタに分割する。分割されたデータを D (1) ~ D (k) とする。制御部は、次に各データ D (i) の書き込みセクタ S (i) を設定して、メモリインタフェースにセクタ S (i) の暗号化書き込みコマンドと、データ D (i) を順次送信 (S 1 3 2 1 ~ S 1 3 2 4) する。メモリインタフェースは、セクタ S (i) 暗号化書き込みコマンドを受信 (S 1 3 2 5) すると、ビジーフラグを 1 (ビジー) に設定 (S 1 3 2 6) し、ヘッダ生成成功フラグが 1 (成功) である (S 1 3 2 7) ことを条件として次ステップに進む。

【0 2 5 4】

次に、メモリインタフェースは、受信セクタ S (i) が内部メモリか、外部メモリであるかを判定 (S 1 3 2 8) し、外部メモリである場合は、メディア 1 かメディア 2 のセットフラグが 1 (メディアが有効にセットされていることを示す) であるかを判定 (S 1 3 2 9) し、セットフラグが 1 である場合には、さらにブロックパーミッション・テーブル (B P T) を参照して、B P T が書き込み対象であるセクタ S (i) を書き込み許可対象ブロックとして設定しているかを判定 (S 1 3 3 0) する。B P T に書き込み許可ブロックの設定がある場合には、セクタに対応して設定する誤り訂正符号を生成 (S 1 3 3 1) する。

【0 2 5 5】

次に、その書き込みセクタが I C V 設定セクタであるか否かをヘッダ情報 (I C V フラグ) に基づいて判定 (S 1 3 3 2) し、I C V 対象である場合は、コンテンツ I C V 生成鍵 K i c v _ c o n t に基づいてセクタデータに対する I C V を生成 (S 1 3 3 3) する。

【0 2 5 6】

次に、メモリインタフェースは、ヘッダ情報に基づくデータの暗号化を実行 (S 1 3 3 4) する。ステップ S 1 3 3 4 のデータ部暗号化処理の詳細を図 4 5 を用いて説明する。この暗号化処理はデバイスのメモリインタフェースの暗号処理部 3 2 0 (図 4 参照) において実行される。

【0257】

まず、暗号化対象のデータ格納セクタ位置を s ($0 \leq s \leq 31$ (セクタ数32の場合)) とする (S1601)。次にそのセクタが暗号化対象であるかをチェック (S1602) する。このチェックは、セキュリティヘッダ (図7参照) の暗号化フラグ (Encryption Flag) に基づいて判定される。暗号化対象でない場合は、暗号化処理は実行されず、処理は終了する。暗号化対象である場合は、暗号化フォーマットタイプをチェック (S1603) する。これはセキュリティヘッダ内の暗号化フォーマットタイプ (Encryption Format Type) の設定をチェックするものであり、図8で説明したコンテンツ全体を1つの暗号化態様としているか、各セクタに異なる鍵を用いた暗号化処理を行なっているかを判定する。

【0258】

暗号化フォーマットタイプ (Encryption Format Type) の設定値が0の場合は、コンテンツ全体を1つの暗号化態様としている場合である。この場合は、ステップS1604において、暗号化アルゴリズム (Encryption Algorithm) の判定を行なう。暗号化アルゴリズムは、シングルDESかトリプルDES (図28参照) かを設定しているものであり、シングルDESであると判定された場合は、1つのコンテンツキー $K_c(0)$ を適用して暗号化コンテンツの暗号化処理を実行 (S1606) する。トリプルDESであると判定された場合は、2つのコンテンツキー $K_c(0)$ 、 $K_c(1)$ を適用して暗号化コンテンツの暗号化処理を実行 (S1607) する。

【0259】

一方、ステップS1603で、暗号フォーマットタイプ (Encryption Format Type) の設定値が1の場合は、各セクタに異なる鍵を用いた暗号化処理を行なう場合である。この場合は、ステップS1605において、暗号化アルゴリズム (Encryption Algorithm) の判定を行なう。暗号化アルゴリズムは、シングルDESかトリプルDES (図28参照) かを設定しているものであり、シングルDESであると判定された場合は、各セクタ (s) に対応して設定されたコンテンツキー $K_c(s)$ を各セクタに適用して暗号化コンテンツの暗号化処理を実行 (S1608) する。トリプルDESであると判定された場合は、2つのコンテンツ

キー $K_c(s)$ 、 $K_c(s+1 \bmod 32)$ を適用して各セクタ毎の暗号化処理を実行(S1609)する。

【0260】

セクタデータの復号処理の異なる処理態様を図46に示す。図46において、ステップS1701～S1708は、図45の各ステップS1601～S1608と同様である。ステップS1709～S1711が図45とは異なる。

【0261】

ステップS1705において、暗号化アルゴリズムがトリプルDESであると判定された場合、ステップS1709においてセクタNo. (s)を判定し、sが奇数である場合は、 $s = s - 1$ の更新を実行(S1710)し、各セクタに適用する鍵を $K_c(s)$ 、 $K_c(s+1)$ としてトリプルDESによる復号処理(S1711)を実行する。

【0262】

図42に戻り、ファイルの暗号化書き込み処理フローの説明を続ける。上述の処理によってデータ部の暗号化処理ステップ(S1334)が終了すると、データ部に対する誤り訂正符号を生成(S1335)し、暗号化されたデータD(i)とセクタデータに対応する改竄チェック値ICVと、誤り訂正符号を持つ冗長部をメディアに書き込み(S1336)、書き込み成功フラグを1(成功)にセット(S1337)し、ビジーフラグを0(待機)に設定(S1339)する。

【0263】

なお、書き込み対象データがBPTによる管理のなされていない内部メモリ内への書き込み処理である場合は、ステップS1329、S1330はスキップする。ステップS1329、S1330の判定がNoである場合、すなわちメディアのセットフラグが1でない場合、または、BPTにセクタS(i)の書き込み許可が設定されていない場合には、ステップS1338に進み、書き込みエラーとして書き込み成功フラグを0にセットする。

【0264】

また、制御部は、ステップS1341～S1345において、メモリインタフェースのステータスを読み出して、ビジーフラグが0の状態において、書き込み

成功フラグが1であることを条件としてアドレスを順次インクリメントして、書き込みデータを順次メモリインタフェースに送信する。すべての処理が終了すると、ファイル割り当てテーブルの更新処理を実行（S1346）し、更新したファイル割り当てテーブルを更新コマンドとともにメモリインタフェースに送信（S1347）し、メモリインタフェースはコマンドに従ってファイル割り当てテーブルの書き込み処理を実行（S1340）する。

【0265】

以上の、図41～図46によって説明した処理により、データの暗号化、メディアに対する格納処理が実行される。

【0266】

〔リボケーションリストの更新〕

次に、不正なメディアやコンテンツの失効情報としてのリボケーションリストの更新処理について説明する。前述したように、本発明におけるリボケーションリストは、複数の種類（ex. メディア、コンテンツ）の識別子（ID）から構成される。コンテンツやメディアの失効情報であるリボケーションリスト（Revocation List）に複数の種類のIDを設け、それぞれの照合を異なる動作として行うことによって、1つのリボケーションリストで複数の種類のコンテンツ、メディアを排除することが可能となる。メディアの挿入時やコンテンツの読み出し時にメモリ・インターフェース部において、利用メディアまたは利用コンテンツの識別子（ID）と、リボケーションリストのリスティングIDとの照合を実行することにより、不正なメディアの使用や不正なコンテンツの読み出しを禁止することができる。

【0267】

先に説明したように、リボケーションリストには、リボケーションリストバージョン（Revocation List Version）が設定され、新たな不正なメディアやコンテンツの失効情報を追加した場合等によりリボケーションリストは更新される。

【0268】

リボケーションリストの更新処理フローを図47に示す。図47において、左側はデバイスの制御部、右側はデバイスのメモリインタフェースである。

【0269】

まず、制御部は更新用のリボケーションリストを通信部201（図2参照）から受信する（S1801）と、更新用リボケーションリストチェックコマンドと、受信した更新用リボケーションリストをメモリインタフェースに送信（S1802）する。

【0270】

メモリインタフェースは、更新用リボケーションリストチェックコマンドと、更新用リボケーションリストを制御部から受信（S1803）すると、ビジーフラグを1（ビジー）に設定（S1804）し、リボケーションリストの改竄チェック値（ICV）生成鍵 K_{icv_rl} を生成（S1805）する。

【0271】

リボケーションリストの改竄チェック用の改竄チェック値（ICV）生成鍵 K_{icv_rl} は、予めデバイス内に格納されたりボケーションリスト（Revocation List）のICV鍵を生成するマスター鍵： MK_{icv_rl} と、リボケーションリスト（Revocation List）のICV鍵を生成する時の初期値： IV_{icv_rl} と、リボケーションリストの属性情報中に含まれるリボケーションリスト・バージョン（Version）に基づいて生成する。具体的には、改竄チェック値（ICV）生成鍵 $K_{icv_rl} = DES(E, MK_{icv_rl}, Version \cdot IV_{icv_rl})$ に基づいて改竄チェック値（ICV）生成鍵が生成される。前記式の意味は、バージョン（Version）と初期値（ IV_{icv_rl} ）の排他論理和にマスター鍵： MK_{icv_rl} によるDESモードでの暗号化処理を実行するという意味である。

【0272】

次にメモリインタフェースは生成した改竄チェック値（ICV）生成鍵 K_{icv_rl} を用いてリボケーションリストのICV'を生成（S1806）し、予めリボケーションリスト内に格納された正しいICV値と照合 $ICV' = ICV ?$ を実行（S1807）する。なお、ICV'の生成処理は、前述の図14で説明したDESモードに基づいて、初期値 IV_{rl} を用い、生成した改竄チェック値（ICV）生成鍵 K_{icv_rl} を適用した処理によって行われる。

【0273】

ICV' = ICVである場合 (S1807でYes) は、更新用リボケーションリストが改竄のない正当なものであると判定され、ステップS1808に進み、現在セットされているリボケーションリストのバージョン (i) と更新用リボケーションリストのバージョン (j) を比較 (S1809) し、更新用リボケーションリストのバージョンが新しい場合には、更新用リボケーションリストの有効フラグを1に設定 (S1810) し、ビジーフラグを0にセット (S1811) して処理を終了する。

【0274】

一方、制御部側は、ステータス読み出しコマンドをメモリアンタフェースに送信 (S1812) し、ビジーフラグが0となった (S1813) ことを確認し、更新用リボケーションリスト有効フラグが1 (S1814) である場合に、更新用リボケーションリストを通常のファイルとして内部メモリに保存 (S1815) する。コンテンツの処理、メディアの装着時のチェックの際には、内部メモリに格納されたりボケーションリストが読み出される。

【0275】

以上、特定の実施例を参照しながら、本発明について詳解してきた。しかしながら、本発明の要旨を逸脱しない範囲で当業者が該実施例の修正や代用を成し得ることは自明である。すなわち、例示という形態で本発明を開示してきたのであり、限定的に解釈されるべきではない。本発明の要旨を判断するためには、冒頭に記載した特許請求の範囲の欄を参酌すべきである。

【0276】

【発明の効果】

以上、説明したように、本発明のデータ処理装置、データ記憶装置、およびデータ処理方法によれば、例えばフラッシュメモリを搭載したメモリカード等のデータ記憶手段に対するアクセスにおいて、デバイスのメモリアンタフェース部に予め定められたアクセス許可情報に基づいたアクセス許可テーブルであるブロック・パーミッション・テーブル (BPT) をセットして、BPTにおいて許可された処理である場合にのみ記憶手段に対するアクセスを実行し、BPTに違反する処理要求に対しては処理を行なわない構成としたので、制御部の処理内容、コ

マンドにかかわらず、常にメモリアンタフェースに設定したテーブルに従って記憶手段に対するアクセスが実行されるので、例えば書き換えを禁止している記録メディア内のデータ（コンテンツ）の書き換えを効果的に防止し、コンテンツの保護を高めることが可能となる。

【0277】

また、本発明のデータ処理装置、データ記憶装置、およびデータ処理方法によれば、ブロック・パーミッション・テーブル（BPT）を格納した領域は、BPTにおいて消去不可領域として設定した構成としたので、BPT自体の書き換え処理が防止される。

【図面の簡単な説明】

【図1】

本発明のデータ処理装置の使用概念を説明する図である。

【図2】

本発明のデータ処理装置のデバイスおよびメディアの構成を示す図である。

【図3】

本発明のデータ処理装置のメモリ格納データ構成を示す図である。

【図4】

本発明のデータ処理装置にデバイスのメモリアンタフェースの詳細構成を示す図である。

【図5】

本発明のデータ処理装置におけるメモリアンタフェースのステータスレジスタのデータ構成を示す図である。

【図6】

本発明のデータ処理装置におけるメディアに格納されるデータの詳細構成を示す図である。

【図7】

本発明のデータ処理装置においてメディアに格納されるコンテンツに対応して設定されるセキュリティヘッダの構成を説明する図である。

【図8】

本発明のデータ処理装置におけるデータ暗号化の2つの態様を説明する図である。

【図 9】

本発明のデータ処理装置におけるリボケーションリストの構成を示す図である。

【図 1 0】

本発明のデータ処理装置におけるブロック・パーミッション・テーブル（B P T）について説明する図である。

【図 1 1】

本発明のデータ処理装置におけるメディア 1 製造時の B P T 格納処理フローを示す図である。

【図 1 2】

本発明のデータ処理装置におけるメディア 2 製造時の B P T 格納処理フローを示す図である。

【図 1 3】

本発明のデータ処理装置におけるブロック・パーミッション・テーブル（B P T）の具体例について説明する図である。

【図 1 4】

本発明のデータ処理装置における改竄チェック値生成処理構成について説明する図である。

【図 1 5】

本発明のデータ処理装置における改竄チェック値検証処理フローについて説明する図である。

【図 1 6】

本発明のデータ処理装置におけるデバイス起動時フローを示す図である。

【図 1 7】

本発明のデータ処理装置におけるファイル割り当てテーブルの構成例について説明する図である。

【図 1 8】

本発明のデータ処理装置におけるメディア 1 認識時フロー（その 1）を示す図である。

【図 1 9】

本発明のデータ処理装置におけるメディア 1 認識時フロー（その 2）を示す図である。

【図 2 0】

本発明のデータ処理装置におけるメディア 2 認識時フロー（その 1）を示す図である。

【図 2 1】

本発明のデータ処理装置におけるメディア 2 認識時フロー（その 2）を示す図である。

【図 2 2】

本発明のデータ処理装置においてデバイス・メディア間において実行される相互認証処理シーケンスを示す図である。

【図 2 3】

本発明のデータ処理装置における相互認証・鍵共有処理フロー（その 1）を示す図である。

【図 2 4】

本発明のデータ処理装置における相互認証・鍵共有処理フロー（その 2）を示す図である。

【図 2 5】

本発明のデータ処理装置におけるファイルの読み出し処理フローを示す図である。

【図 2 6】

本発明のデータ処理装置におけるファイルの書き込み処理フローを示す図である。

【図 2 7】

本発明のデータ処理装置におけるメモリに格納されたデータの暗号化処理態様を説明する図である。

【図 2 8】

本発明のデータ処理装置におけるメモリに格納されたデータの暗号化処理態様として適用可能なトリプルDESを説明する図である。

【図 2 9】

本発明のデータ処理装置におけるメモリに格納されたデータの暗号化処理態様を説明する図である。

【図 3 0】

本発明のデータ処理装置におけるメモリに格納されたデータの暗号化処理態様を説明する図である。

【図 3 1】

本発明のデータ処理装置におけるセクタ対応改竄チェック値の格納処理態様を説明する図である。

【図 3 2】

本発明のデータ処理装置におけるセクタ対応コンテンツキー他の鍵の暗号化処理例を説明する図である。

【図 3 3】

本発明のデータ処理装置におけるセクタ対応コンテンツキー他の鍵の復号処理例を説明する図である。

【図 3 4】

本発明のデータ処理装置におけるセクタ対応コンテンツキー他の鍵のデバイス・メディア間における処理例を説明する図である。

【図 3 5】

本発明のデータ処理装置におけるファイルの復号読み出し処理フロー（その1）を示す図である。

【図 3 6】

本発明のデータ処理装置におけるファイルの復号読み出し処理フロー（その2）を示す図である。

【図 3 7】

本発明のデータ処理装置におけるコンテンツキー他の復号処理フローを示す図

である。

【図 3 8】

本発明のデータ処理装置におけるコンテンツキー他のメディアの保存鍵による復号処理フローを示す図である。

【図 3 9】

本発明のデータ処理装置におけるセクタデータの復号処理フロー（その 1）を示す図である。

【図 4 0】

本発明のデータ処理装置におけるセクタデータの復号処理フロー（その 2）を示す図である。

【図 4 1】

本発明のデータ処理装置におけるファイルの暗号化書き込み処理フロー（その 1）を示す図である。

【図 4 2】

本発明のデータ処理装置におけるファイルの暗号化書き込み処理フロー（その 2）を示す図である。

【図 4 3】

本発明のデータ処理装置におけるコンテンツキー他の暗号化処理フローを示す図である。

【図 4 4】

本発明のデータ処理装置におけるコンテンツキー他のメディアの保存鍵による暗号化処理フローを示す図である。

【図 4 5】

本発明のデータ処理装置におけるセクタデータの暗号化処理フロー（その 1）を示す図である。

【図 4 6】

本発明のデータ処理装置におけるセクタデータの暗号化処理フロー（その 2）を示す図である。

【図 4 7】

本発明のデータ処理装置におけるリボケーションリストの更新処理フローを示す図である。

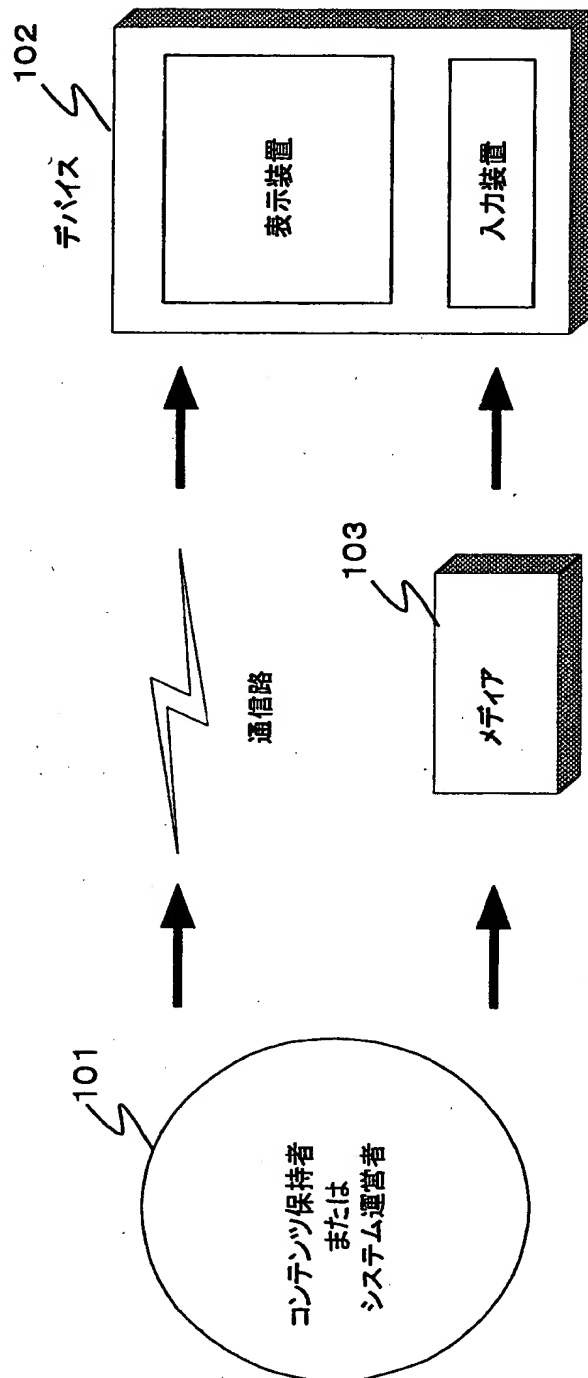
【符号の説明】

- 101 システム運営者
- 102 デバイス
- 103 メディア
- 200 デバイス
- 201 通信部
- 202 入力部
- 203 表示部
- 204 デバイスコントローラ
- 205 制御部
- 207 メモリ部
- 300 メモリインタフェース (I/F) 部
- 210 メディア1
- 211 制御部
- 212 メモリ部
- 230 メディア2
- 231 コントローラ
- 232 メモリ部
- 233 制御部
- 234 メモリインタフェース (I/F) 部
- 235 内部メモリ
- 236 暗号処理部
- 301 ステータスレジスタ
- 302 コマンドレジスタ
- 303 アドレスレジスタ
- 304 カウントレジスタ
- 305 コントロールレジスタ

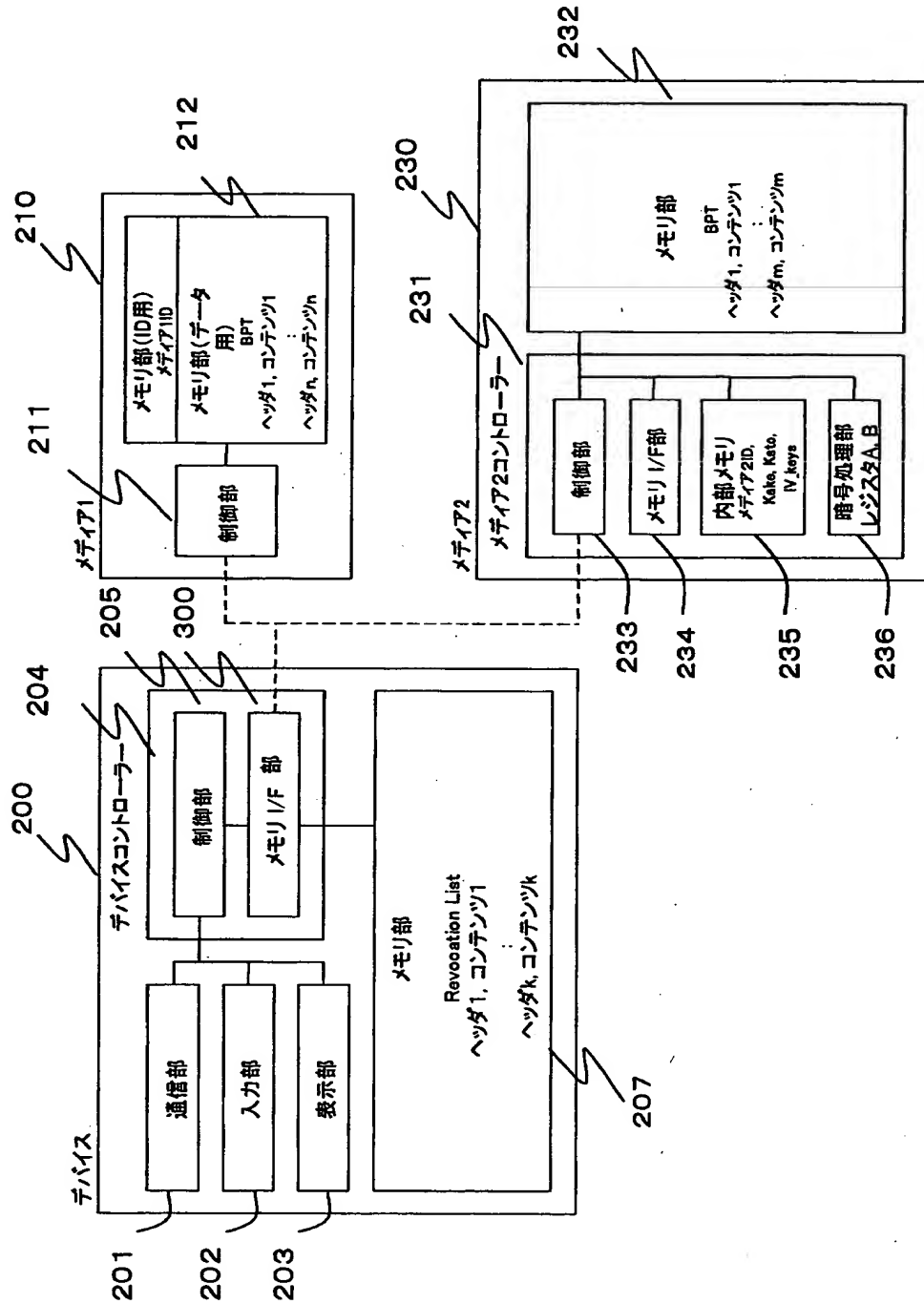
- 3 0 6 送受信制御部
- 3 0 7 送信バッファメモリ
- 3 0 8 受信バッファメモリ
- 3 0 9 送信レジスタ
- 3 1 0 受信レジスタ
- 3 2 0 暗号処理部
- 3 2 1 メモリ部
- 3 2 3 E C C 回路
- 3 2 4 外部メモリ入出力インタフェース
- 3 2 5 内部メモリ入出力インタフェース

【書類名】 図面

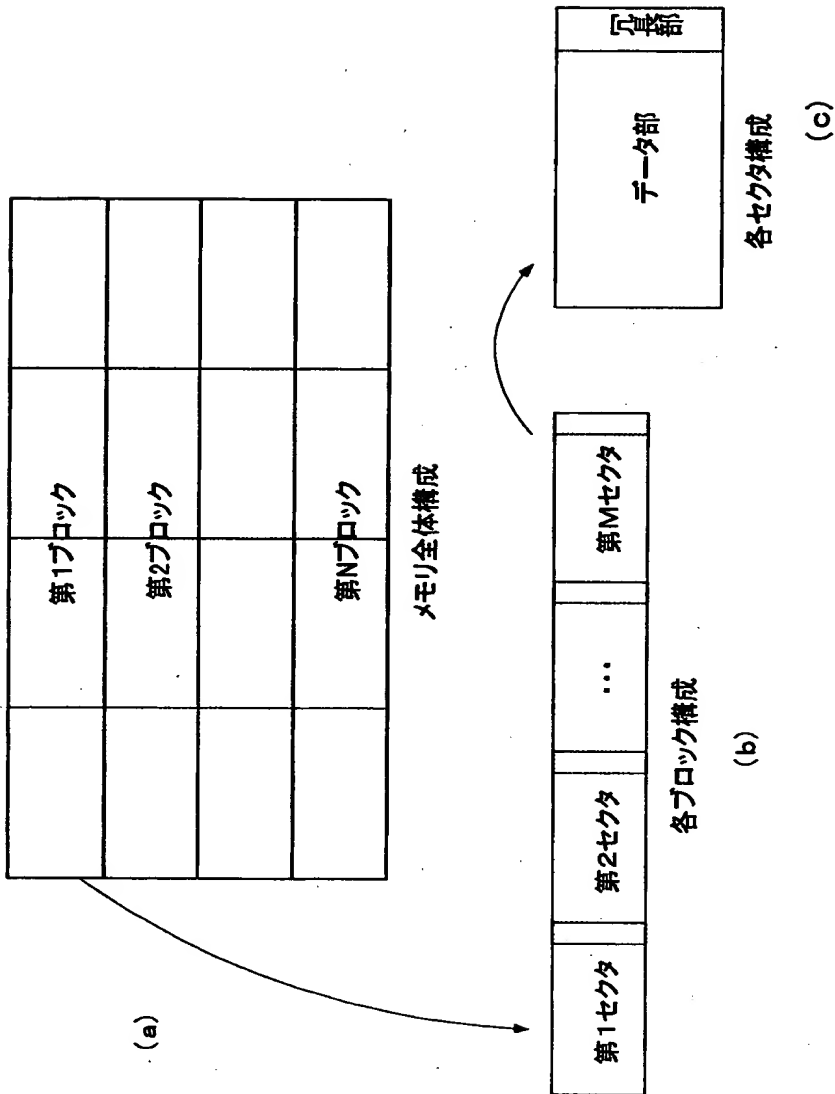
【図 1】



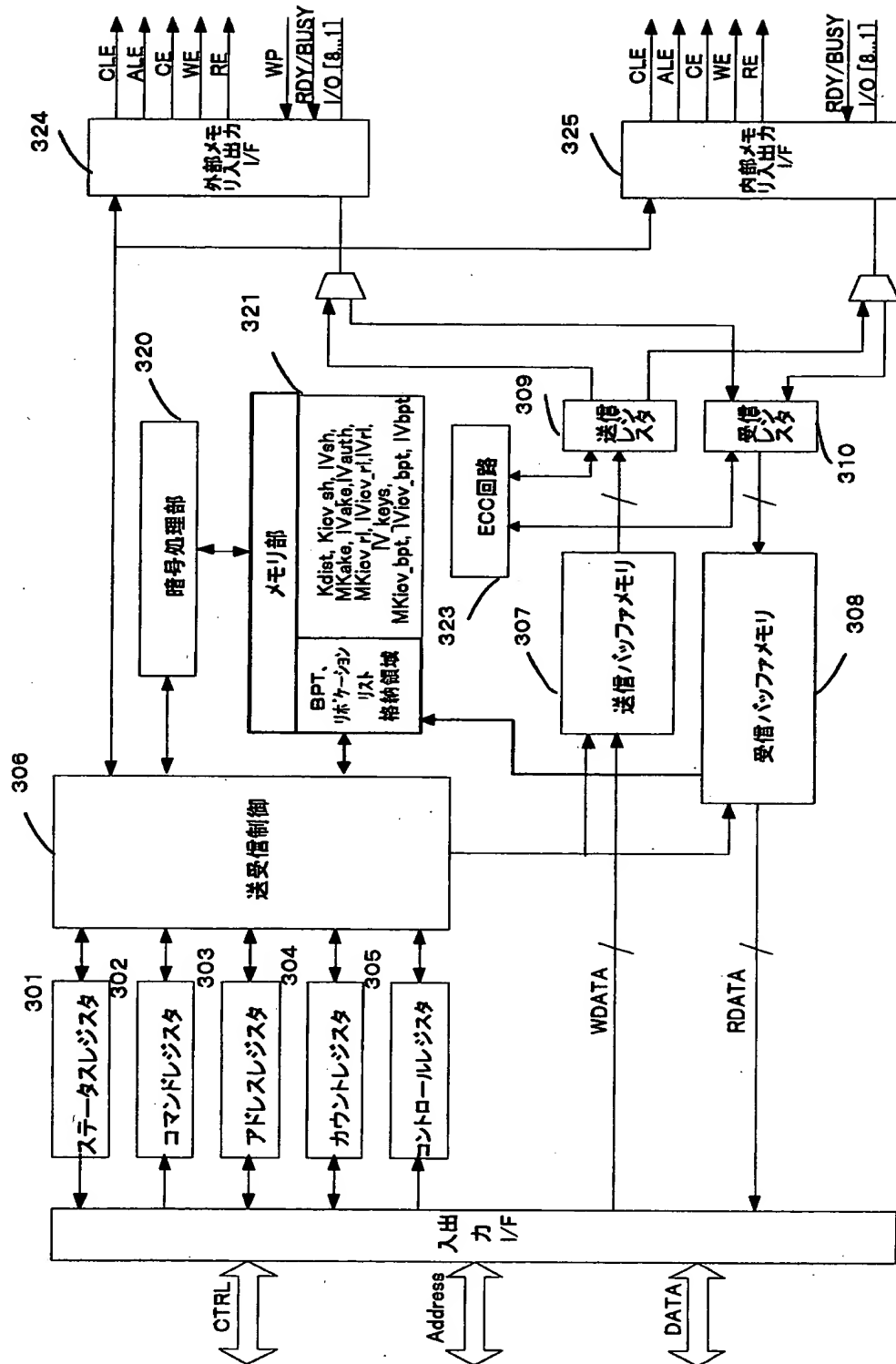
【図2】



【図3】



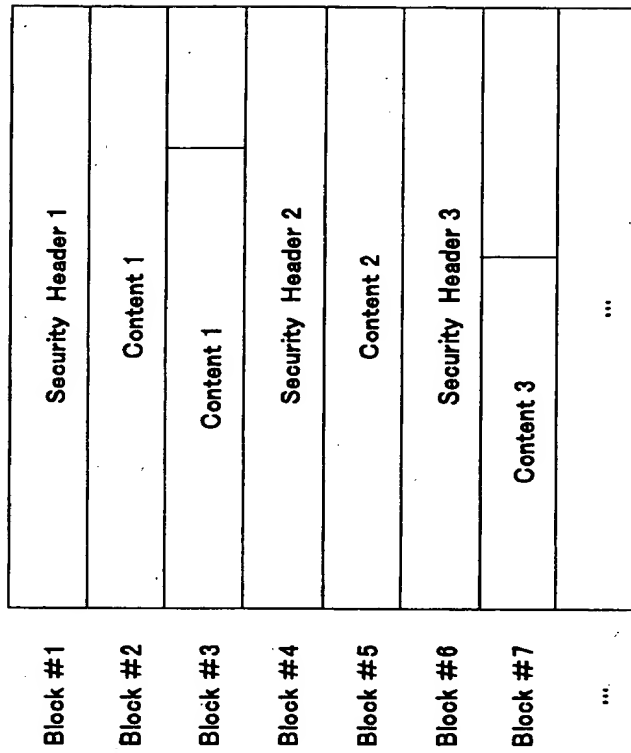
【図 4】



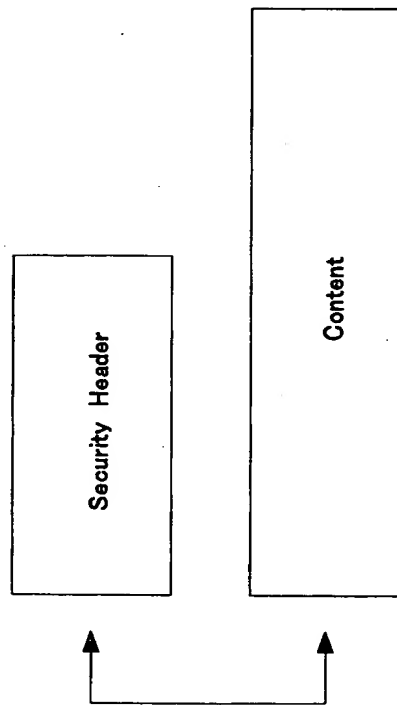
【図 5】

bit 10	bit 9	bit 8	bit 7	bit 6	bit 5	bit 4	bit 3	bit 2	bit 1	bit 0
更新用Revocation List有効フラグ	Revocation List セットフラグ	ヘッダ生成 成功フラグ	ヘッダセッ ト 成功フラグ	メディア2 有効フラグ	メディア1 有効フラグ	メディア2 セットフラ グ	メディア1 セットフラ グ	書き込み成功 フラグ	読み出し成 功 フラグ	ビジーフラ グ

【図 6】



(b)

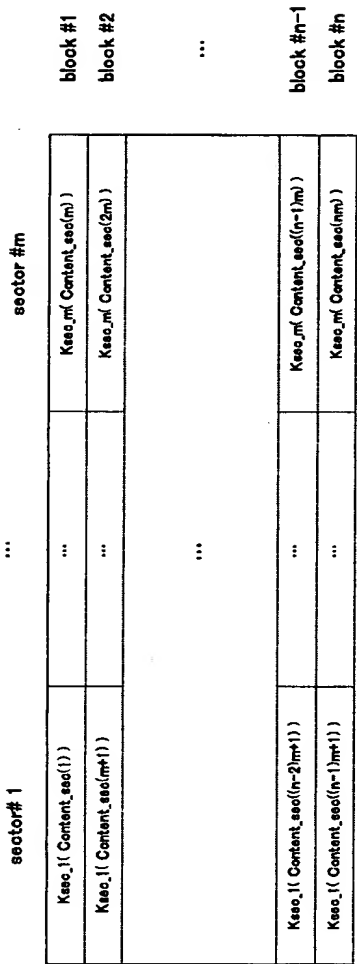
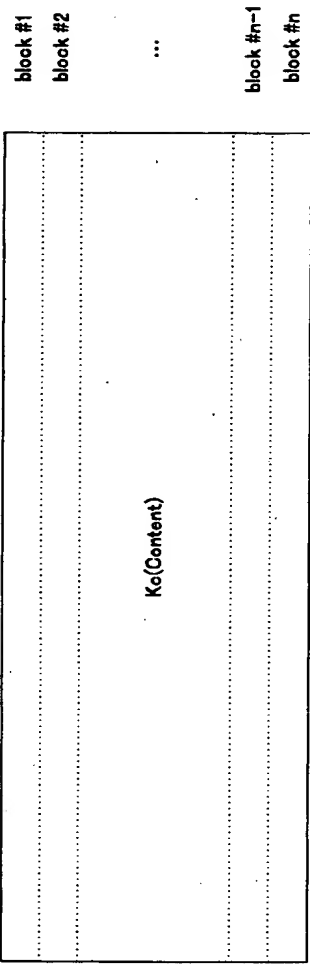


(a)

【図 7】

Format Version
Content ID
Content Type
Data Type
Encryption Algorithm
Encryption Mode
Encryption Format Type
Encryption Flag
ICV Flag
Ko_Encrypted 0
...
Ko_Encrypted 31
Kiev_cont_encrypted
Valid Revocation List version
ICV of Security Header

【図 8】



各ブロックのセクタ#1は
Kseo_1 で暗号化

↑

各ブロックのセクタ#mは
Kseo_m で暗号化

↑

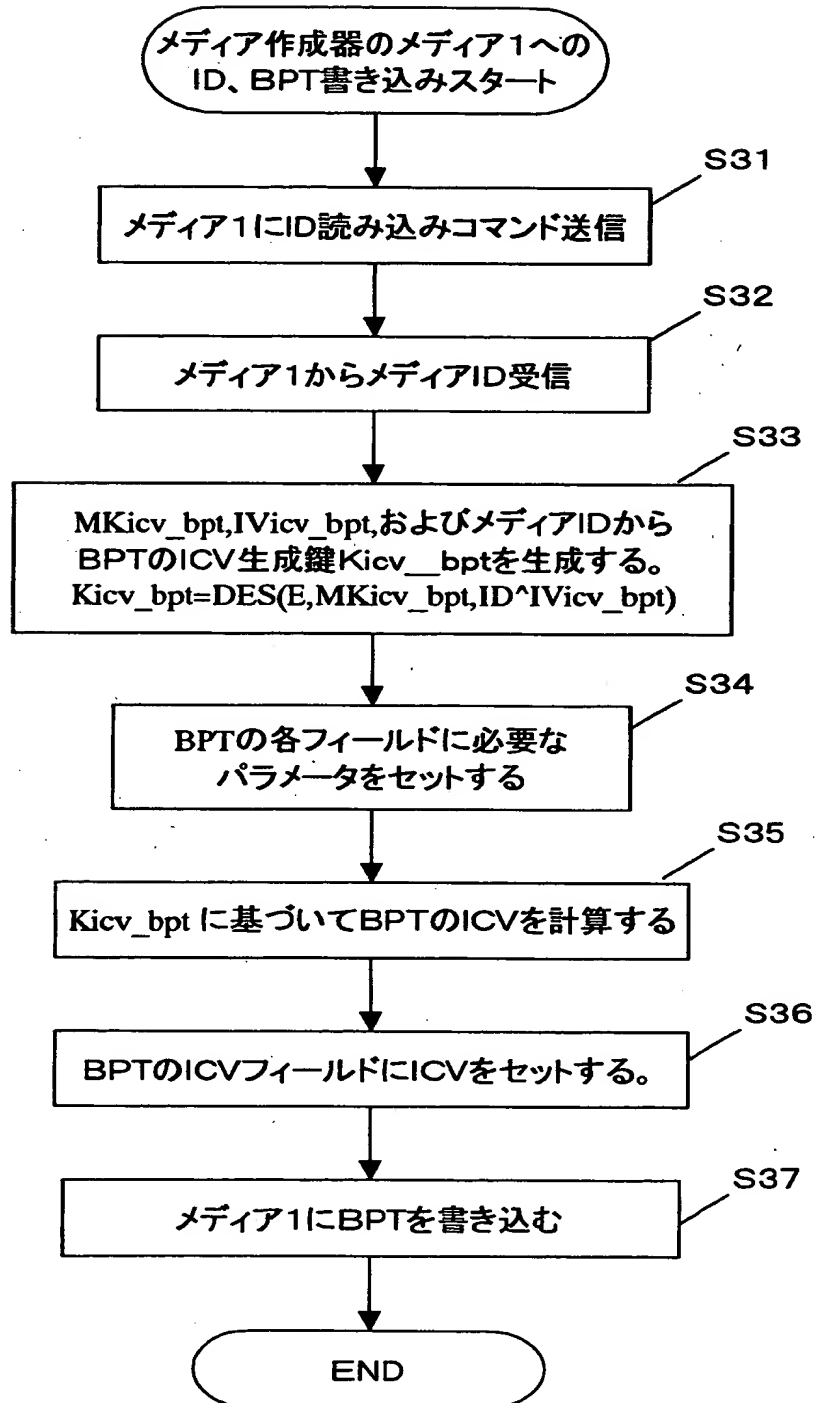
【図 9】

Revocation List ID
Revocation List Version
Number of Media1 ID
Media1 ID(0)
.....
Media1 ID(L-1)
Number of Media2 ID
Media2 ID(0)
.....
Media2 ID(M-1)
Number of Contents ID
Contents ID(0)
.....
Contents ID(N-1)
ICV of Revocation List

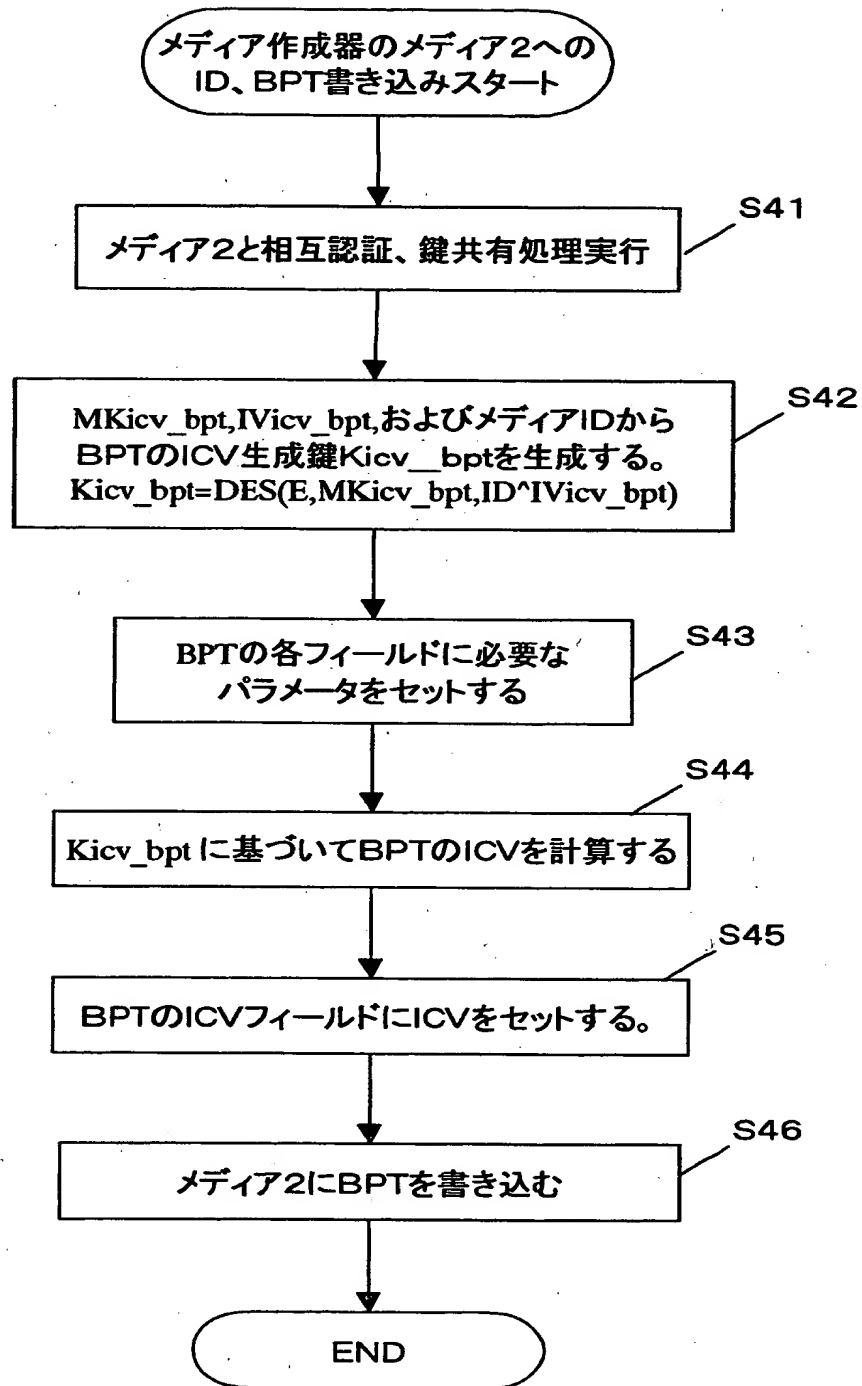
【図 1 0】

Format Version
BPT ID
Number of Blocks
Block #1 Permission Flag
...
Block #n Permission Flag
ICV of BPT

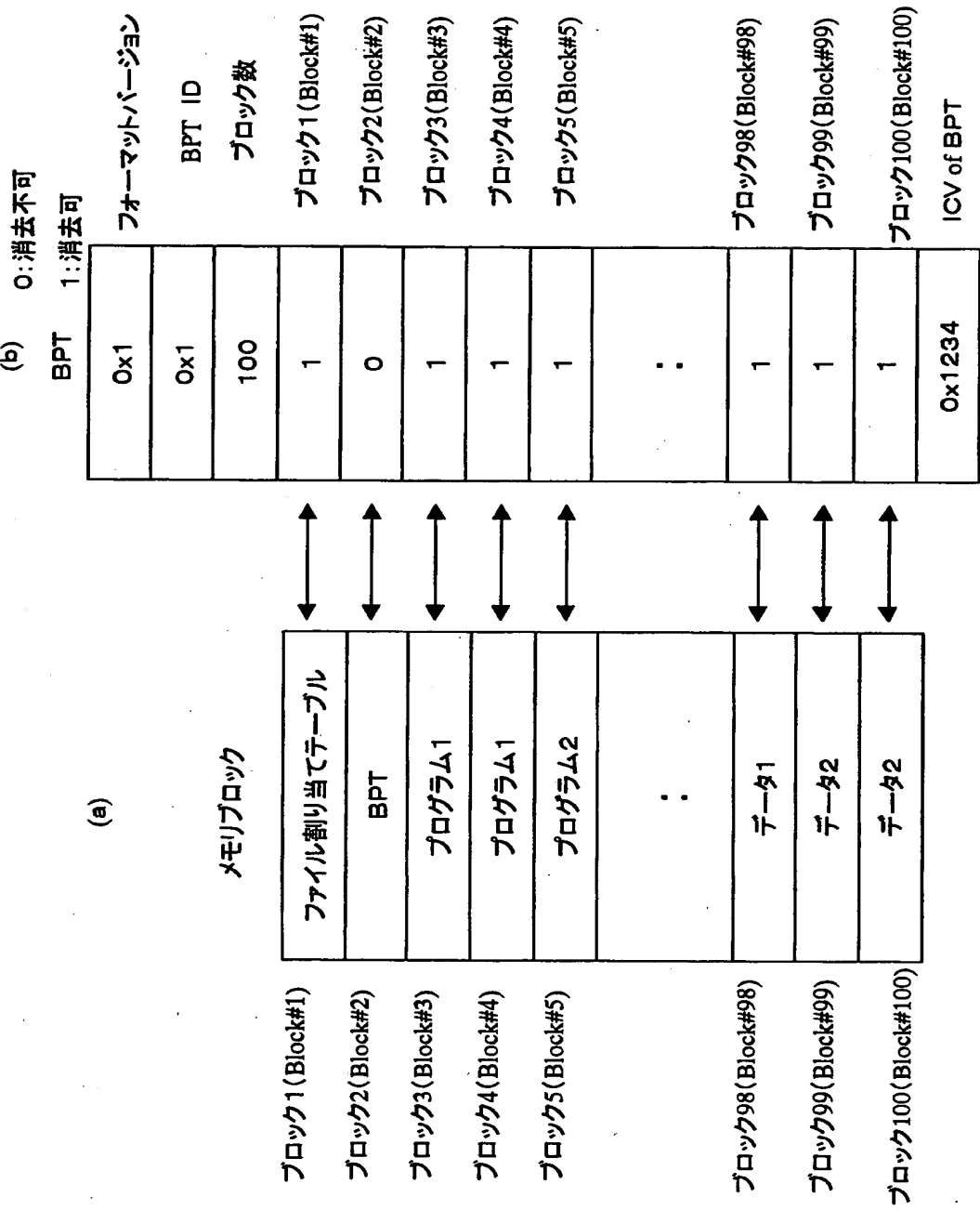
【図 1 1】



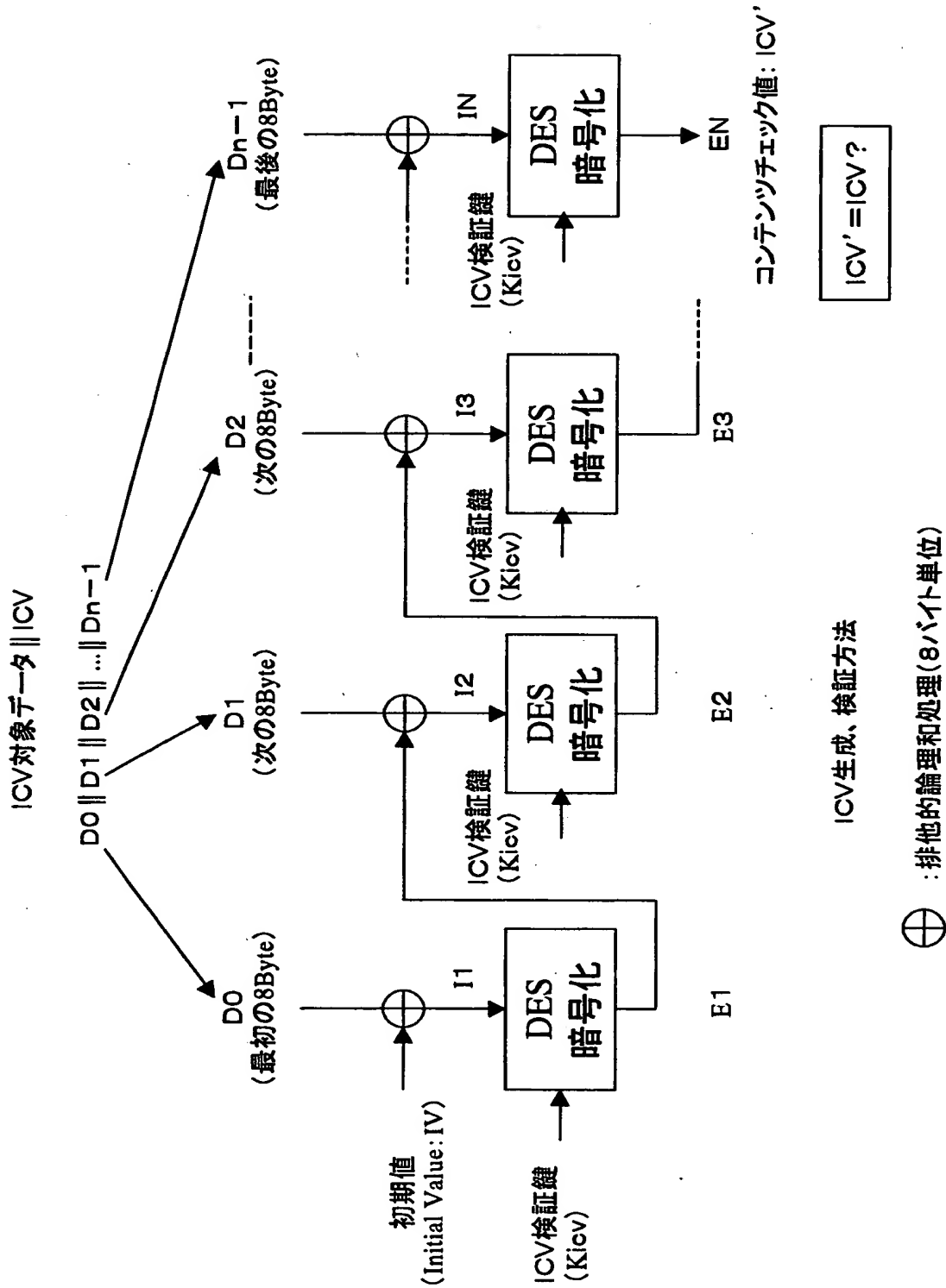
【図12】



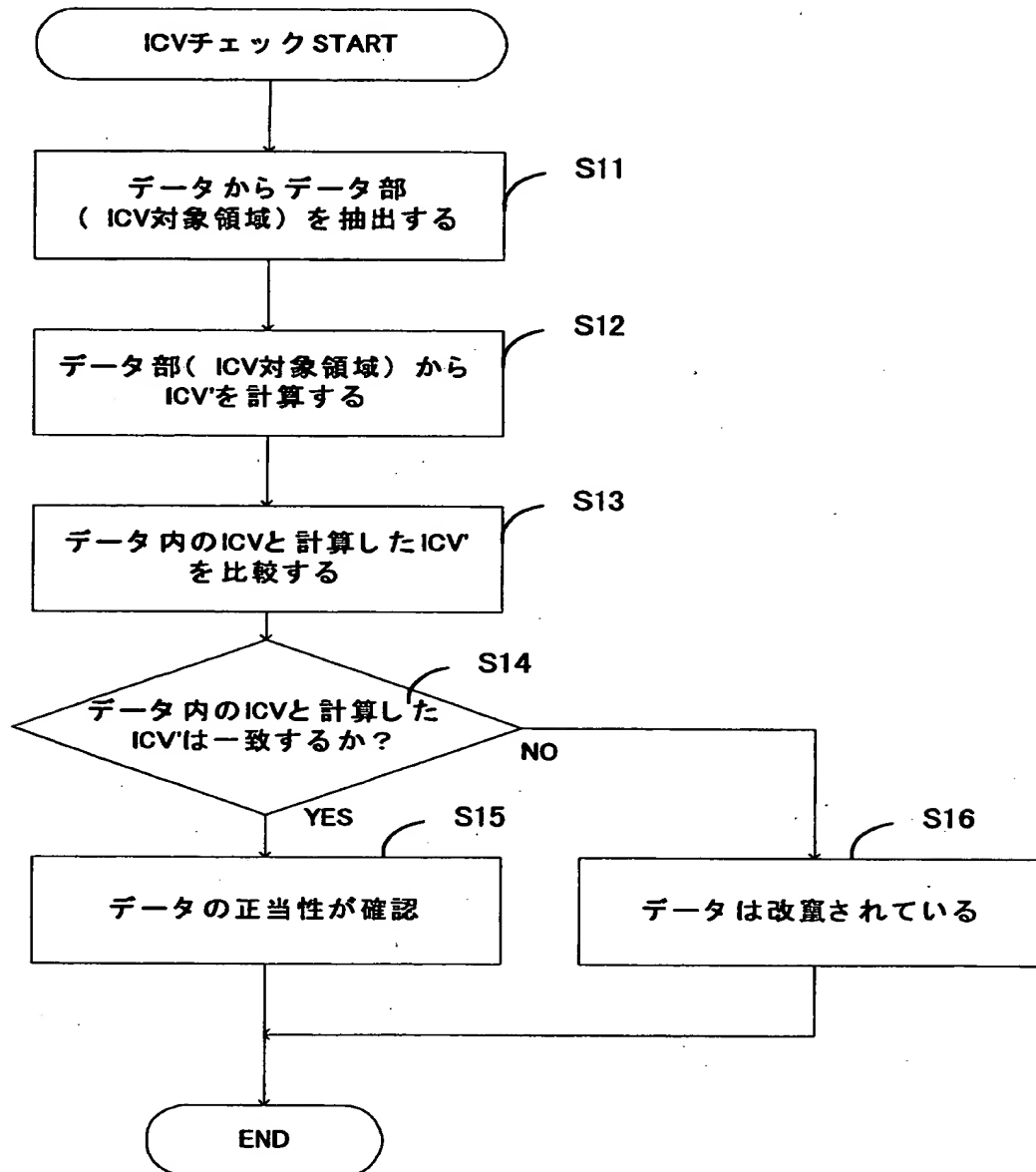
【図 1 3】



【図 14】

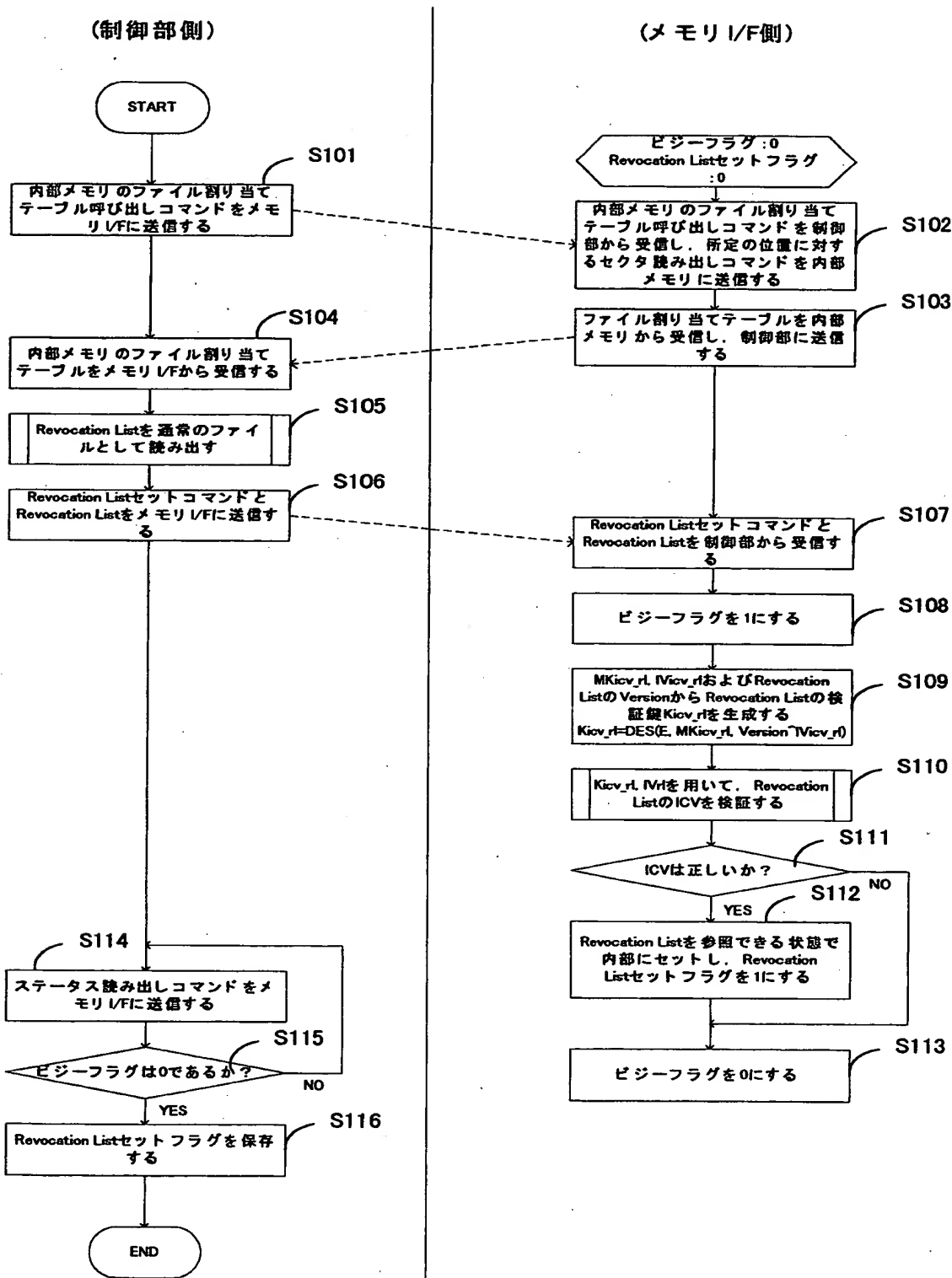


【図15】



ICVチェック

【図16】

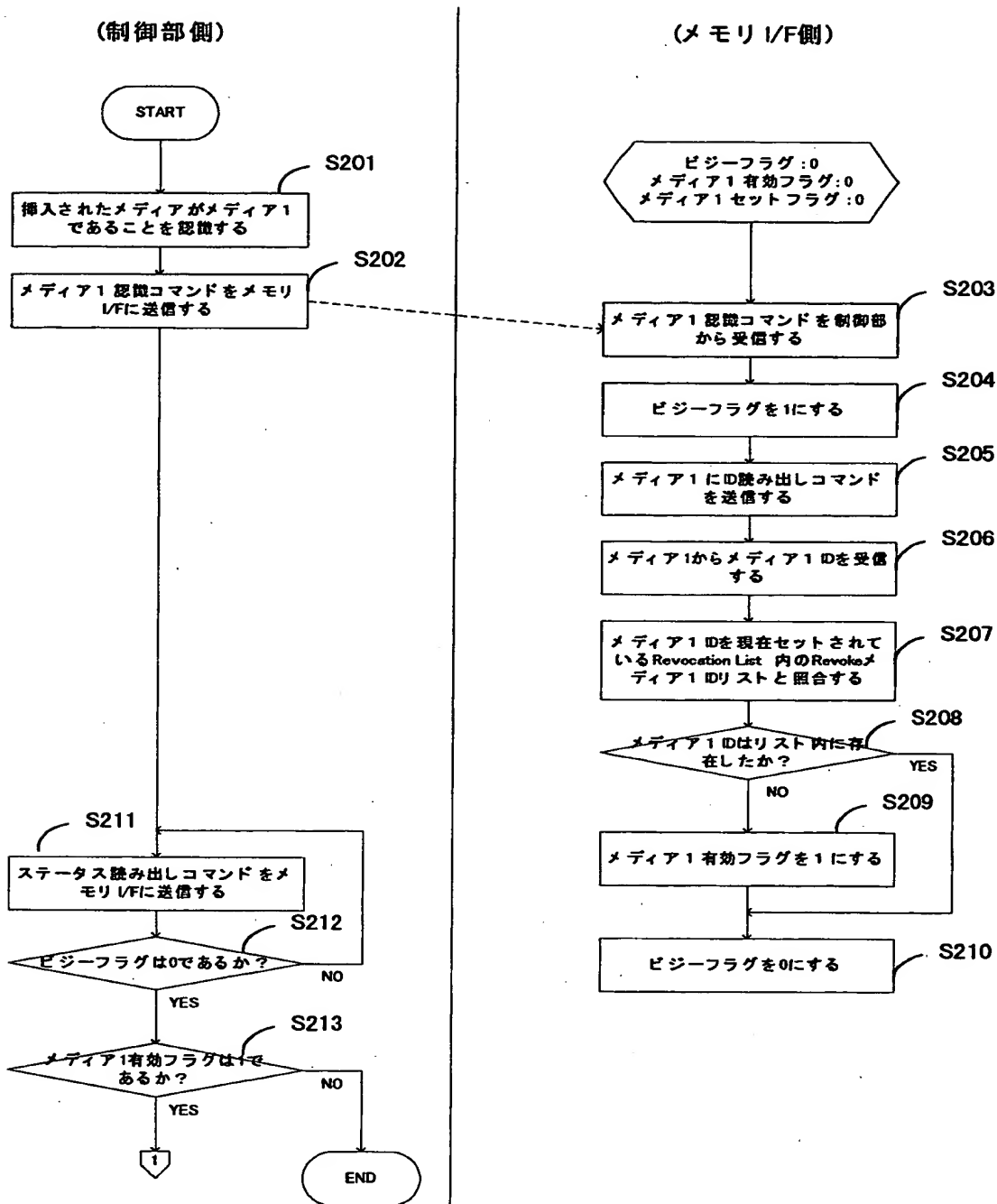


デバイス起動時フロー

【図 17】

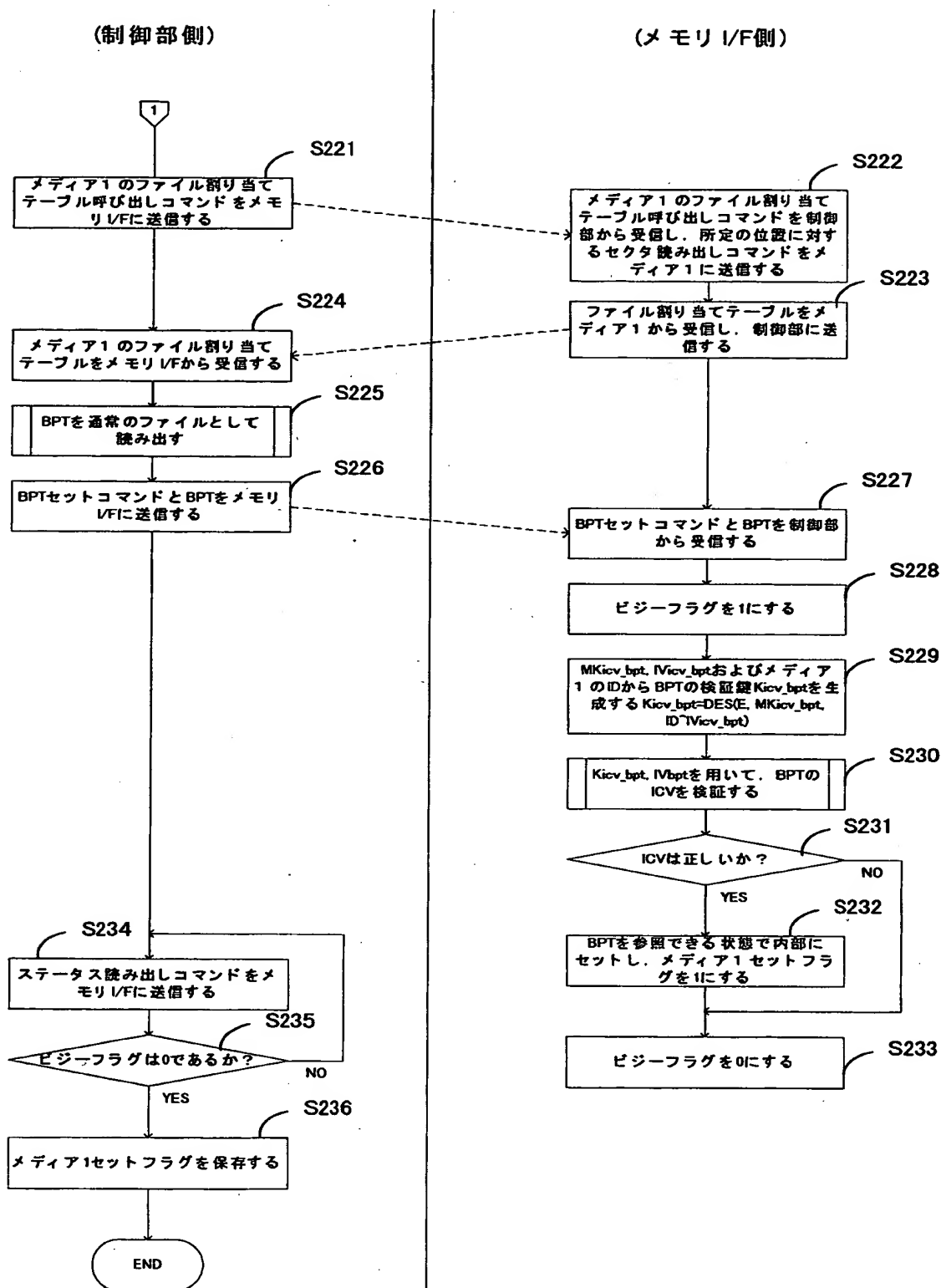
ディレクトリ	ファイル名	格納セクタ
/	Ah	1 ~ 10
/	Acont	21 ~ 100
/dir_a	Bh	101 ~ 110
/dir_a	Bcont	111 ~ 350
/dir_a/dir_x	C	401 ~ 450
/dir_b	D	501 ~ 580
/dir_c	Eh	601 ~ 610
:	:	:
/dir_e	Zcont	5001 ~ 5340

【図18】

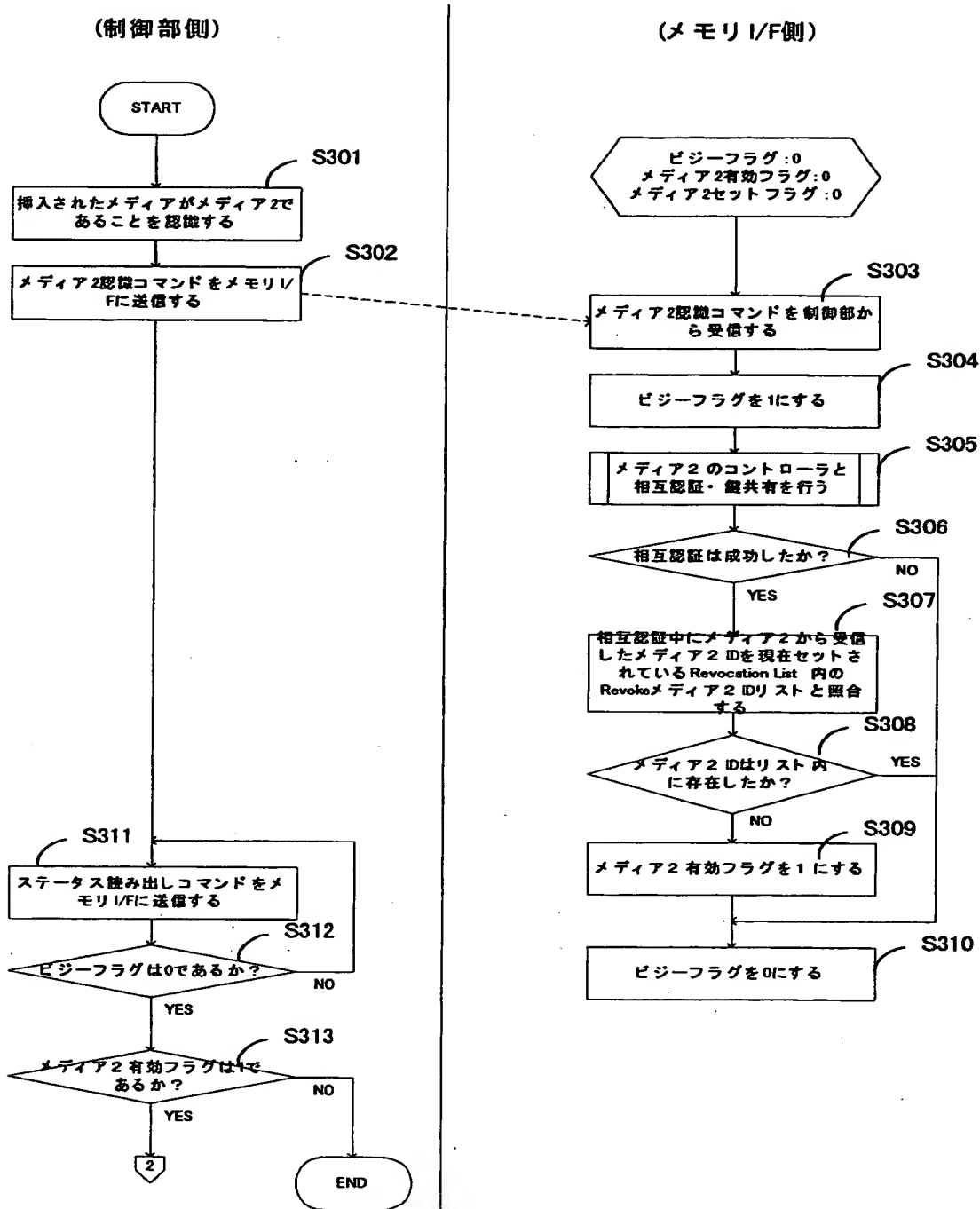


メディア1 認識時フロー

【図19】

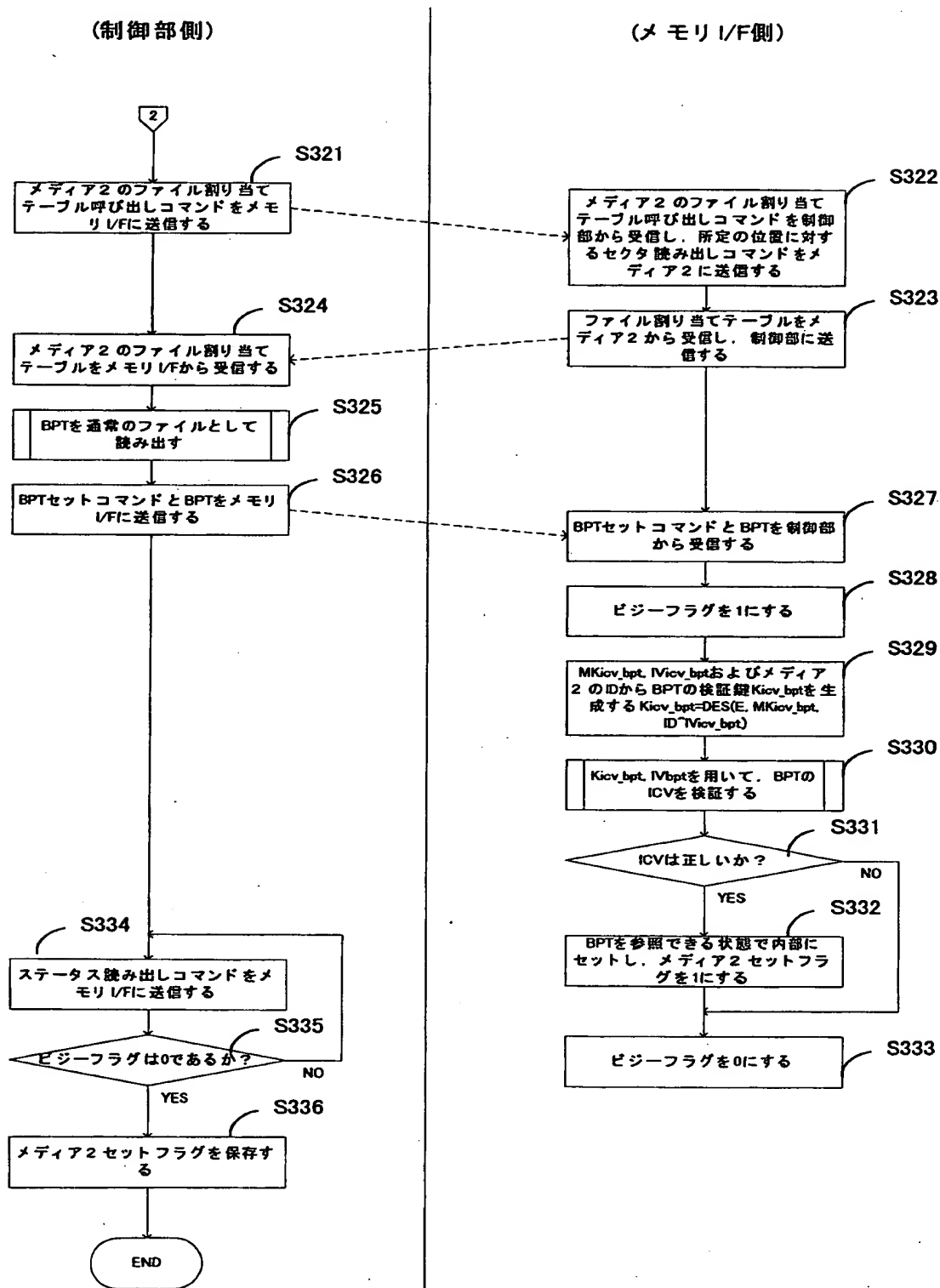


【図20】



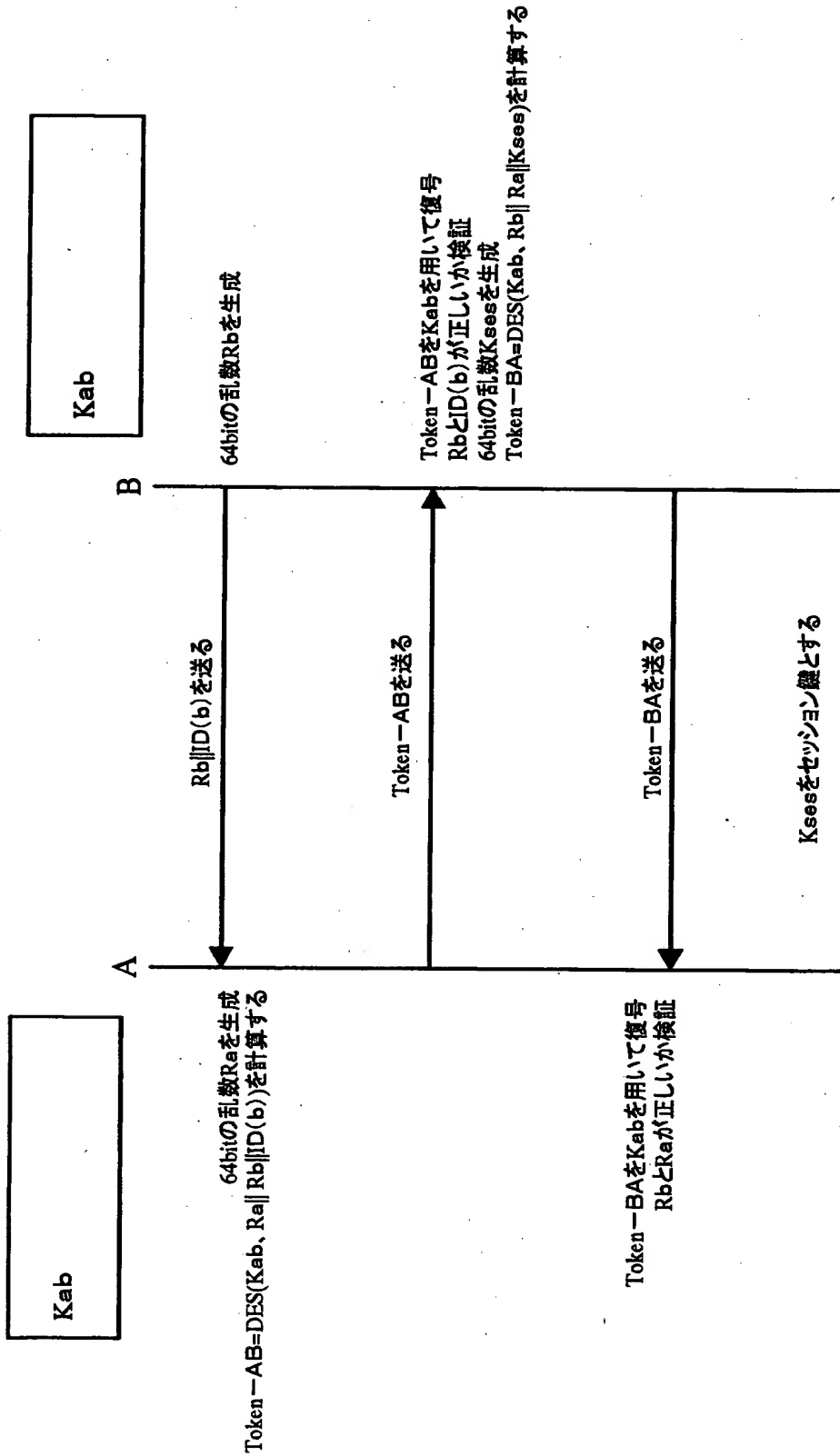
メディア2 認識時フロー

【図 21】



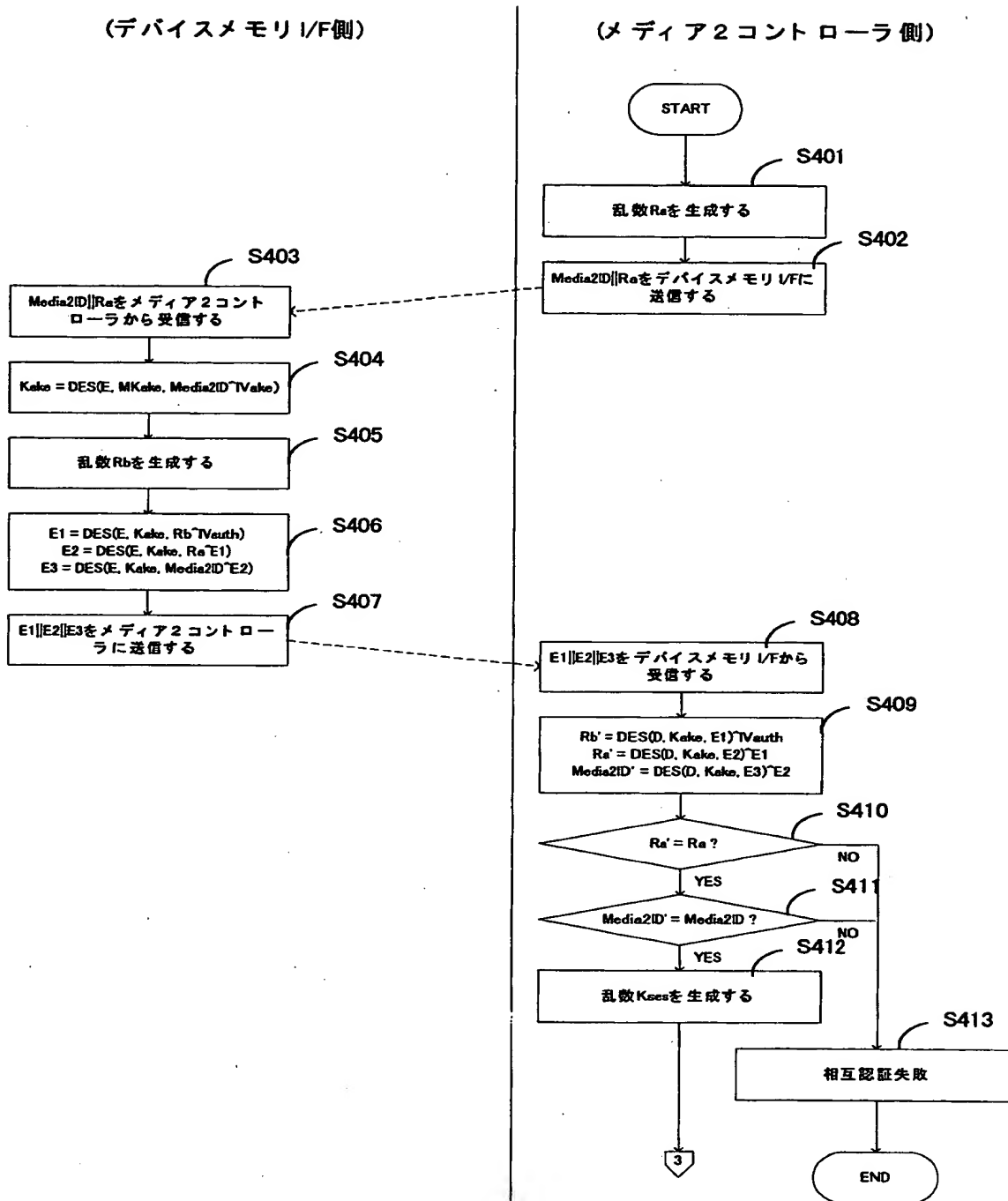
メディア2 認識時フロー (cont.)

【図 2 2】



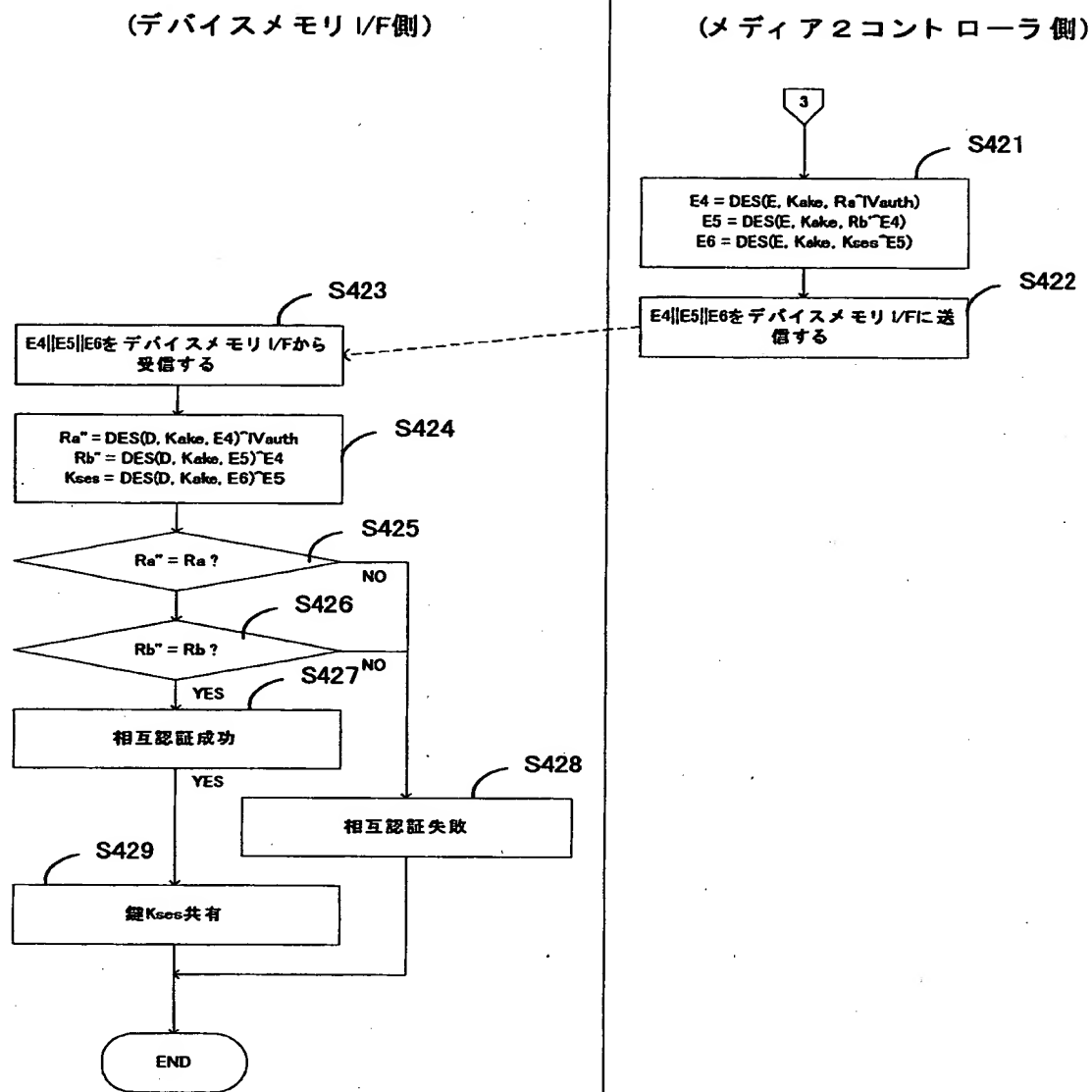
ISO/IEC 9798-2 対称鍵暗号技術を用いた相互認証および鍵共有方式

【図 23】



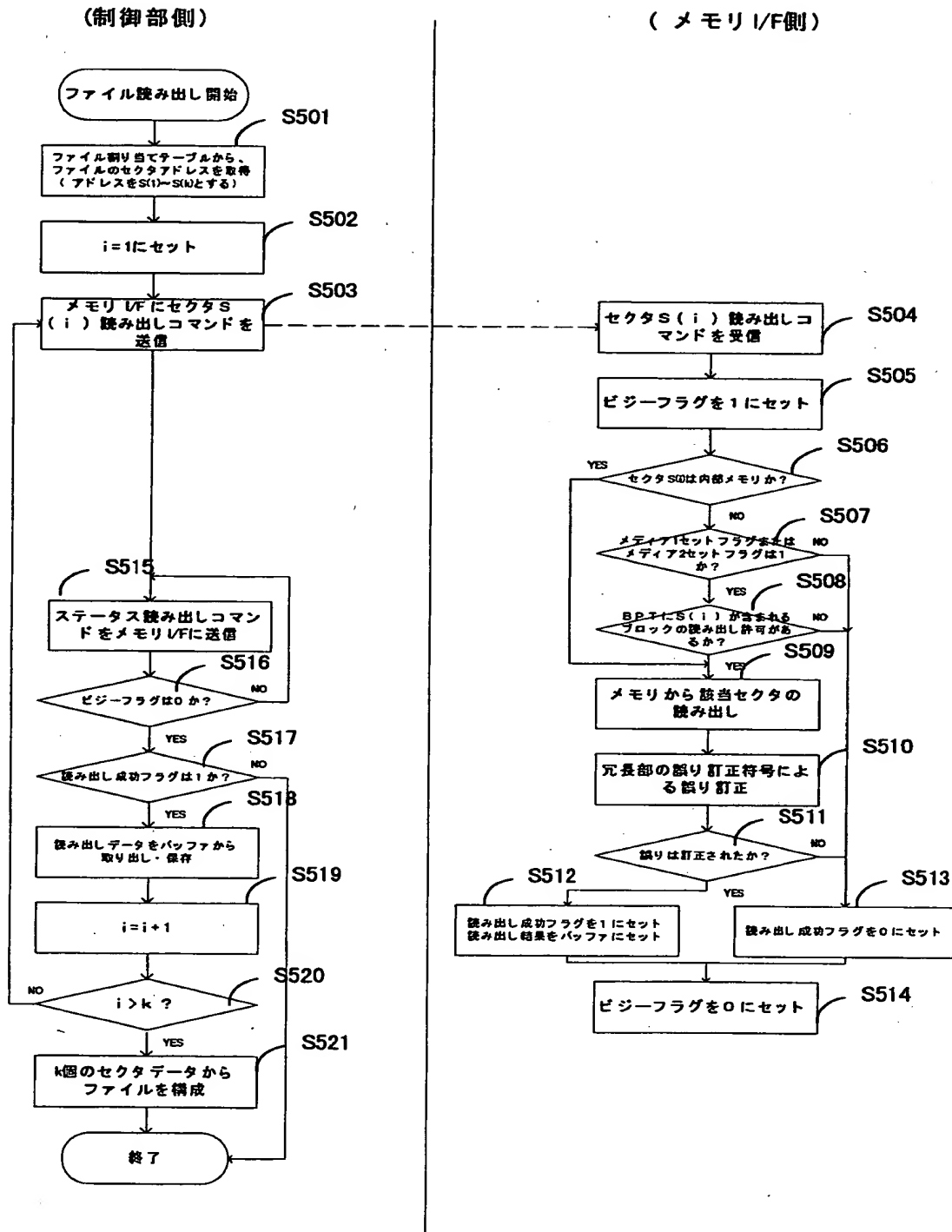
相互認証・鍵共有フロー

【図 24】

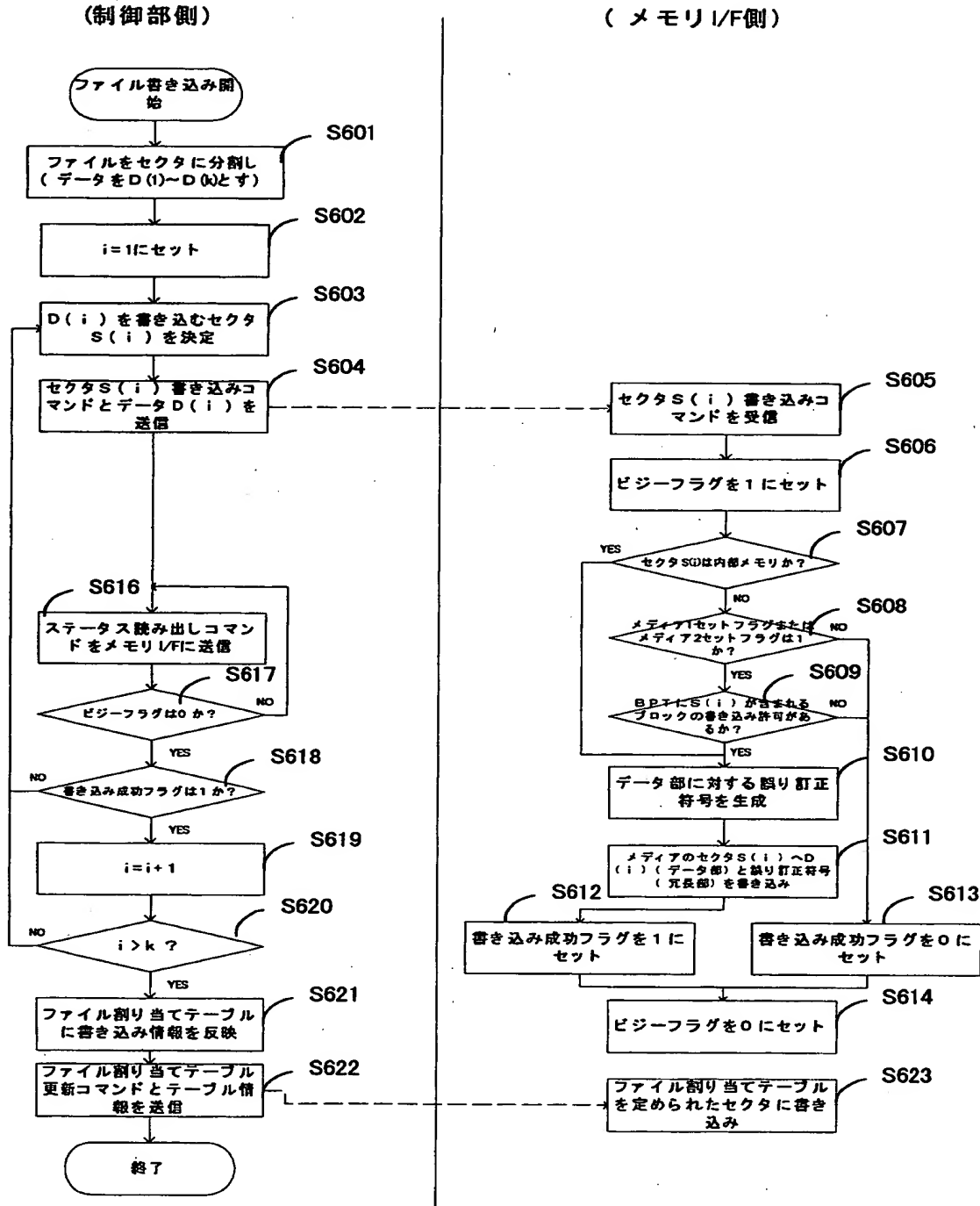


フロー 1-4: 相互認証・鍵共有フロー (cont.)

【図 2 5】

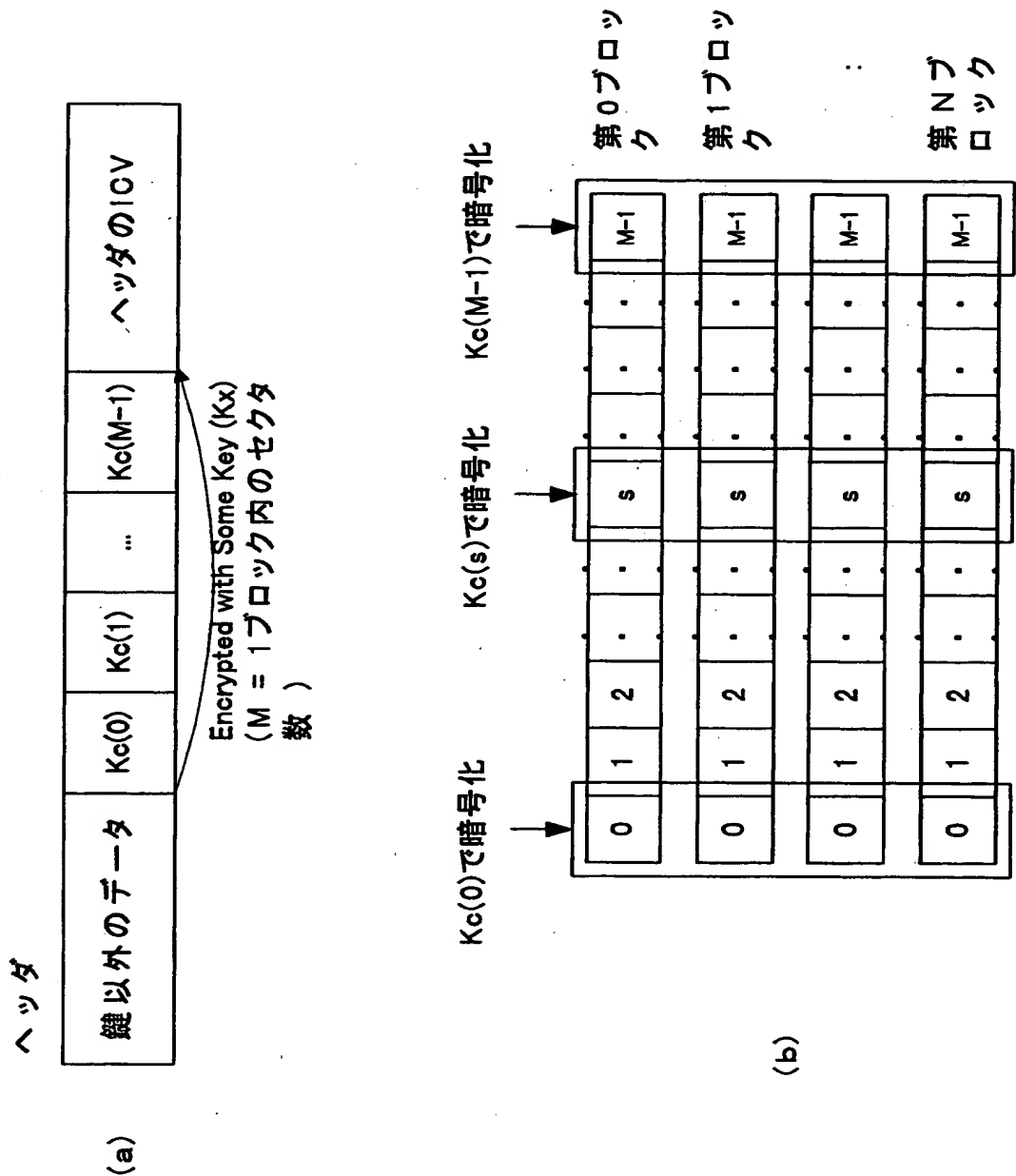


【図 26】

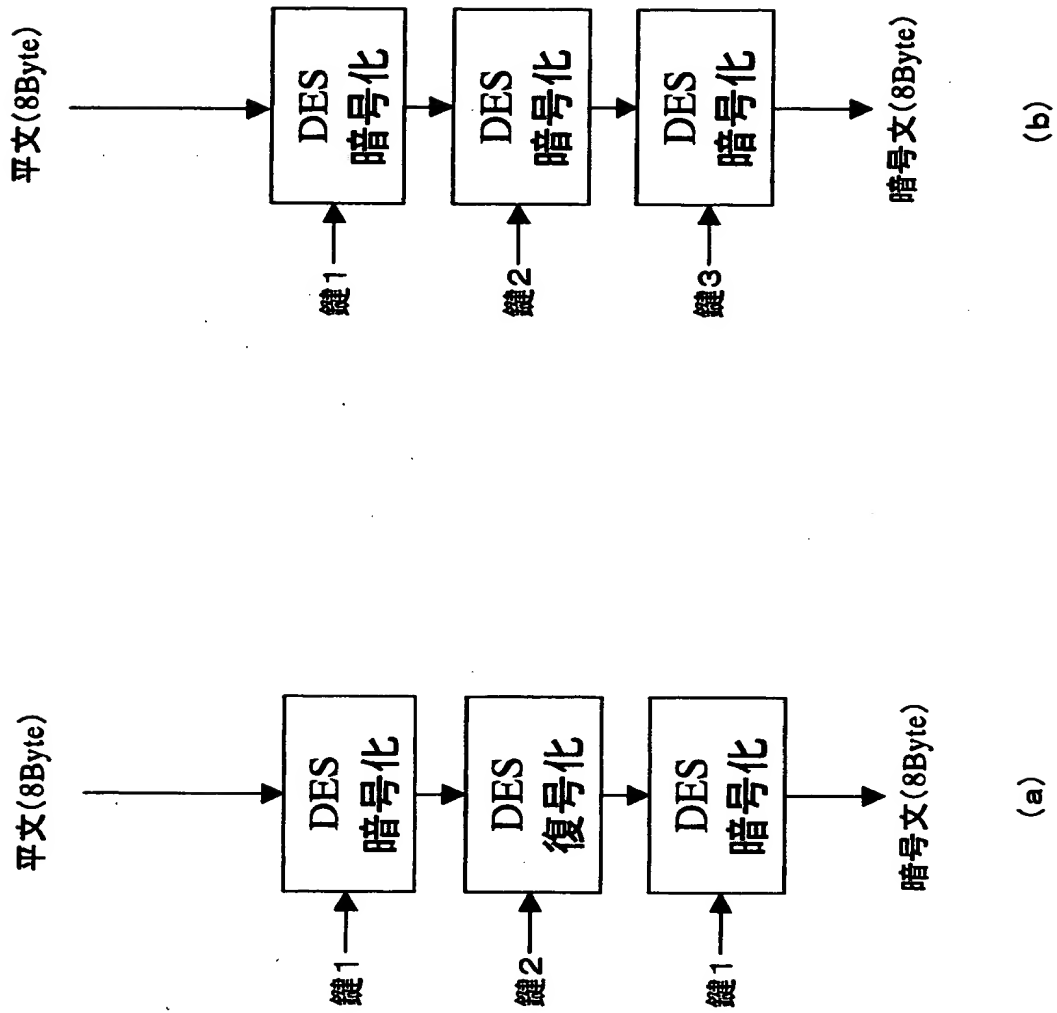


ファイルの書き込み処理

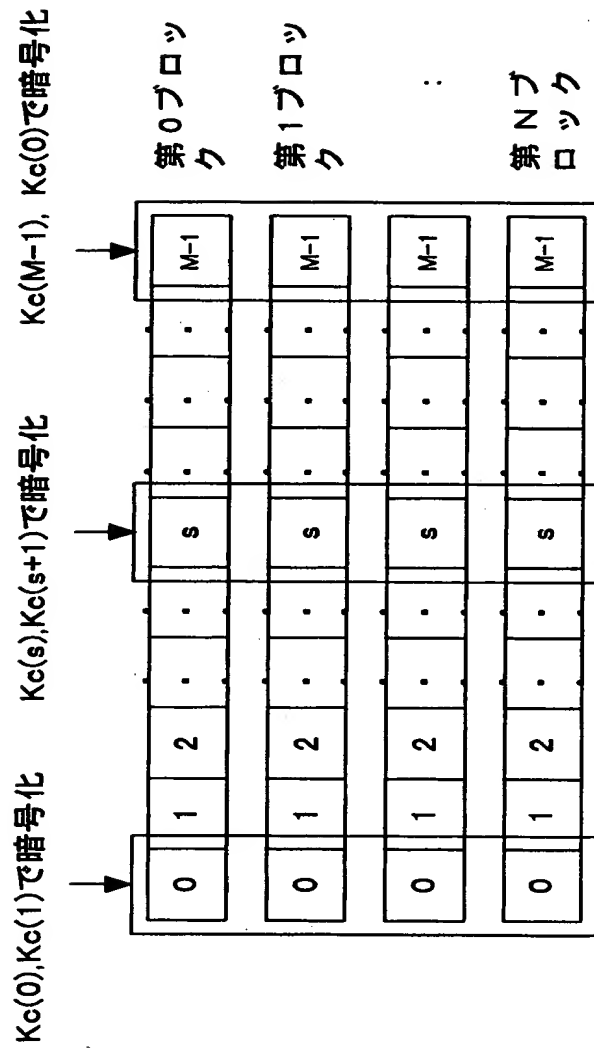
【図 27】



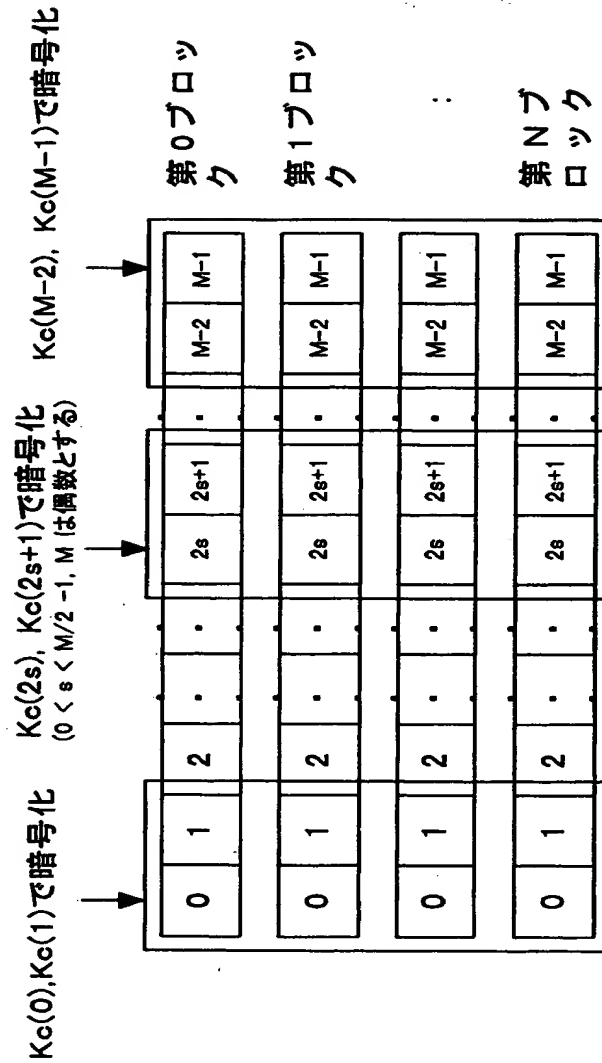
【図 28】



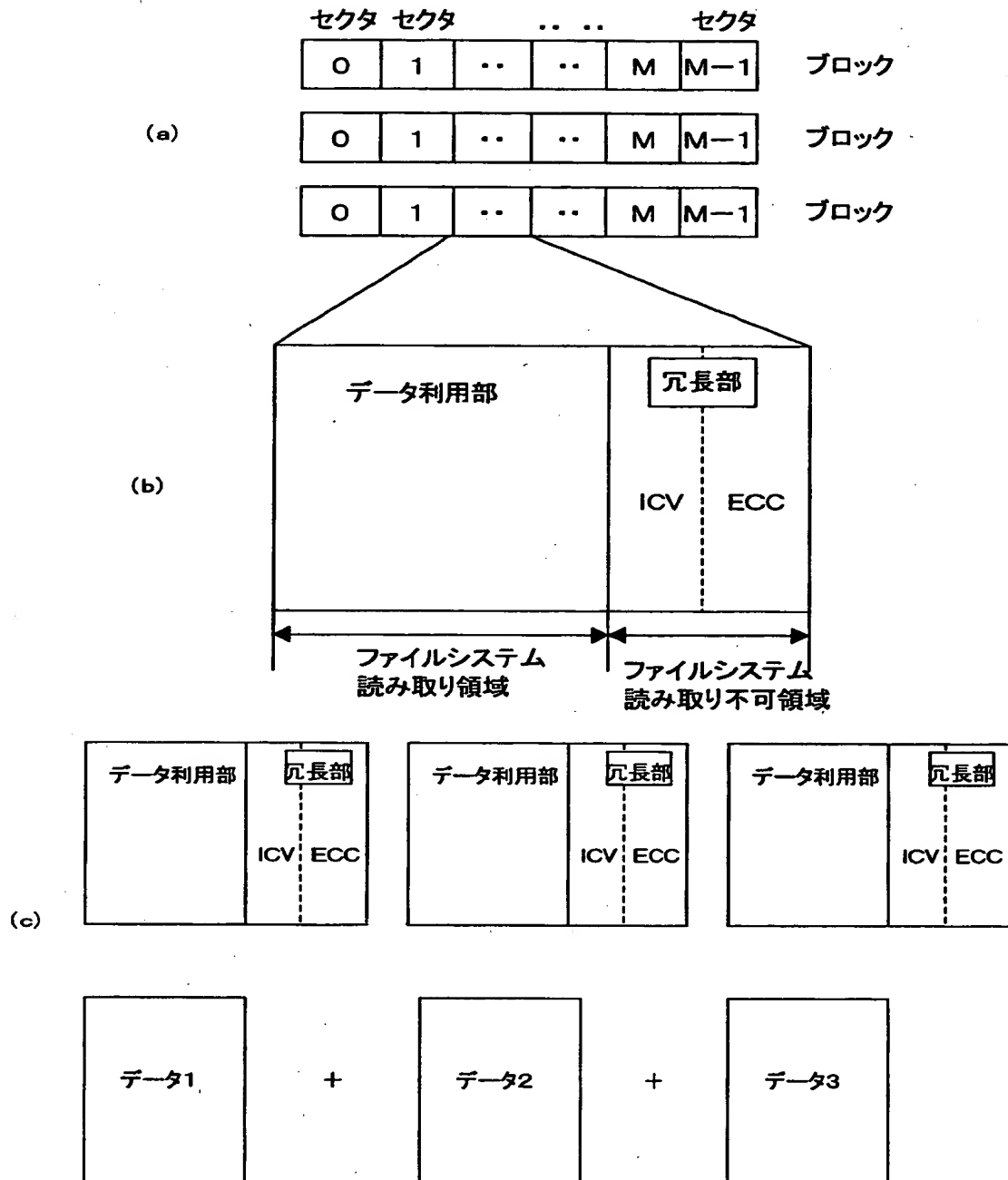
【図 29】



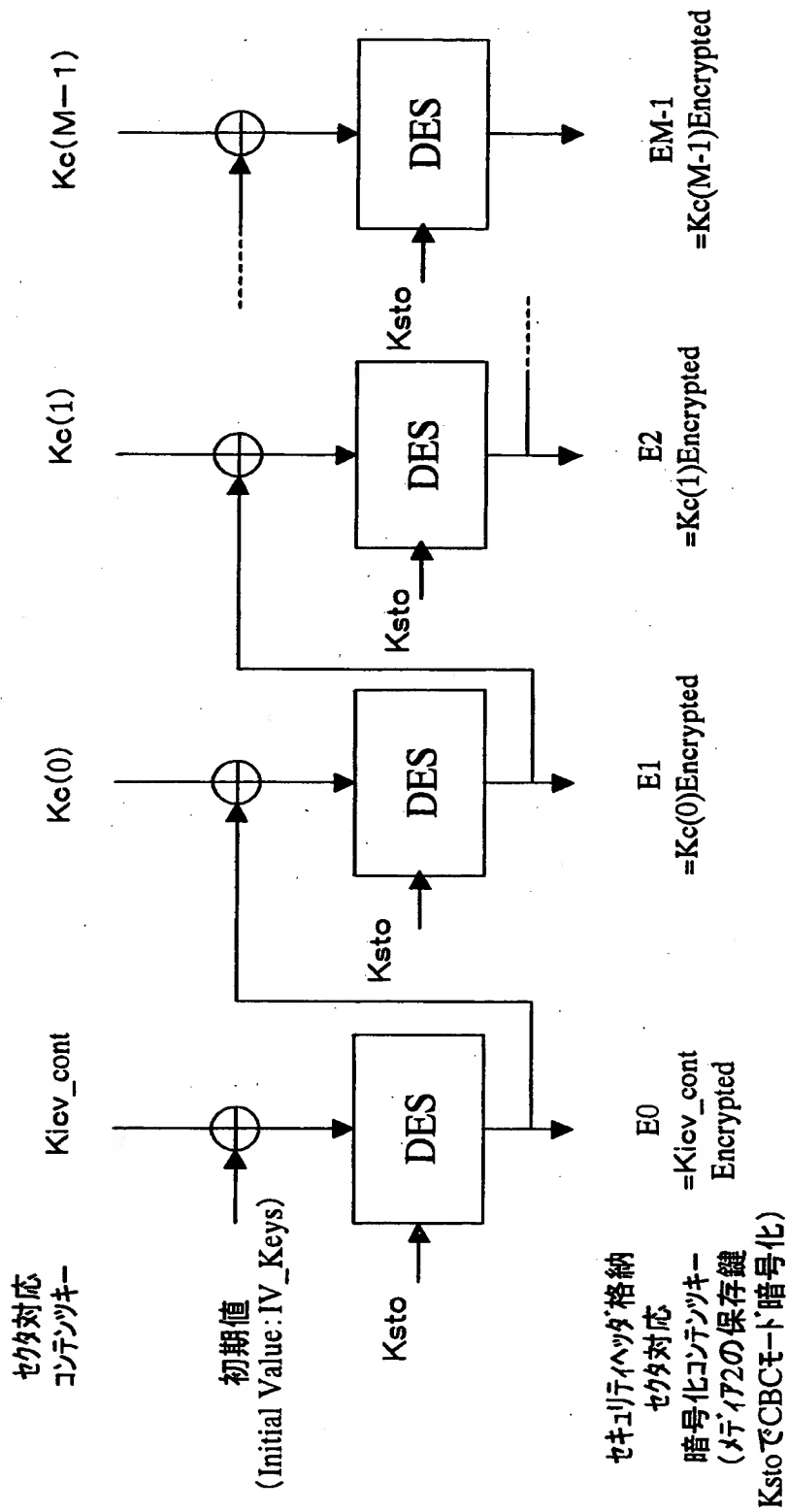
【図 30】



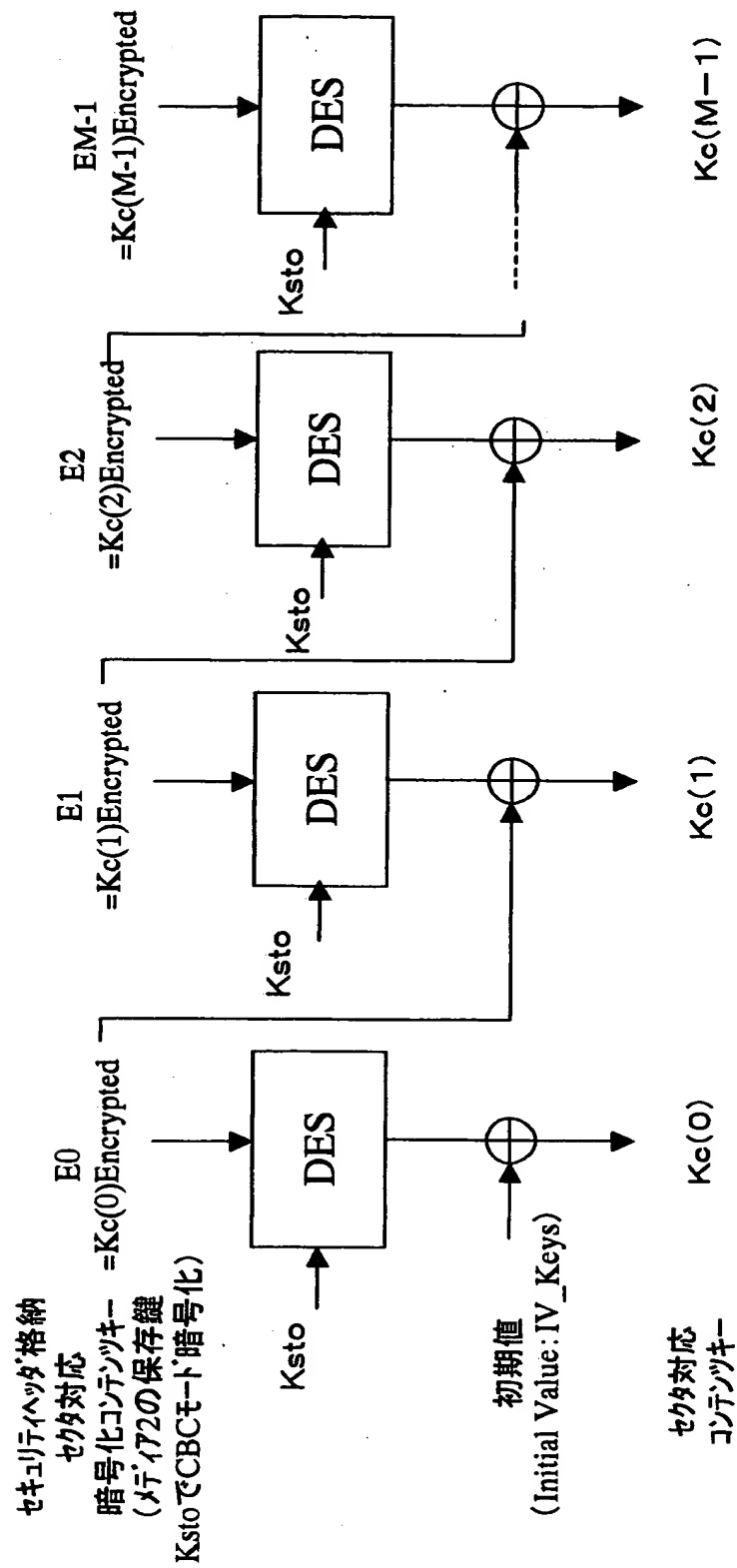
【図31】



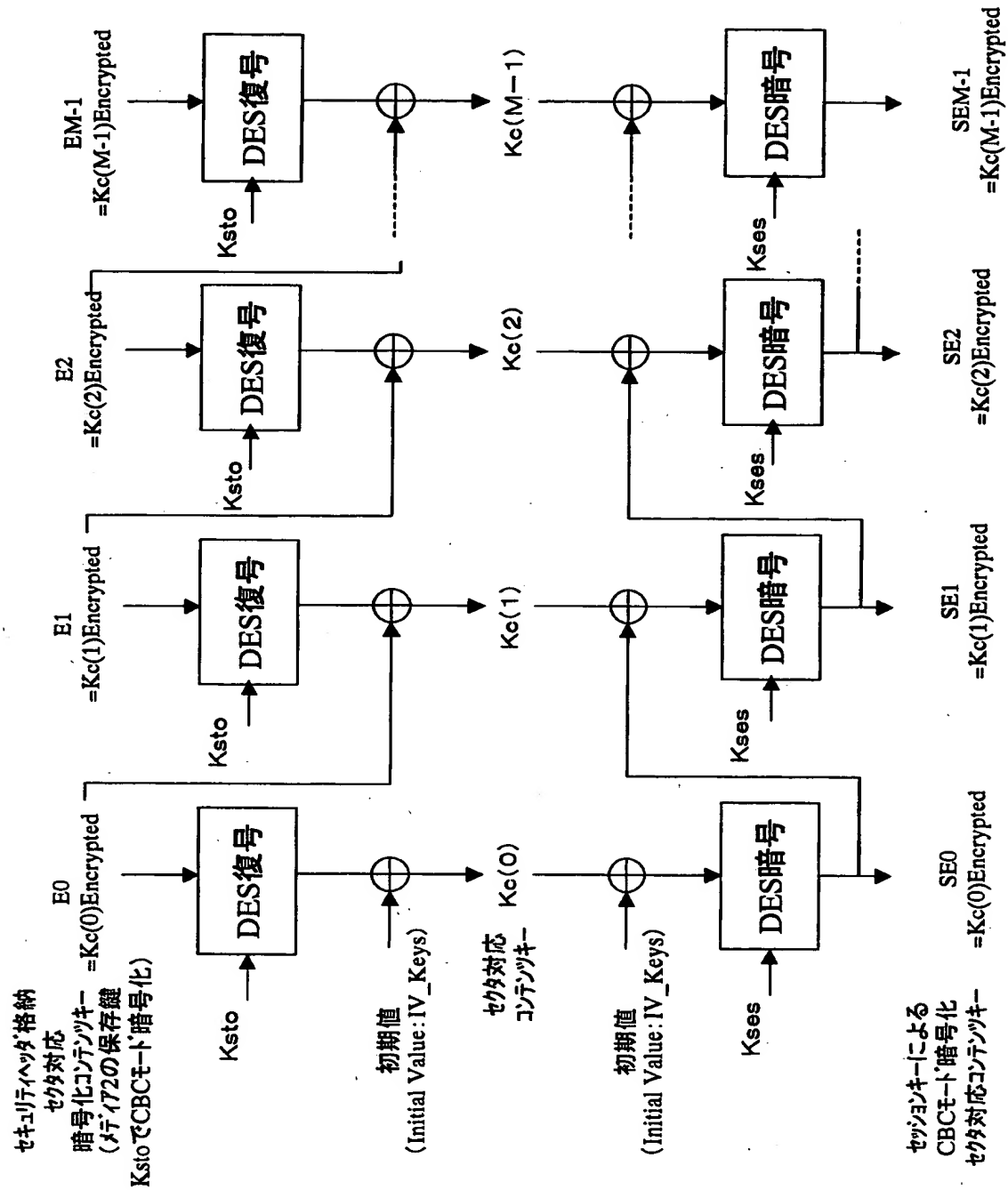
【図 3 2】



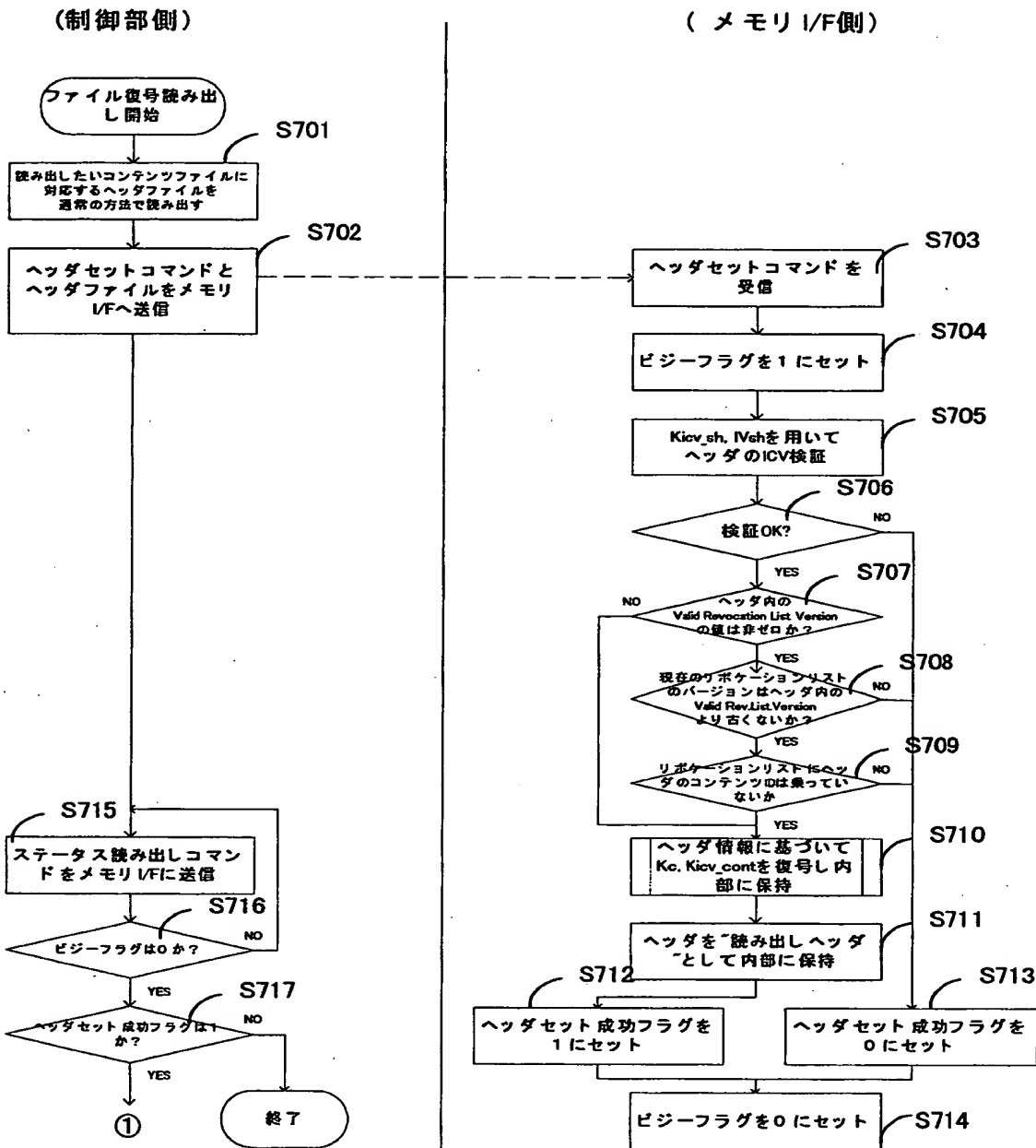
【図 33】



【図 34】

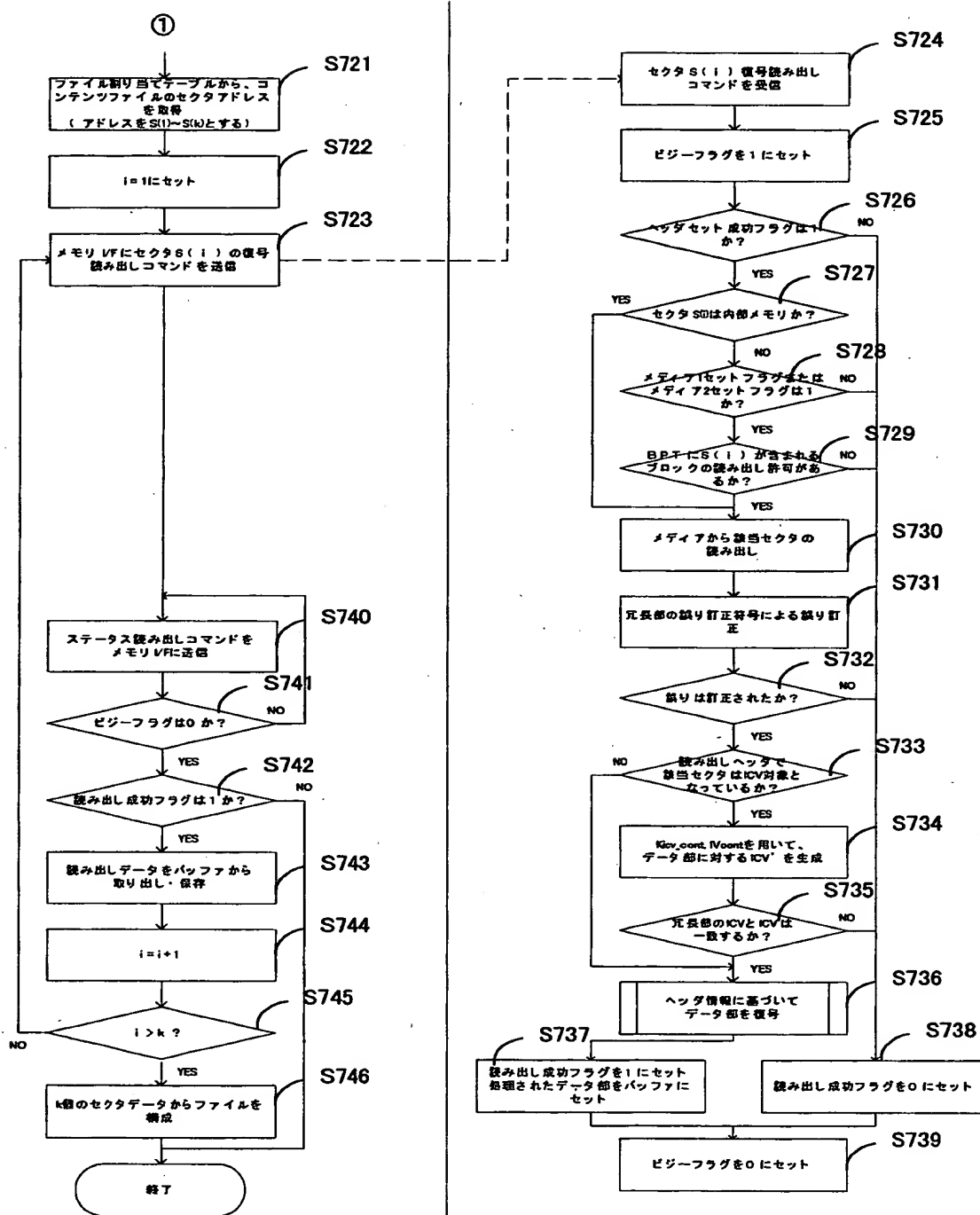


【図 35】



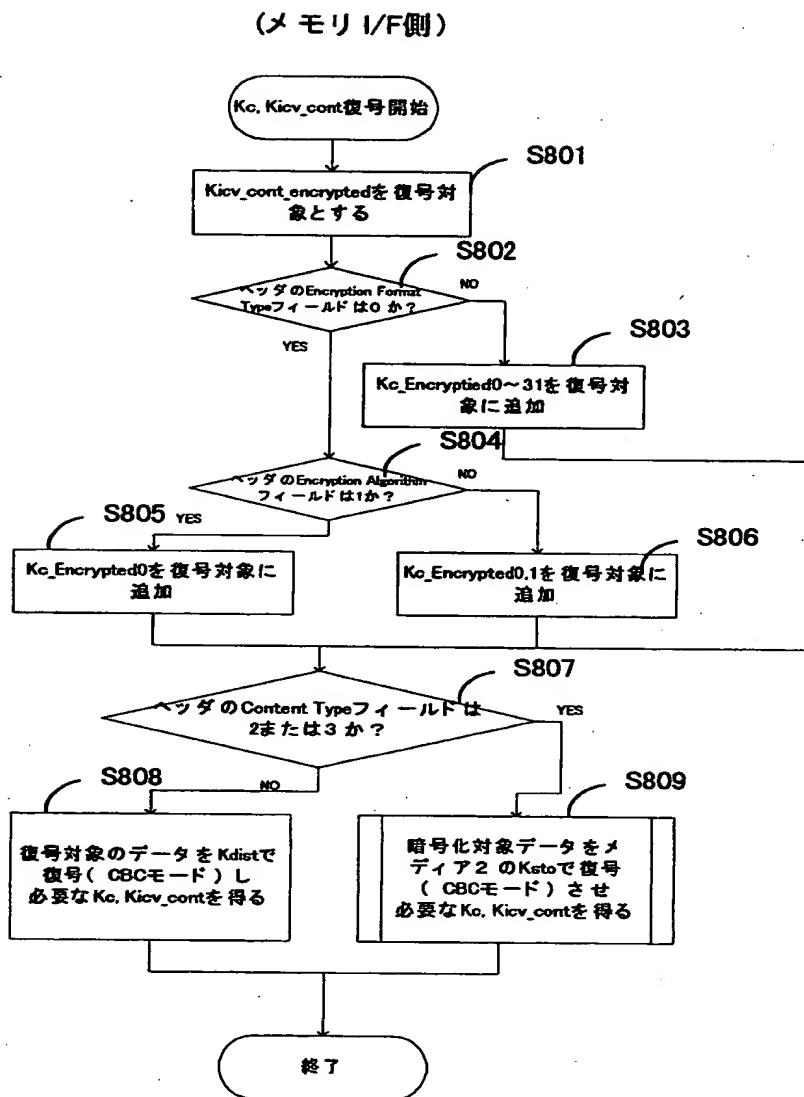
ファイルの復号読み出し処理

【図 36】



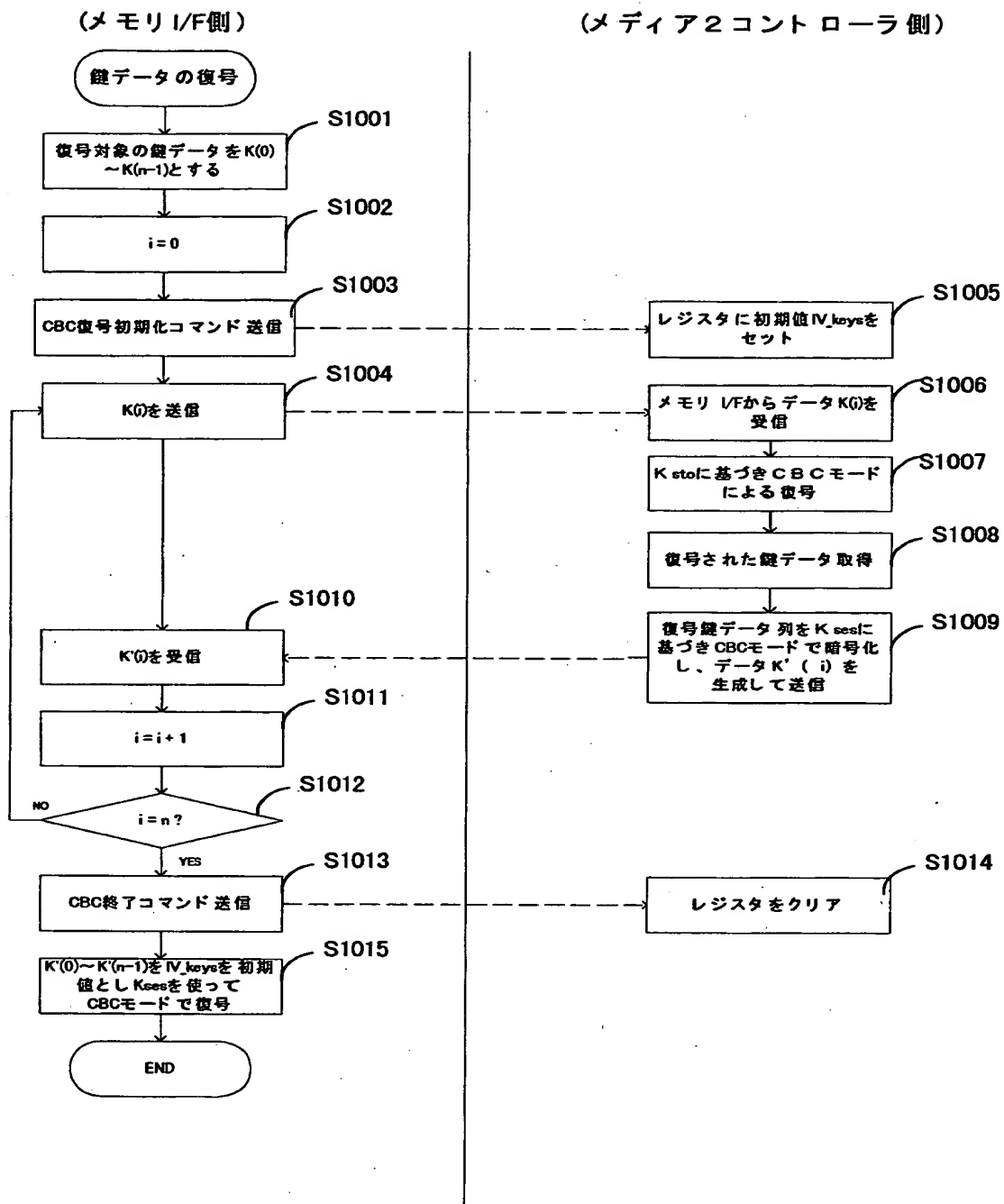
ファイルの復号読み出し処理

【図 37】



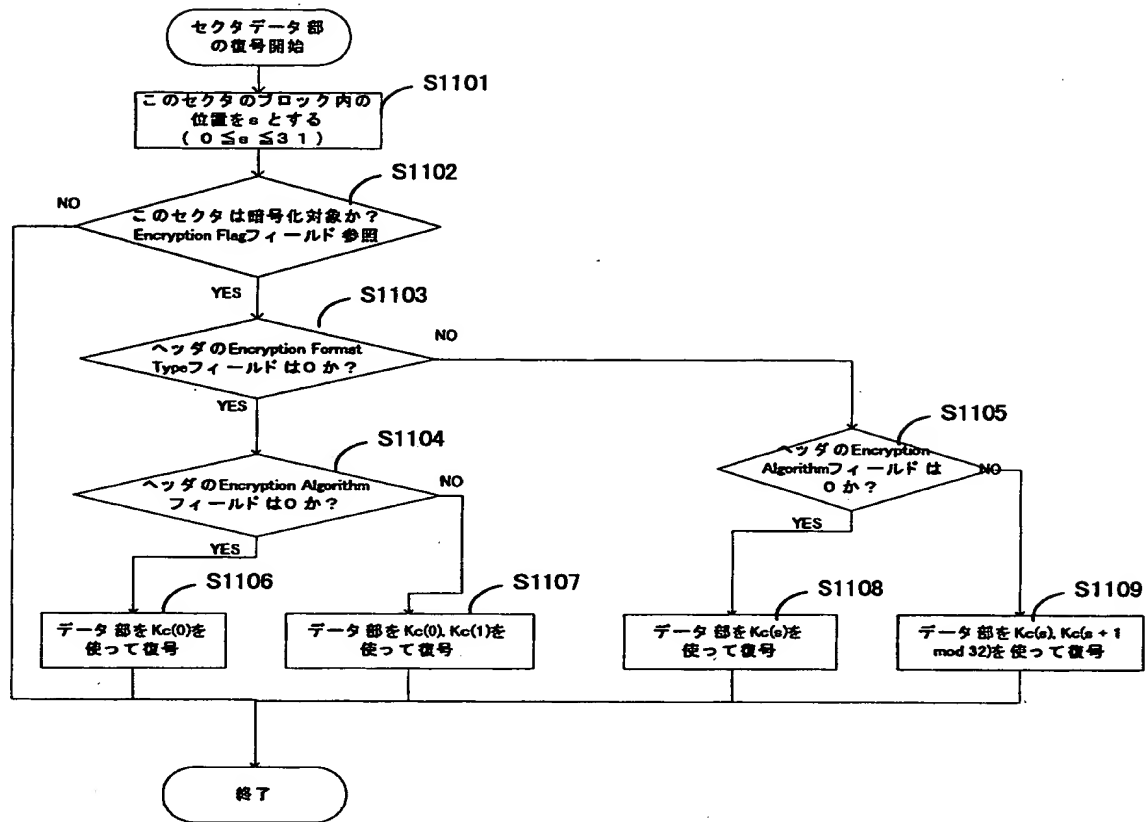
フロー 4-3 : Kc, Kicv_contの復号

【図38】



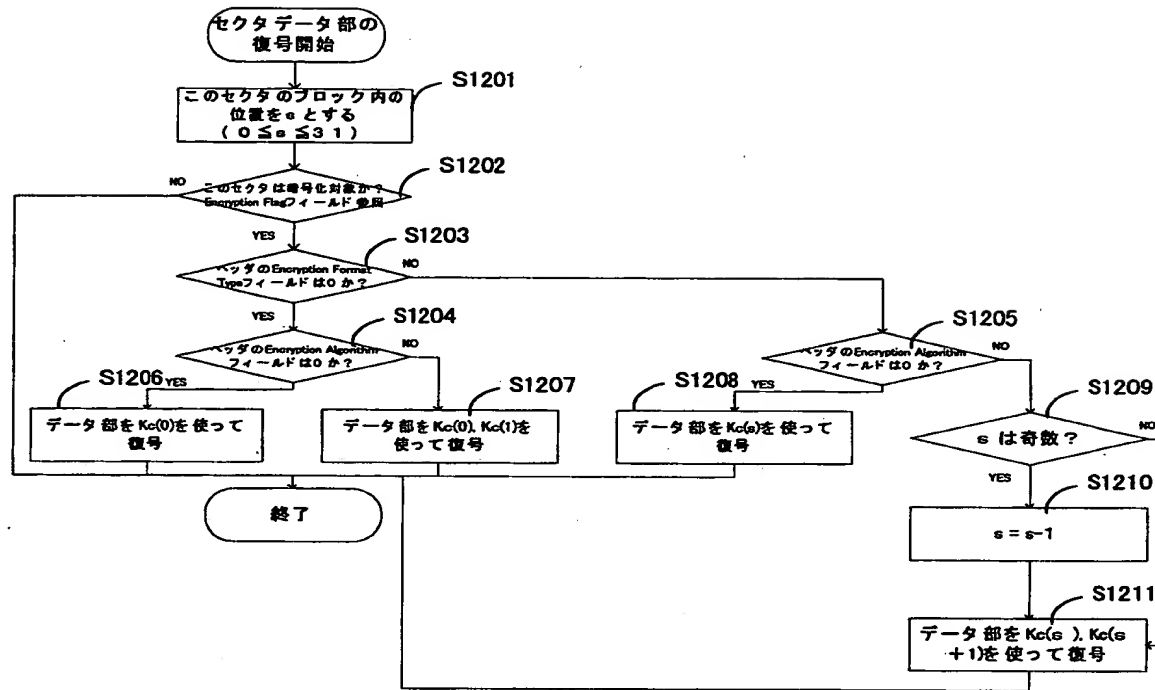
復号対象データをメディア2のKstoで復号

【図 3 9】



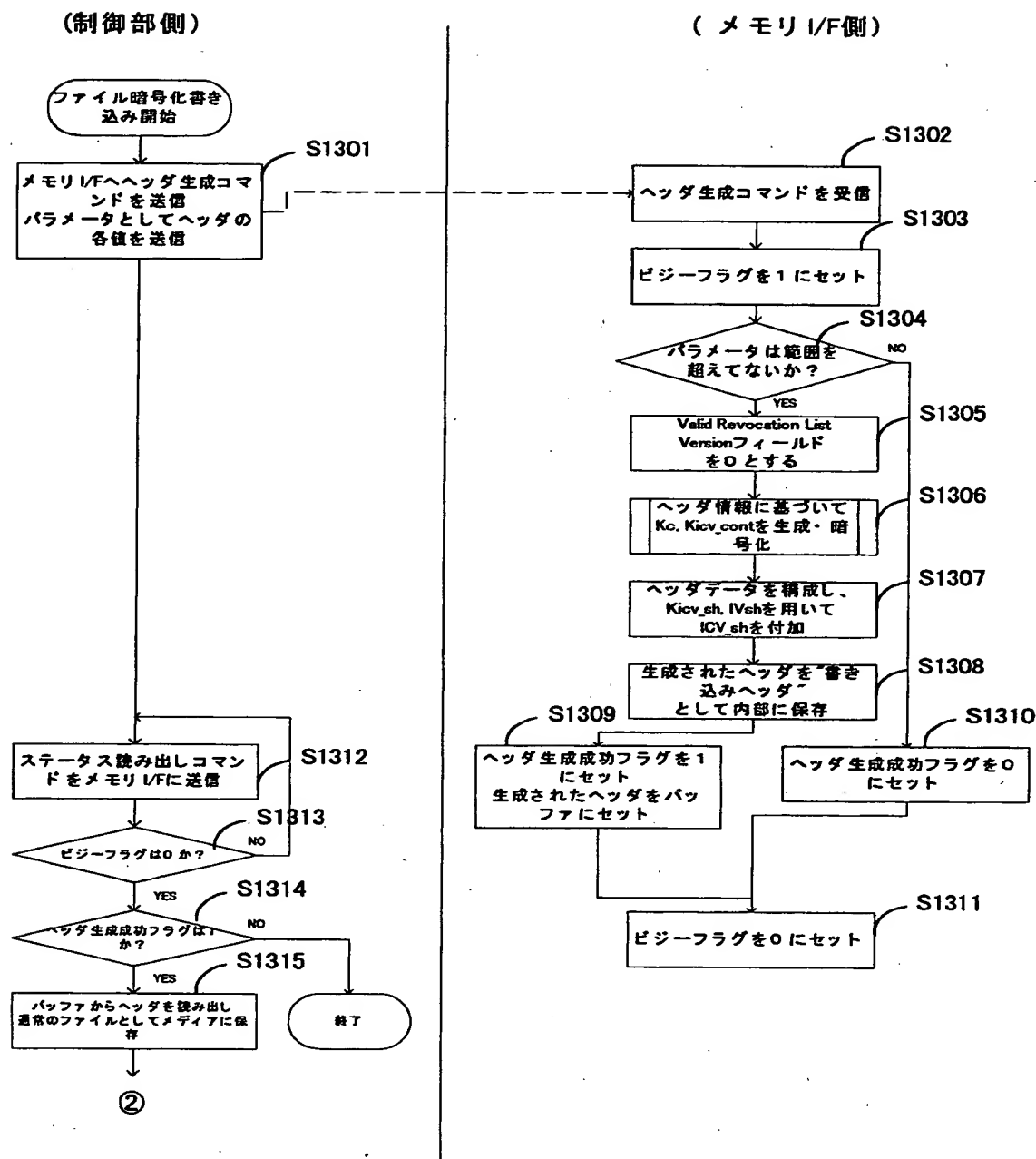
セクタデータ部の復号(その1)

【図 40】



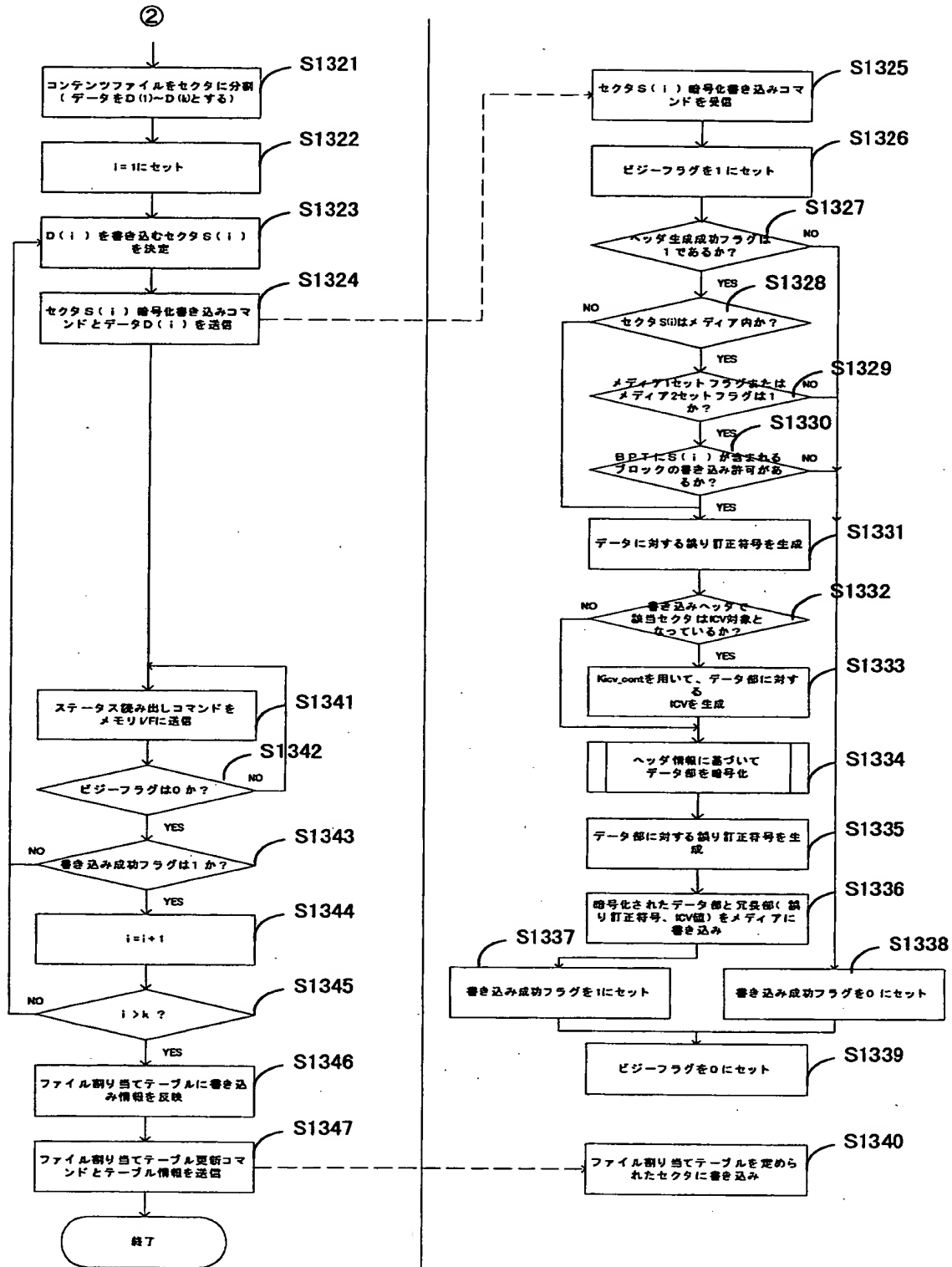
セクタデータ部の復号(その2)

【図 4 1】



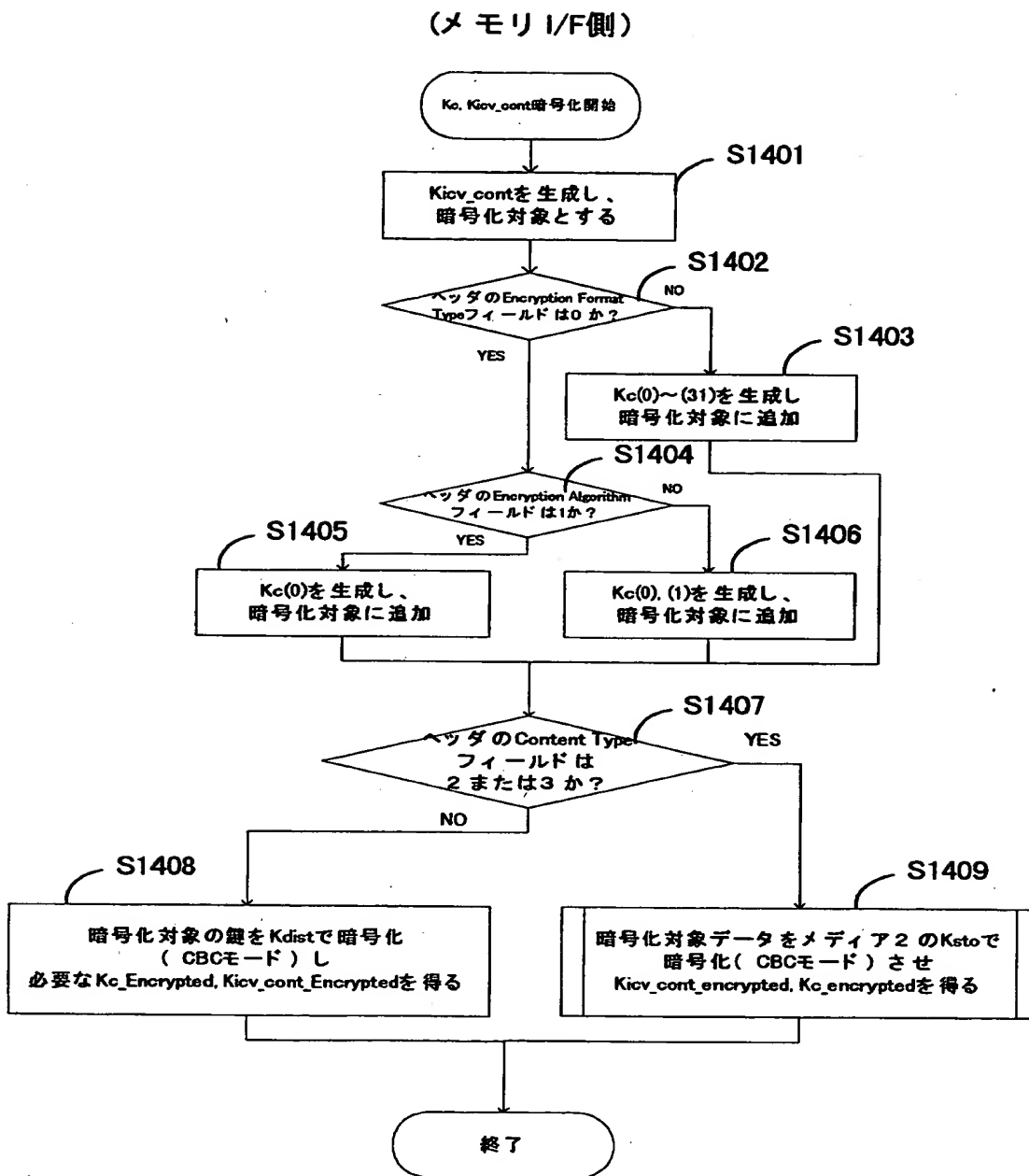
ファイルの暗号化書き込み処理

【図42】



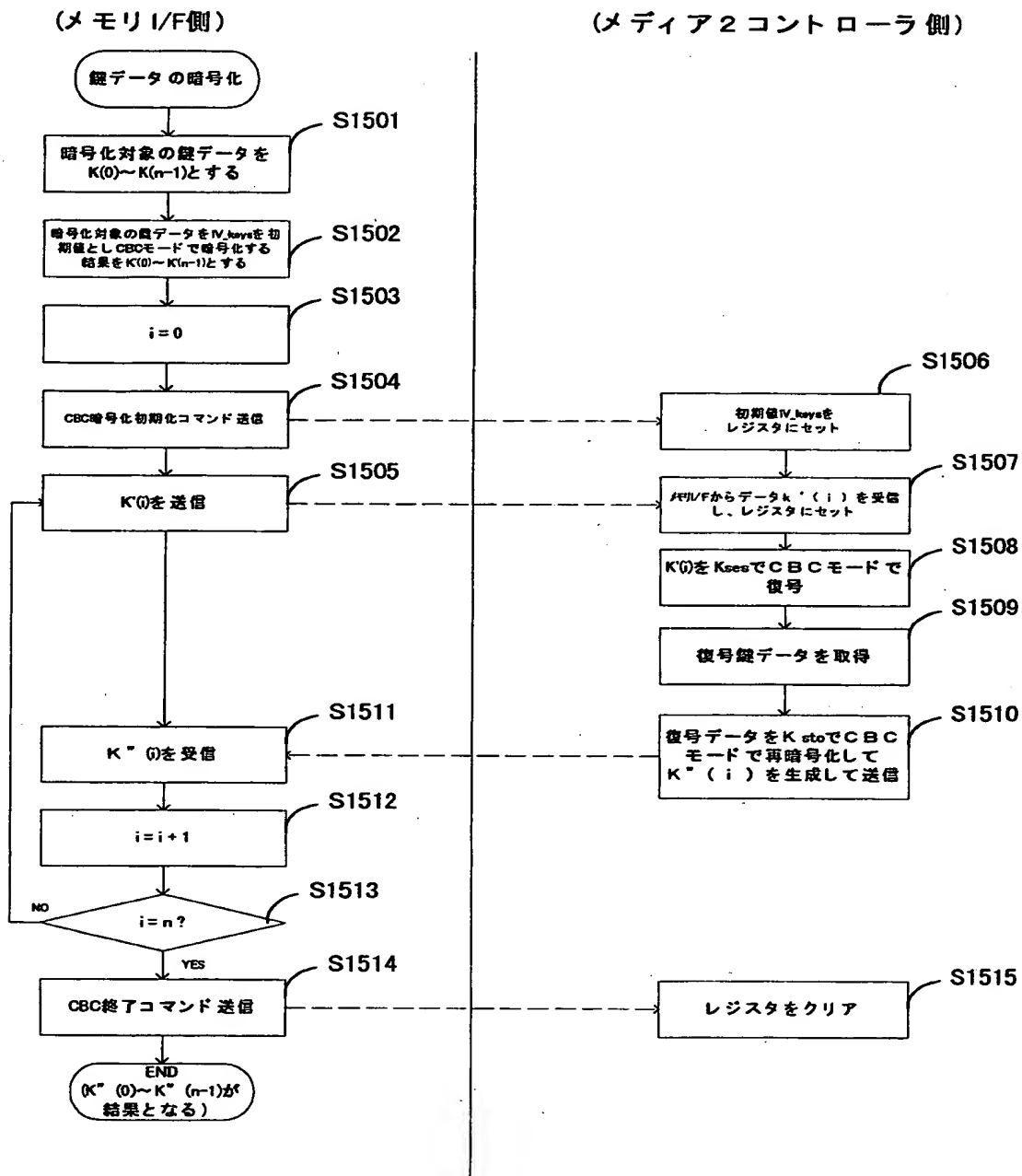
ファイルの暗号化書き込み処理

【図 43】



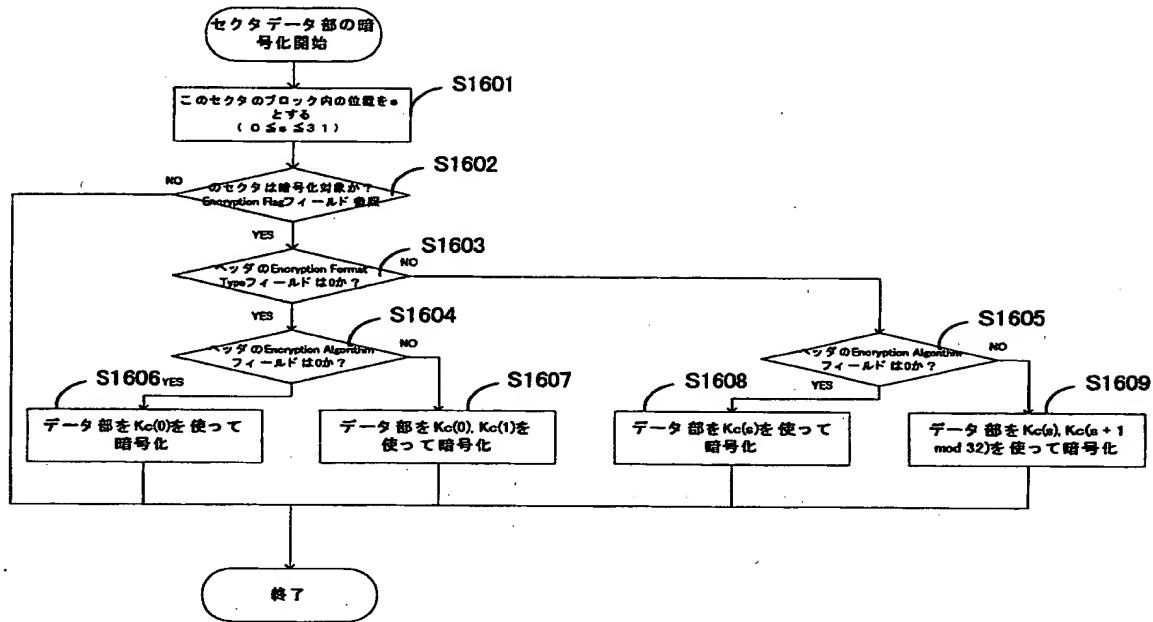
Kc, Kicv_contの暗号化

【図 4 4】



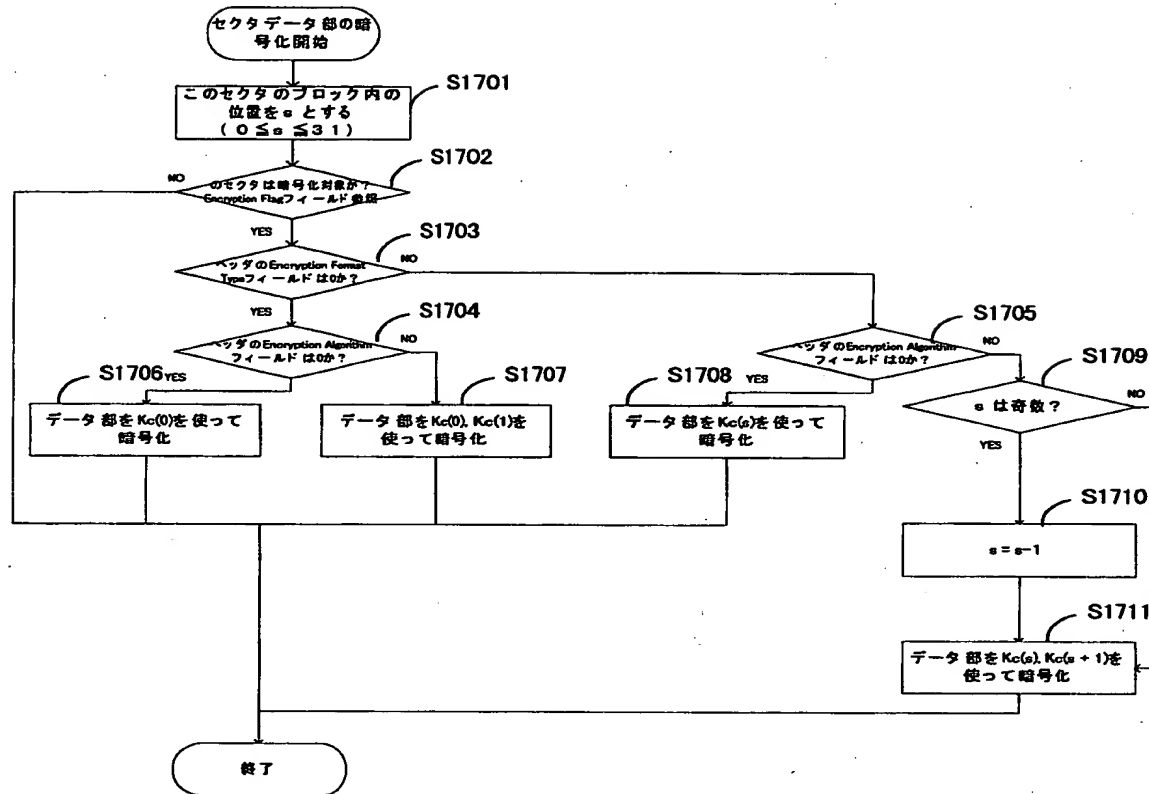
暗号化対象データをメディア 2 の K_{sto} で暗号化

【図 45】

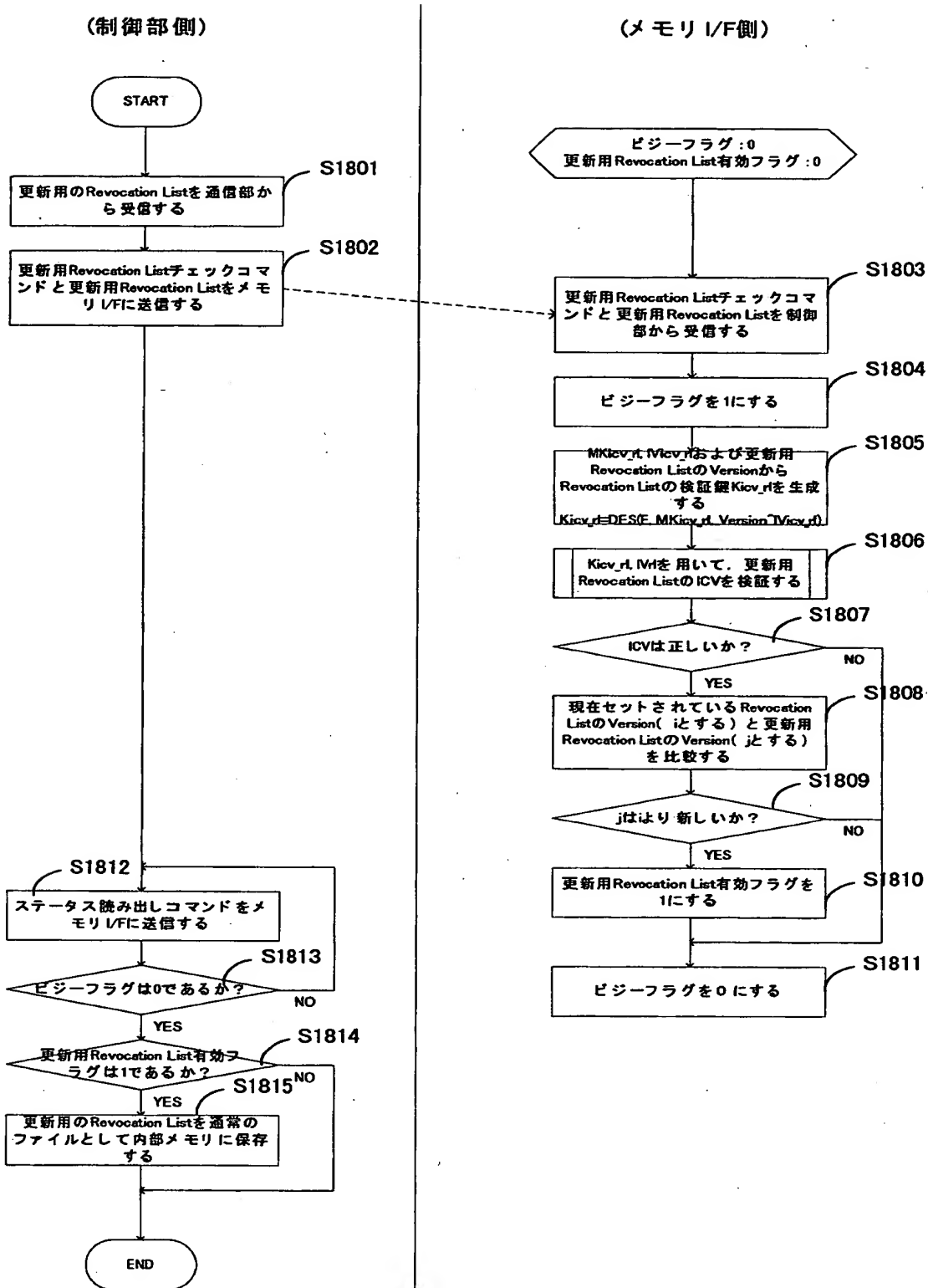


セクタデータ部の暗号化(その1)

【図46】



【図47】



【書類名】 要約書

【要約】

【課題】 データ記憶手段に記憶したデータの保護を高めることを可能としたデータ処理装置を提供する。

【解決手段】 例えばフラッシュメモリを搭載したメモリカード等のデータ記憶手段に対するアクセスにおいて、デバイスのメモリインタフェース部にアクセス許可テーブルであるブロック・パーミッション・テーブル（BPT）をセットして、BPTにおいて許可された処理である場合にのみ記憶手段に対するアクセスを実行し、BPTに違反する処理要求に対しては処理を行なわない。制御部の処理内容、コマンドにかかわらず、常にメモリインタフェースに設定したテーブルに従って記憶手段に対するアクセスが実行されるので、例えば書き換えを禁止している記録メディア内のデータ書き換えが効果的に防止される。

【選択図】 図 1 3

出 願 人 履 歴 情 報

識別番号 [000002185]

1. 変更年月日 1990年 8月30日

[変更理由] 新規登録

住 所 東京都品川区北品川6丁目7番35号

氏 名 ソニー株式会社